МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по УР
_____Сенченко П.В.
«13» _____12_____ 2023 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ПРОГРАММИРОВАНИЕ ПЛИС

Уровень образования: **высшее образование - магистратура**
Направление подготовки / специальность: **11.04.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Электронные приборы и устройства сбора, обработки и отображения информации**
Форма обучения: **заочная**
Кафедра: **Кафедра промышленной электроники (ПрЭ)**
Курс: **1, 2**
Семестр: **2, 3**
Учебный план набора 2024 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	2 семестр	3 семестр	Всего	Единицы
Лекционные занятия	8		8	часов
Практические занятия	2	2	4	часов
Лабораторные занятия		8	8	часов
Самостоятельная работа	26	123	149	часов
Контрольные работы		2	2	часов
Подготовка и сдача экзамена		9	9	часов
Общая трудоемкость (включая промежуточную аттестацию)	36	144	180	часов
			5	з.е.

Формы промежуточной аттестация	Семестр	Количество
Экзамен	3	
Контрольные работы	3	1

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко П.В.
Должность: Проректор по УР
Дата подписания: 13.12.2023
Уникальный программный ключ:
a1119608-cdff-4455-b54e-5235117c185c

Томск

Согласована на портале № 80011

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем (ПЛИС), принципов проектирования и построения цифровых схем с использованием ПЛИС, методов и средств их отладки, а также основных языков проектирования цифровых устройств Verilog и VHDL, получение практических навыков в разработке цифровых устройств.

1.2. Задачи дисциплины

1. Фундаментальная подготовка студентов в области проектирования устройств электроники и наноэлектроники на основе ПЛИС.
2. Изучение языков программирования Verilog и VHDL.
3. Приобретение умений и навыков в области проектирования цифровых устройств на базе ПЛИС.
4. Изучение прикладных пакетов отладки ПЛИС, освоение методов верификации работы модулей, устройств на основе ПЛИС.
5. Проведение экспериментальных исследований разработанных цифровых модулей на ПЛИС с применением современных пакетов отладки.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).
Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.
Модуль дисциплин: Модуль профессиональной подготовки (major).
Индекс дисциплины: Б1.В.01.06.
Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):
Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции	Планируемые результаты обучения по дисциплине
Универсальные компетенции		
УК-2. Способен управлять проектом на всех этапах его жизненного цикла	УК-2.1. Знает основные модели жизненного цикла проекта, его этапы и фазы, их характеристики и особенности	Объяснять основные модели жизненного цикла проекта, в прикладных программах по сквозному проектированию проектов с ПЛИС (Quartus и Vivado) с учетом применения языков Verilog и VHDL.
	УК-2.2. Умеет разрабатывать и реализовывать этапы проекта в сфере профессиональной деятельности	Программировать (разрабатывать и реализовывать этапы проекта) на языках Verilog и VHDL цифровые устройства на основе ПЛИС в прикладных пакетах по сквозному проектированию (Quartus и Vivado).
	УК-2.3. Имеет навыки работы в области проектной деятельности и реализации проектов	Выполнять синтез, отладку и тестирование программных модулей в прикладных пакетах по сквозному проектированию (Quartus и Vivado) языках Verilog и VHDL.

Согласована на портале № 80011

УК-3. Способен организовывать и руководить работой команды, вырабатывая командную стратегию для достижения поставленной цели	УК-3.1. Знает содержание организации и руководства деятельностью рабочего коллектива (группы), социально-психологические характеристики рабочего коллектива (группы), основы поддержания нравственных отношений в рабочем коллективе (группе)	Определять основные формы выполнения совместной работы в составе рабочего коллектива (группы) при выполнении практических самостоятельных работ при разработке проекта
	УК-3.2. Умеет организовывать работу коллектива (группы) для достижения поставленной цели	Организовать работу коллектива (группы) для выполнения проектов по созданию программных модулей в прикладных пакетах по сквозному проектированию (Quartus и Vivado) на языках Verilog и VHDL
	УК-3.3. Владеет основными методами и приемами социального взаимодействия и работы в команде, а также методами организации работы коллектива (группы)	Распределяет задачи по разработке программных модулей в прикладных пакетах по сквозному проектированию (Quartus и Vivado) на языках Verilog и VHDL между членами коллектива (группы) для выполнения единого проекта
Общепрофессиональные компетенции		
-	-	-
Профессиональные компетенции		
-	-	-

4. Объем дисциплины в зачетных единицах с указанием количества академических часов, выделенных на контактную работу обучающихся с преподавателем и на самостоятельную работу обучающихся

Общая трудоемкость дисциплины составляет 5 зачетных единиц, 180 академических часов.

Распределение трудоемкости дисциплины по видам учебной деятельности представлено в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины по видам учебной деятельности

Виды учебной деятельности	Всего часов	Семестры	
		2 семестр	3 семестр
Контактная аудиторная работа обучающихся с преподавателем, всего	22	10	12
Лекционные занятия	8	8	
Практические занятия	4	2	2
Лабораторные занятия	8		8
Контрольные работы	2		2
Самостоятельная работа обучающихся, в т.ч. контактная внеаудиторная работа обучающихся с преподавателем, всего	149	26	123
Подготовка к тестированию	69	26	43
Подготовка к контрольной работе	48		48
Подготовка к лабораторной работе, написание отчета	32		32
Подготовка и сдача экзамена	9		9

Согласована на портале № 80011

Общая трудоемкость (в часах)	180	36	144
Общая трудоемкость (в з.е.)	5	1	4

5. Структура и содержание дисциплины

5.1. Разделы (темы) дисциплины и виды учебной деятельности

Структура дисциплины по разделам (темам) и видам учебной деятельности приведена в таблице 5.1.

Таблица 5.1 – Разделы (темы) дисциплины и виды учебной деятельности

Названия разделов (тем) дисциплины	Лек. зан., ч	Прак. зан., ч	Лаб. раб.	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
2 семестр						
1 Основы программирования ПЛИС (лекция)	2	-	-	4	6	УК-2, УК-3
2 Языки описания аппаратуры и особенности их применения (лекция)	2	-	-	6	8	УК-2, УК-3
3 Программное обеспечение разработчика устройств на ПЛИС (лекция)	2	-	-	6	8	УК-2, УК-3
4 Цифровые функциональные узлы (лекция)	2	-	-	8	10	УК-2, УК-3
5 Основные элементы и функции языка Verilog (практика)	-	2	-	2	4	УК-2, УК-3
Итого за семестр	8	2	0	26	36	
3 семестр						
6 Машина конечных состояний (практика)	-	2	-	32	36	УК-2, УК-3
7 Создание проекта в Quartus ll. Логические схемы (лабораторная работа)	-	-	4	45	49	УК-2, УК-3
8 Счетчики и делители частоты (лабораторная работа)	-	-	4	46	50	УК-2, УК-3
Итого за семестр	0	2	8	123	133	
Итого	8	4	8	149	169	

5.2. Содержание разделов (тем) дисциплины

Содержание разделов (тем) дисциплины (в т.ч. по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов (тем) дисциплины (в т.ч. по лекциям)

Названия разделов (тем) дисциплины	Содержание разделов (тем) дисциплины (в т.ч. по лекциям)	Трудоемкость (лекционные занятия), ч	Формируемые компетенции
2 семестр			

Согласована на портале № 80011

1 Основы программирования ПЛИС (лекция)	Место ПЛИС в мире интегральных схем Мир интегральных схем Программируемые логические интегральные схемы Выбор ПЛИС для реализации проекта Обзор архитектур.	2	УК-2, УК-3
	Итого	2	
2 Языки описания аппаратуры и особенности их применения (лекция)	Основы языков Verilog HDL, VHDL. Комбинационные и последовательные устройства. Операторы. Структурный и поведенческий стили описания. Компоненты, модули, функции, процедуры. Параметры. Генерация объектов.	2	УК-2, УК-3
	Итого	2	
3 Программное обеспечение разработчика устройств на ПЛИС (лекция)	Интрефейс программы Quartus Интрефейс программы Vivado	2	УК-2, УК-3
	Итого	2	
4 Цифровые функциональные узлы (лекция)	Сложение и вычитание чисел. Компаратор. Умножение и деление	2	УК-2, УК-3
	Итого	2	
5 Основные элементы и функции языка Verilog (практика)	Принципы построения устройств обработки информации на основе ПЛИС. Структура проекта. Примеры построения комбинационной и последовательной логики	0	УК-2, УК-3
	Итого	-	
	Итого за семестр	8	
	3 семестр		
6 Машина конечных состояний (практика)	Примеры описания комбинационных устройств с помощью языков Verilog и VHDL. Примеры описания последовательных устройств с помощью языков Verilog и VHDL.	-	УК-2, УК-3
	Итого	-	
7 Создание проекта в Quartus ll. Логические схемы (лабораторная работа)	Знакомство с интерфейсом программы Vivado. Написание проекта "бегущего огня".	-	УК-2, УК-3
	Итого	-	
8 Счетчики и делители частоты (лабораторная работа)	Написание проекта - конечного автомата Мура на основе языков Verilog и VHDL	-	УК-2, УК-3
	Итого	-	
	Итого за семестр	-	

Согласована на портале № 80011

Итого	8	

5.3. Контрольные работы

Виды контрольных работ и часы на контрольные работы приведены в таблице 5.3.

Таблица 5.3 – Контрольные работы

№ п.п.	Виды контрольных работ	Трудоемкость, ч	Формируемые компетенции
3 семестр			
1	Контрольная работа	2	УК-2, УК-3
Итого за семестр		2	
Итого		2	

5.4. Лабораторные занятия

Наименование лабораторных работ приведено в таблице 5.4.

Таблица 5.4 – Наименование лабораторных работ

Названия разделов (тем) дисциплины	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
3 семестр			
7 Создание проекта в Quartus ll. Логические схемы (лабораторная работа)	Создание проекта в Quartus ll. Логические схемы	4	УК-2, УК-3
	Итого	4	
8 Счетчики и делители частоты (лабораторная работа)	Счетчики и делители частоты	4	УК-2, УК-3
	Итого	4	
Итого за семестр		8	
Итого		8	

5.5. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 5.5.

Таблица 5.5. – Наименование практических занятий (семинаров)

Названия разделов (тем) дисциплины	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
2 семестр			
5 Основные элементы и функции языка Verilog (практика)	Основные элементы и функции языка Verilog	2	УК-2, УК-3
	Итого	2	
Итого за семестр		2	
3 семестр			
6 Машина конечных состояний (практика)	Машина конечных состояний	2	УК-2, УК-3
	Итого	2	
Итого за семестр		2	
Итого		4	

5.6. Курсовой проект / курсовая работа

Не предусмотрено учебным планом

5.7. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 5.7.

Таблица 5.7. – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Согласована на портале № 80011

Названия разделов (тем) дисциплины	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
2 семестр				
1 Основы программирования ПЛИС (лекция)	Подготовка к тестированию	4	УК-2, УК-3	Тестирование
	Итого	4		
2 Языки описания аппаратуры и особенности их применения (лекция)	Подготовка к тестированию	6	УК-2, УК-3	Тестирование
	Итого	6		
3 Программное обеспечение разработчика устройств на ПЛИС (лекция)	Подготовка к тестированию	6	УК-2, УК-3	Тестирование
	Итого	6		
4 Цифровые функциональные узлы (лекция)	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
5 Основные элементы и функции языка Verilog (практика)	Подготовка к тестированию	2	УК-2, УК-3	Тестирование
	Итого	2		
Итого за семестр		26		
3 семестр				
6 Машина конечных состояний (практика)	Подготовка к контрольной работе	16	УК-2, УК-3	Контрольная работа
	Подготовка к тестированию	16	УК-2, УК-3	Тестирование
	Итого	32		
7 Создание проекта в Quartus ll. Логические схемы (лабораторная работа)	Подготовка к контрольной работе	16	УК-2, УК-3	Контрольная работа
	Подготовка к тестированию	13	УК-2, УК-3	Тестирование
	Подготовка к лабораторной работе, написание отчета	16	УК-2, УК-3	Лабораторная работа
	Итого	45		
8 Счетчики и делители частоты (лабораторная работа)	Подготовка к контрольной работе	16	УК-2, УК-3	Контрольная работа
	Подготовка к тестированию	14	УК-2, УК-3	Тестирование
	Подготовка к лабораторной работе, написание отчета	16	УК-2, УК-3	Лабораторная работа
	Итого	46		
Итого за семестр		123		
	Подготовка и сдача экзамена	9		Экзамен
Итого		158		

Согласована на портале № 80011

5.8. Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности

Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности представлено в таблице 5.8.

Таблица 5.8 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Формируемые компетенции	Виды учебной деятельности				Формы контроля
	Лек. зан.	Прак. зан.	Лаб. раб.	Сам. раб.	
УК-2	+	+	+	+	Контрольная работа, Лабораторная работа, Тестирование, Экзамен
УК-3	+	+	+	+	Контрольная работа, Лабораторная работа, Тестирование, Экзамен

6. Рейтинговая система для оценки успеваемости обучающихся

Рейтинговая система не используется

7. Учебно-методическое и информационное обеспечение дисциплины

7.1. Основная литература

1. Наваби, З. Проектирование встраиваемых систем на ПЛИС / З. Наваби ; перевод с английского В. В. Соловьева. — Москва : ДМК Пресс, 2016. — 464 с. [Электронный ресурс]: — Режим доступа: https://e.lanbook.com/book/73058.

7.2. Дополнительная литература

1. Дэвид, М. Х. Цифровая схемотехника и архитектура компьютера / М. Х. Дэвид, Л. Х. Сара. — Москва : ДМК Пресс, 2017. — 792 с. [Электронный ресурс]: — Режим доступа: https://e.lanbook.com/book/97336.

7.3. Учебно-методические пособия

7.3.1. Обязательные учебно-методические пособия

1. Крюков, Я. В. Программирование логических интегральных схем: Методические указания к лабораторным работам [Электронный ресурс] / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев. — Томск: ТУСУР, 2014. — 51 с. [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3898.

2. Крюков, Я. В. Программирование логических интегральных схем: Методические указания по проведению практических занятий и организации самостоятельной работы [Электронный ресурс] / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев. — Томск: ТУСУР, 2014. — 77 с. [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3901.

7.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

– в форме электронного документа;

– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;

– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;

– в печатной форме.

Согласована на портале № 80011

7.4. Современные профессиональные базы данных и информационные справочные системы

1. При изучении дисциплины рекомендуется обращаться к современным базам данных, информационно-справочным и поисковым системам, к которым у ТУСУРа открыт доступ: https://lib.tusur.ru/ru/resursy/bazy-dannyh.

8. Материально-техническое и программное обеспечение дисциплины

8.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с достаточным количеством посадочных мест для учебной группы, оборудованная доской и стандартной учебной мебелью. Имеются мультимедийное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

8.2. Материально-техническое и программное обеспечение для практических занятий

Вычислительная лаборатория / Компьютерный класс: учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ); 634034, Томская область, г. Томск, Вершинина улица, д. 74, 301б ауд.

Описание имеющегося оборудования:
- Компьютер Intel(R) Core (TM)2 CPU (16 шт.);
- Интерактивная доска – «Smart-board» DViT (1 шт.);
- Мультимедийный проектор NEC (1 шт.);
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:
- ASIMEC;
- LTspice 4;
- Windows XP Pro;

8.3. Материально-техническое и программное обеспечение для лабораторных работ

Вычислительная лаборатория / Компьютерный класс: учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ); 634034, Томская область, г. Томск, Вершинина улица, д. 74, 301б ауд.

Описание имеющегося оборудования:
- Компьютер Intel(R) Core (TM)2 CPU (16 шт.);
- Интерактивная доска – «Smart-board» DViT (1 шт.);
- Мультимедийный проектор NEC (1 шт.);
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:
- ASIMEC;
- LTspice 4;
- Windows XP Pro;

8.4. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:
- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 209 ауд.;

Согласована на портале № 80011

- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Описание имеющегося оборудования:
- учебная мебель;
- компьютеры;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду ТУСУРа.

Перечень программного обеспечения:
- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

8.5. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

При занятиях с обучающимися с **нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися с **нарушениями зрения** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися с **нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

9. Оценочные материалы и методические рекомендации по организации изучения дисциплины

9.1. Содержание оценочных материалов для текущего контроля и промежуточной аттестации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы, представленные в таблице 9.1.

Таблица 9.1 – Формы контроля и оценочные материалы

Названия разделов (тем) дисциплины	Формируемые компетенции	Формы контроля	Оценочные материалы (ОМ)
1 Основы программирования ПЛИС (лекция)	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
2 Языки описания аппаратуры и особенности их применения (лекция)	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
3 Программное обеспечение разработчика устройств на ПЛИС (лекция)	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
4 Цифровые функциональные узлы (лекция)	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий

Согласована на портале № 80011

5 Основные элементы и функции языка Verilog (практика)	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
6 Машина конечных состояний (практика)	УК-2, УК-3	Контрольная работа	Примерный перечень вариантов (заданий) контрольных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
7 Создание проекта в Quartus ll. Логические схемы (лабораторная работа)	УК-2, УК-3	Контрольная работа	Примерный перечень вариантов (заданий) контрольных работ
		Лабораторная работа	Темы лабораторных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
8 Счетчики и делители частоты (лабораторная работа)	УК-2, УК-3	Контрольная работа	Примерный перечень вариантов (заданий) контрольных работ
		Лабораторная работа	Темы лабораторных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов

Шкала оценки сформированности отдельных планируемых результатов обучения по дисциплине приведена в таблице 9.2.

Таблица 9.2 – Шкала оценки сформированности планируемых результатов обучения по дисциплине

Оценка	Баллы за ОМ	Формулировка требований к степени сформированности планируемых результатов обучения		
		знать	уметь	владеть
2 (неудовлетворительно)	< 60% от максимальной суммы баллов	отсутствие знаний или фрагментарные знания	отсутствие умений или частично освоенное умение	отсутствие навыков или фрагментарные применение навыков
3 (удовлетворительно)	от 60% до 69% от максимальной суммы баллов	общие, но не структурированные знания	в целом успешно, но не систематически осуществляемое умение	в целом успешное, но не систематическое применение навыков

Согласована на портале № 80011

4 (хорошо)	от 70% до 89% от максимальной суммы баллов	сформированные, но содержащие отдельные проблемы знания	в целом успешное, но содержащие отдельные пробелы умение	в целом успешное, но содержащие отдельные пробелы применение навыков
5 (отлично)	≥ 90% от максимальной суммы баллов	сформированные систематические знания	сформированное умение	успешное и систематическое применение навыков

Шкала комплексной оценки сформированности компетенций приведена в таблице 9.3.

Таблица 9.3 – Шкала комплексной оценки сформированности компетенций

Оценка	Формулировка требований к степени компетенции
2 (неудовлетворительно)	Не имеет необходимых представлений о проверяемом материале или Знать на уровне **ориентирования**, представлений. Обучающийся знает основные признаки или термины изучаемого элемента содержания, их отнесенность к определенной науке, отрасли или объектам, узнает в текстах, изображениях или схемах и знает, к каким источникам нужно обращаться для более детального его усвоения.
3 (удовлетворительно)	Знать и уметь на **репродуктивном** уровне. Обучающихся знает изученный элемент содержания репродуктивно: произвольно воспроизводит свои знания устно, письменно или в демонстрируемых действиях.
4 (хорошо)	Знать, уметь, владеть на **аналитическом** уровне. Зная на репродуктивном уровне, указывать на особенности и взаимосвязи изученных объектов, на их достоинства, ограничения, историю и перспективы развития и особенности для разных объектов усвоения.
5 (отлично)	Знать, уметь, владеть на **системном** уровне. Обучающийся знает изученный элемент содержания системно, произвольно и доказательно воспроизводит свои знания устно, письменно или в демонстрируемых действиях, учитывая и указывая связи и зависимости между этим элементом и другими элементами содержания дисциплины, его значимость в содержании дисциплины.

9.1.1. Примерный перечень тестовых заданий

1. Как много различных чисел может быть представлено 16 битами?
   а. 65535
   б. 65536
   в. 32768
   г. 32767
2. Преобразуйте двоичное число 10011010 без знака в десятичные?
   а. 104
   б. 154
   в. 256
   г. 404
3. Преобразуйте десятичное число 145 в двоичное?
   а. 10010001
   б. 10010010
   в. 10100011
   г. 10010011

Согласована на портале № 80011

4. Сложите следующие шестнадцатеричные числа без знака 716 + 516 ?
   а. 12
   б. 22
   в. 32
   г. 42
5. Передача данных между двумя устройствами по интерфейсу SPI используются шины:
   а. miso, mosi, sclk, ss
   б. miso, mosi, en, rst
   в. miso, mosi, rst
   г. miso, mosi, sclk rst, en
6. По какому принципу классифицируются термины «малая интегральная схема», «средняя интегральная схема», «большая интегральная схема»:
   а. Типу корпуса
   б. Количеству выводов
   в. Количеству элементов на кристалле
   г. Размеру кристалла
7. Чем определяется логика работы цифрового устройства, не относящегося к ПЛИС:
   а. Пользователем схемы
   б. Электрической схемой в которой размещен ПЛИС
   в. Изготовителем устройства
   г. Может иметь произвольную логику
8. Микропроцессоры и микроконтроллеры общего назначения -
   а. не являются программируемыми логическими интегральными схемами
   б. являются программируемыми логическими интегральными схемами
   в. не являются программируемыми аналоговыми интегральными схемами
   г. являются программируемыми аналоговыми интегральными схемами
9. Как в настоящее время называют интегральные схемы, содержащие до 10000 элементов на одном кристалле?
   а. МИС
   б. СИС
   в. БИС
   г. СБИС
10. Операции обработки сигналов и данных в ПЛИС выполняются -
    а. последовательно
    б. параллельно
    в. последовательно или параллельно, в зависимости от конфигурации вентильных ячеек, заданной разработчиком
    г. последовательно и параллельно не зависимо от конфигурации
11. Минимальным логическим блоком в матрицах типа FPGA является блок
    а. CLB
    б. LUP
    в. PLD
    г. PUL
12. В кристаллах FPGA текущая конфигурация вентильной матрицы хранится в памяти типа -

    а. programmable ROM
    б. dynamic RAM
    в. static RAM
    г. programmable RAM
13. Количество блоков CLB в современных кристаллах FPGA определяет -
    а. количество выводов интегральной схемы FPGA
    б. логическую емкость кристалла
    в. количество циклов перепрограммирования
    г. срок службы кристалла
14. Специализированные интегральные схемы ASIC
    а. как и процессоры, не могут менять внутреннюю конфигурацию
    б. как и ПЛИС, имеют малое энергопотребление

Согласована на портале № 80011

в. как и ПЛИС, могут менять внутреннюю конфигурацию
г. как и ПЛИС, имеют высокое быстродействие для специализированных операций; как и процессоры, имеют большое энергопотребление

15. Преимуществом FPGA по сравнению с процессорами общего назначения является -
а. меньшие размеры
б. высокая производительность
в. меньшее энергопотребление
г. меньшая стоимость; меньшее время реакции

9.1.2. Перечень экзаменационных вопросов

1. Интегральная схема, их классификация и конструкция
2. Понятие ПЛИС, сравнение с процессорами
3. Технологии соединения элементов в ПЛИС
4. Критерии выбора ПЛИС
5. Абстракция электронно-вычислительных систем
6. Системы счисления
7. Прямой и дополнительный код. Сложение двоичных чисел
8. Логические вентили, пример использования
9. Физические уровни сигналов. Передаточная характеристика
10. Статическая дисциплина. Основные семейства логики
11. Комбинационные и последовательные схемы. Правила построения
12. Дизъюнктивная форма представления
13. Конъюнктивная форма представления
14. Основные аксиомы и теоремы булевой алгебры
15. Состояния Z и X в цифровых схемах
16. Карты Карно
17. Базовые комбинационные блоки
18. Временные характеристики. Задержка распространения и реакции
19. Импульсные помехи
20. Защелка, RS-триггер, D-защелка, D-триггер
21. Построение синхронных последовательных схем
22. Отличие синхронных и асинхронных схем
23. Конечный автомат Мура
24. Конечный автомат Мили
25. Декомпозиция конечных автоматов
26. Синхронизация последовательных схем
27. Динамическая дисциплина
28. Параллелизм
29. Основы языка System Verilog
30. Основы языка VHDL
31. Условное присваивание
32. Внутренние переменные

Приоритет операций

1. Запись чисел
2. Запись Z- и X- состояний
3. Манипуляция битами
4. Задержки в цифровых схемах
5. Структурное моделирование
6. Последовательная логика
7. Регистр. Условие сброса и разрешения
8. Синхронизатор
9. Защелка
10. Полный сумматор
11. Дешифратор. Оператор выбора
12. Незначащие биты. Пример использования
13. Блокирующие и неблокирующие присваивания
14. Типы применяемых данных System Verilog

Согласована на портале № 80011

15. Типы применяемых данных в VHDL
16. Безнаковый умножитель
17. Параметризованне модули
18. Среда тестирования
19. Арифметические схемы. Сумматор и полусумматор
20. Арифметические схемы. Префиксный сумматор
21. Арифметические схемы. Компаратор
22. Арифметические схемы. АЛУ
23. Схемы сдвига
24. Схемы циклического сдвига
25. Арифметические схемы. Умножение
26. Арифметические схемы. Деление
27. Представление чисел
28. Основные функциональные узлы последовательно логики
29. Функциональные узлы последовательной логики. Матрицы памяти
30. Функциональные узлы последовательной логики. Сканирующие цепочки
31. Функциональные узлы последовательной логики. Порты памяти
32. Функциональные узлы последовательной логики. Типы памяти
33. Функциональные узлы последовательной логики. Площадь и задержки
34. Функциональные узлы последовательной логики. ПЗУ
35. Функциональные узлы последовательной логики. Схемотехника матриц
36. Основы обработки сигналов

9.1.3. Примерный перечень вариантов (заданий) контрольных работ

1. Какое минимальное (наименьшее отрицательное) 16□разрядное двоичное число вы можете представить, используя системы представления двоичных чисел для двоичного число без знака; дополнительного кода; прямого кода.
2. Упростите заданное логическое выражение Y=AC+ABC, используя булевы теоремы. Проверьте правильность результатов, используя таблицы истинности или карты Карно.
3. Укажите область использования буфера с тремя состояниями.
4. Приведите классификацию ПЛИС.
5. Приведите основные операторы языка Verilog.
6. Приведите основные операторы языка VHDL.
7. Опишите синтаксис оператора if.
8. Напишите программный код на языке Verilog для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора.
9. Напишите программный код на языке VHDL для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора.
10. Напишите программный код на языке VHDL для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора

9.1.4. Темы лабораторных работ

1. Создание проекта в Quartus ll. Логические схемы
2. Счетчики и делители частоты

9.2. Методические рекомендации

Учебный материал излагается в форме, предполагающей самостоятельное мышление студентов, самообразование. При этом самостоятельная работа студентов играет решающую роль в ходе всего учебного процесса.

Начать изучение дисциплины необходимо со знакомства с рабочей программой, списком учебно-методического и программного обеспечения. Самостоятельная работа студента включает работу с учебными материалами, выполнение контрольных мероприятий, предусмотренных учебным планом.

В процессе изучения дисциплины для лучшего освоения материала необходимо регулярно обращаться к рекомендуемой литературе и источникам, указанным в учебных материалах; пользоваться через кабинет студента на сайте Университета образовательными ресурсами

Согласована на портале № 80011

электронно-библиотечной системы, а также общедоступными интернет-порталами, содержащими научно-популярные и специализированные материалы, посвященные различным аспектам учебной дисциплины.

При самостоятельном изучении тем следуйте рекомендациям:

– чтение или просмотр материала осуществляйте со скоростью, достаточной для индивидуального понимания и освоения материала, выделяя основные идеи; на основании изученного составить тезисы. Освоив материал, попытаться соотнести теорию с примерами из практики;

– если в тексте встречаются незнакомые или малознакомые термины, следует выяснить их значение для понимания дальнейшего материала;

– осмысливайте прочитанное и изученное, отвечайте на предложенные вопросы.

Студенты могут получать индивидуальные консультации, в т.ч. с использованием средств телекоммуникации.

По дисциплине могут проводиться дополнительные занятия, в т.ч. в форме вебинаров. Расписание вебинаров и записи вебинаров публикуются в электронном курсе / электронном журнале по дисциплине.

9.3. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 9.4.

Таблица 9.4 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, определяющимися исходя из состояния обучающегося на момент проверки

9.4. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

– в печатной форме;

– в печатной форме с увеличенным шрифтом;

– в форме электронного документа;

– методом чтения ассистентом задания вслух;

– предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

– письменно на бумаге;

– набор ответов на компьютере;

Согласована на портале № 80011

– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:
– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:
– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:
– в форме электронного документа;
– в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 80011

ЛИСТ СОГЛАСОВАНИЯ

Рассмотрена и одобрена на заседании кафедры ПрЭ
протокол № 24 от « 8 » 11 2023 г.

СОГЛАСОВАНО:

Должность	Инициалы, фамилия	Подпись
Заведующий выпускающей каф. ПрЭ	С.Г. Михальченко	Согласовано, 706957f1-d2eb-4f94-b533-6139893cfd5a
Заведующий обеспечивающей каф. ПрЭ	С.Г. Михальченко	Согласовано, 706957f1-d2eb-4f94-b533-6139893cfd5a
Начальник учебного управления	И.А. Лариошина	Согласовано, c3195437-a02f-4972-a7c6-ab6ee1f21e73

ЭКСПЕРТЫ:

Профессор, каф. ПрЭ	Н.С. Легостаев	Согласовано, 6332ca5f-c16e-4579-bbc4-ee49773dfd8d
Доцент, каф. ПрЭ	Д.О. Пахмурин	Согласовано, ce9e048a-2a49-44a0-b2ab-bc9421935400

РАЗРАБОТАНО:

Доцент, каф. ПрЭ	В.И. Апасов	Разработано, 5f4068df-297a-465e-ad6d-accfbcbbbbdc

Согласована на портале № 80011