МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Ректор
_____Рулевский В.М.
«18» _____02_____ 2022 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

ПРОГРАММИРОВАНИЕ ПЛИС

Уровень образования: **высшее образование - магистратура**
Направление подготовки / специальность: **11.04.04 Электроника и наноэлектроника**
Направленность (профиль) / специализация: **Электронные приборы и устройства сбора, обработки и отображения информации**
Форма обучения: **очная**
Факультет: **Факультет электронной техники (ФЭТ)**
Кафедра: **Кафедра промышленной электроники (ПрЭ)**
Курс: **1**
Семестр: **2**
Учебный план набора 2022 года

Объем дисциплины и виды учебной деятельности

Виды учебной деятельности	2 семестр	Всего	Единицы
Лекционные занятия	18	18	часов
Практические занятия	18	18	часов
в т.ч. в форме практической подготовки	6	6	часов
Лабораторные занятия	16	16	часов
в т.ч. в форме практической подготовки	6	6	часов
Самостоятельная работа	92	92	часов
Подготовка и сдача экзамена	36	36	часов
Общая трудоемкость (включая промежуточную аттестацию)	180	180	часов
	5	5	з.е.

Формы промежуточной аттестация	Семестр
Экзамен	2

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Сенченко П.В.
Должность: Проректор по УР
Дата подписания: 18.02.2022
Уникальный программный ключ:
a1119608-cdff-4455-b54e-5235117c185c

Томск

Согласована на портале № 64565

1. Общие положения

1.1. Цели дисциплины

1. Изучение архитектуры и схемотехники современных программируемых логических интегральных схем (ПЛИС), принципов проектирования и построения цифровых схем с использованием ПЛИС, методов и средств их отладки, а также основных языков проектирования цифровых устройств Verilog и VHDL, получение практических навыков в разработке цифровых устройств.

1.2. Задачи дисциплины

1. Фундаментальная подготовка студентов в области проектирования устройств электроники и наноэлектроники на основе ПЛИС.
2. Изучение языков программирования Verilog и VHDL.
3. Приобретение умений и навыков в области проектирования цифровых устройств на базе ПЛИС.
4. Изучение прикладных пакетов отладки ПЛИС, освоение методов верификации работы модулей, устройств на основе ПЛИС.
5. Проведение экспериментальных исследований разработанных цифровых модулей на ПЛИС с применением современных пакетов отладки.

2. Место дисциплины в структуре ОПОП

Блок дисциплин: Б1. Дисциплины (модули).
Часть блока дисциплин: Часть, формируемая участниками образовательных отношений.
Модуль дисциплин: Модуль профессиональной подготовки (major).
Индекс дисциплины: Б1.В.01.06.
Реализуется с применением электронного обучения, дистанционных образовательных технологий.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с индикаторами достижения компетенций

Процесс изучения дисциплины направлен на формирование следующих компетенций в соответствии с ФГОС ВО и основной образовательной программой (таблица 3.1):
Таблица 3.1 – Компетенции и индикаторы их достижения

Компетенция	Индикаторы достижения компетенции	Планируемые результаты обучения по дисциплине
Универсальные компетенции		
УК-2. Способен управлять проектом на всех этапах его жизненного цикла	УК-2.1. Знает основные модели жизненного цикла проекта, его этапы и фазы, их характеристики и особенности	Объяснить основные модели жизненного цикла проекта, в прикладных программах Quartus и Vivado с учетом применения языков Verilog и VHDL.
	УК-2.2. Умеет разрабатывать и реализовывать этапы проекта в сфере профессиональной деятельности	Программировать (разрабатывать и реализовывать этапы проекта) на языках Verilog и VHDL цифровые устройства на основе ПЛИС в прикладных пакетах Quartus и Vivado.
	УК-2.3. Имеет навыки работы в области проектной деятельности и реализации проектов	Выполнять синтез, отладку и тестирование программных модулей в прикладных пакетах Quartus и Vivado языках Verilog и VHDL.

Согласована на портале № 64565

УК-3. Способен организовывать и руководить работой команды, вырабатывая командную стратегию для достижения поставленной цели	УК-3.1. Знает содержание организации и руководства деятельностью рабочего коллектива (группы), социально-психологические характеристики рабочего коллектива (группы), основы поддержания нравственных отношений в рабочем коллективе (группе)	Определять основные формы выполнения совместной работы в составе рабочего коллектива (группы) при выполнении практических самостоятельных работ при разработке проекта
	УК-3.2. Умеет организовывать работу коллектива (группы) для достижения поставленной цели	Организовать работу коллектива (группы) для выполнения проектов по созданию программных модулей в прикладных пакетах Quartus и Vivado на языках Verilog и VHDL
	УК-3.3. Владеет основными методами и приемами социального взаимодействия и работы в команде, а также методами организации работы коллектива (группы)	Распределяет задачи по разработке программных модулей в прикладных пакетах Quartus и Vivado на языках Verilog и VHDL между членами коллектива (группы) для выполнения единого проекта
Общепрофессиональные компетенции		
-	-	-
Профессиональные компетенции		
-	-	-

4. Объем дисциплины в зачетных единицах с указанием количества академических часов, выделенных на контактную работу обучающихся с преподавателем и на самостоятельную работу обучающихся

Общая трудоемкость дисциплины составляет 5 зачетных единиц, 180 академических часов.

Распределение трудоемкости дисциплины по видам учебной деятельности представлено в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины по видам учебной деятельности

Виды учебной деятельности	Всего часов	Семестры
		2 семестр
Контактная аудиторная работа обучающихся с преподавателем, всего	52	52
Лекционные занятия	18	18
Практические занятия	18	18
Лабораторные занятия	16	16
Самостоятельная работа обучающихся, в т.ч. контактная внеаудиторная работа обучающихся с преподавателем, всего	92	92
Подготовка к тестированию	76	76
Подготовка к лабораторной работе, написание отчета	16	16
Подготовка и сдача экзамена	36	36
Общая трудоемкость (в часах)	180	180
Общая трудоемкость (в з.е.)	5	5

5. Структура и содержание дисциплины

Согласована на портале № 64565

5.1. Разделы (темы) дисциплины и виды учебной деятельности

Структура дисциплины по разделам (темам) и видам учебной деятельности приведена в таблице 5.1.

Таблица 5.1 – Разделы (темы) дисциплины и виды учебной деятельности

Названия разделов (тем) дисциплины	Лек. зан., ч	Прак. зан., ч	Лаб. раб.	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
2 семестр						
1 Основы программирования ПЛИС	2	2	-	8	12	УК-2, УК-3
2 Системы счисления	2	2	-	8	12	УК-2, УК-3
3 Проектирование комбинационной и последовательной логики	2	4	-	8	14	УК-2, УК-3
4 Языки описания аппаратуры и особенности их применения	2	4	-	12	18	УК-2, УК-3
5 Программное обеспечение разработчика устройств на ПЛИС	2	-	8	16	26	УК-2, УК-3
6 Цифровые функциональные узлы	2	4	-	8	14	УК-2, УК-3
7 Функциональные узлы последовательной логики	2	2	-	8	12	УК-2, УК-3
8 Реализация алгоритмов ЦОС на кристалле ПЛИС	2	-	4	12	18	УК-2, УК-3
9 Работа с ядрами и интерфейсными средствами	2	-	4	12	18	УК-2, УК-3
Итого за семестр	18	18	16	92	144	
Итого	18	18	16	92	144	

5.2. Содержание разделов (тем) дисциплины

Содержание разделов (тем) дисциплины (в т.ч. по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов (тем) дисциплины (в т.ч. по лекциям)

Названия разделов (тем) дисциплины	Содержание разделов (тем) дисциплины (в т.ч. по лекциям)	Трудоемкость (лекционные занятия), ч	Формируемые компетенции
2 семестр			
1 Основы программирования ПЛИС	Место ПЛИС в мире интегральных схем Мир интегральных схем Программируемые логические интегральные схемы Выбор ПЛИС для реализации проекта Обзор архитектур.	2	УК-2, УК-3
	Итого	2	
2 Системы счисления	Виды систем счисления (двоичная, десятичная, шестнадцатеричная) Байт и полубайты Операции с числами Знак двоичных чисел	2	УК-2, УК-3
	Итого	2	

Согласована на портале № 64565

3 Проектирование комбинационной и последовательной логики	Логический вентиль НЕ, Буфер, логический вентиль И, логический вентиль ИЛИ. Базовые комбинационные блоки Задержки распространения сигналов Помехоустойчивость схем Защелки и триггеры Проектирование синхронных логических схем	2	УК-2, УК-3
	Итого	2	
4 Языки описания аппаратуры и особенности их применения	Основы языков Verilog HDL, VHDL. Комбинационные и последовательные устройства. Операторы. Структурный и поведенческий стили описания. Компоненты, модули, функции, процедуры. Параметры. Генерация объектов.	2	УК-2, УК-3
	Итого	2	
5 Программное обеспечение разработчика устройств на ПЛИС	Интрефейс программы Quartus Интрефейс программы Vivado	2	УК-2, УК-3
	Итого	2	
6 Цифровые функциональные узлы	Сложение и вычитание чисел. Компаратор. Умножение и деление	2	УК-2, УК-3
	Итого	2	
7 Функциональные узлы последовательной логики	Счетчики. Регистры. Типичные элементы проекта ЦОС.	2	УК-2, УК-3
	Итого	2	
8 Реализация алгоритмов ЦОС на кристалле ПЛИС	Частотный анализ сигналов. Цифровая фильтрация. Алгоритмы ЦОС.	2	УК-2, УК-3
	Итого	2	
9 Работа с ядрами и интерфейсными средствами	Общие сведения о схемной реализации интерфейсов Интерфейсные модули на FPGA на примере реализации модуля SPI Понятия ядер, программные и аппаратные ядра	2	УК-2, УК-3
	Итого	2	
Итого за семестр		18	
Итого		18	

5.3. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 5.3.

Таблица 5.3 – Наименование практических занятий (семинаров)

Названия разделов (тем) дисциплины	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
2 семестр			

Согласована на портале № 64565

1 Основы программирования ПЛИС	Основы построения устройств на ПЛИС	2	УК-2, УК-3
	Итого	2	
2 Системы счисления	Работа с системами счисления	2	УК-2, УК-3
	Итого	2	
3 Проектирование комбинационной и последовательной логики	Синтез схем на логических элементах	4	УК-2, УК-3
	Итого	4	
4 Языки описания аппаратуры и особенности их применения	Описание устройств на языках Verilog и VHDL	4	УК-2, УК-3
	Итого	4	
6 Цифровые функциональные узлы	Описание комбинационных и последовательных устройств на языках Verilog и VHDL	4	УК-2, УК-3
	Итого	4	
7 Функциональные узлы последовательной логики	Описание цифровых функциональных узлов	2	УК-2, УК-3
	Итого	2	
Итого за семестр		18	
Итого		18	

5.4. Лабораторные занятия

Наименование лабораторных работ приведено в таблице 5.4.

Таблица 5.4 – Наименование лабораторных работ

Названия разделов (тем) дисциплины	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
2 семестр			
5 Программное обеспечение разработчика устройств на ПЛИС	Работа с программным обеспечением разработчика устройств на ПЛИС (Quartus)	4	УК-2, УК-3
	Работа с программным обеспечением разработчика устройств на ПЛИС (Vivado)	4	УК-2, УК-3
	Итого	8	
8 Реализация алгоритмов ЦОС на кристалле ПЛИС	Построение ЦОС на ПЛИС	4	УК-2, УК-3
	Итого	4	
9 Работа с ядрами и интерфейсными средствами	Создание soft-процессора	4	УК-2, УК-3
	Итого	4	
Итого за семестр		16	
Итого		16	

5.5. Курсовой проект / курсовая работа

Не предусмотрено учебным планом

5.6. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 5.6.

Таблица 5.6 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Согласована на портале № 64565

Названия разделов (тем) дисциплины	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
2 семестр				
1 Основы программирования ПЛИС	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
2 Системы счисления	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
3 Проектирование комбинационной и последовательной логики	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
4 Языки описания аппаратуры и особенности их применения	Подготовка к тестированию	12	УК-2, УК-3	Тестирование
	Итого	12		
5 Программное обеспечение разработчика устройств на ПЛИС	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Подготовка к лабораторной работе, написание отчета	8	УК-2, УК-3	Лабораторная работа
	Итого	16		
6 Цифровые функциональные узлы	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
7 Функциональные узлы последовательной логики	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Итого	8		
8 Реализация алгоритмов ЦОС на кристалле ПЛИС	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Подготовка к лабораторной работе, написание отчета	4	УК-2, УК-3	Лабораторная работа
	Итого	12		
9 Работа с ядрами и интерфейсными средствами	Подготовка к тестированию	8	УК-2, УК-3	Тестирование
	Подготовка к лабораторной работе, написание отчета	4	УК-2, УК-3	Лабораторная работа
	Итого	12		
Итого за семестр		92		
	Подготовка и сдача экзамена	36		Экзамен
Итого		128		

5.7. Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности

Согласована на портале № 64565

Соответствие компетенций, формируемых при изучении дисциплины, и видов учебной деятельности представлено в таблице 5.7.

Таблица 5.7 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Формируемые компетенции	Виды учебной деятельности				Формы контроля
	Лек. зан.	Прак. зан.	Лаб. раб.	Сам. раб.	
УК-2	+	+	+	+	Лабораторная работа, Тестирование, Экзамен
УК-3	+	+	+	+	Лабораторная работа, Тестирование, Экзамен

6. Рейтинговая система для оценки успеваемости обучающихся

6.1. Балльные оценки для форм контроля

Балльные оценки для форм контроля представлены в таблице 6.1.

Таблица 6.1 – Балльные оценки

Формы контроля	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
2 семестр				
Лабораторная работа	10	10	10	30
Тестирование	13	13	14	40
Экзамен				30
Итого максимум за период	23	23	24	100
Нарастающим итогом	23	46	70	100

6.2. Пересчет баллов в оценки за текущий контроль

Пересчет баллов в оценки за текущий контроль представлен в таблице 6.2.

Таблица 6.2 – Пересчет баллов в оценки за текущий контроль

Баллы на дату текущего контроля	Оценка
≥ 90% от максимальной суммы баллов на дату ТК	5
От 70% до 89% от максимальной суммы баллов на дату ТК	4
От 60% до 69% от максимальной суммы баллов на дату ТК	3
< 60% от максимальной суммы баллов на дату ТК	2

6.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 6.3.

Таблица 6.3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 – 100	A (отлично)
4 (хорошо) (зачтено)	85 – 89	B (очень хорошо)
	75 – 84	C (хорошо)
	70 – 74	D (удовлетворительно)

Согласована на портале № 64565

3 (удовлетворительно) (зачтено)	65 – 69	
	60 – 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

7. Учебно-методическое и информационное обеспечение дисциплины

7.1. Основная литература

1. Наваби, З. Проектирование встраиваемых систем на ПЛИС / З. Наваби ; перевод с английского В. В. Соловьева. — Москва : ДМК Пресс, 2016. — 464 с. — ISBN 978-5-97060-174-7. — [Электронный ресурс]:— Режим доступа: [Электронный ресурс]: — Режим доступа: https://e.lanbook.com/book/73058.

7.2. Дополнительная литература

1. Дэвид, М. Х. Цифровая схемотехника и архитектура компьютера / М. Х. Дэвид, Л. Х. Сара. — Москва : ДМК Пресс, 2017. — 792 с. — ISBN 978-5-97060-522-6. — Текст : электронный // Лань : электронно-библиотечная система. [Электронный ресурс]: Режим доступа: [Электронный ресурс]: — Режим доступа: https://e.lanbook.com/book/97336.

7.3. Учебно-методические пособия

7.3.1. Обязательные учебно-методические пособия

1. Крюков, Я. В. Программирование логических интегральных схем: Методические указания к лабораторным работам [Электронный ресурс] / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев. — Томск: ТУСУР, 2014. — 51 с. — Режим доступа: [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3898.

2. Крюков, Я. В. Программирование логических интегральных схем: Методические указания по проведению практических занятий и организации самостоятельной работы [Электронный ресурс] / Я. В. Крюков, Д. А. Покаместов, Ж. Т. Эрдынеев. — Томск: ТУСУР, 2014. — 77 с. — Режим доступа: [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/3901.

3. Пономарёв, О. Г. Основы проектирования систем на кристалле. Часть II: Методические рекомендации к практическим занятиям [Электронный ресурс] / О. Г. Пономарёв. — Томск: ТУСУР, 2011. — 43 с. — Режим доступа: [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/572.

4. Пономарёв, О. Г. Основы проектирования систем на кристалле: Методические рекомендации к лабораторным работам [Электронный ресурс] / О. Г. Пономарёв. — Томск: ТУСУР, 2011. — 66 с. — Режим доступа: [Электронный ресурс]: — Режим доступа: https://edu.tusur.ru/publications/571.

7.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

– в форме электронного документа;

– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;

– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;

– в печатной форме.

7.4. Современные профессиональные базы данных и информационные справочные системы

Согласована на портале № 64565

1. При изучении дисциплины рекомендуется обращаться к современным базам данных, информационно-справочным и поисковым системам, к которым у ТУСУРа открыт доступ: https://lib.tusur.ru/ru/resursy/bazy-dannyh.

8. Материально-техническое и программное обеспечение дисциплины

8.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с достаточным количеством посадочных мест для учебной группы, оборудованная доской и стандартной учебной мебелью. Имеются мультимедийное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

8.2. Материально-техническое и программное обеспечение для практических занятий

Вычислительная лаборатория / Компьютерный класс: учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ); 634034, Томская область, г. Томск, Вершинина улица, д. 74, 301б ауд.

Описание имеющегося оборудования:
- Компьютер Intel(R) Core (TM)2 CPU (16 шт.);
- Интерактивная доска – «Smart-board» DViT (1 шт.);
- Мультимедийный проектор NEC (1 шт.);
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:
- ASIMEC;
- LTspice 4;
- Windows XP Pro;

8.3. Материально-техническое и программное обеспечение для лабораторных работ

Вычислительная лаборатория / Компьютерный класс: учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ); 634034, Томская область, г. Томск, Вершинина улица, д. 74, 301б ауд.

Описание имеющегося оборудования:
- Компьютер Intel(R) Core (TM)2 CPU (16 шт.);
- Интерактивная доска – «Smart-board» DViT (1 шт.);
- Мультимедийный проектор NEC (1 шт.);
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:
- ASIMEC;
- LTspice 4;
- Windows XP Pro;

8.4. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:
- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 209 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Описание имеющегося оборудования:

Согласована на портале № 64565

- учебная мебель;
- компьютеры;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду ТУСУРа.

Перечень программного обеспечения:
- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

8.5. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

При занятиях с обучающимися с **нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися с **нарушениями зрения** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися с **нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

9. Оценочные материалы и методические рекомендации по организации изучения дисциплины

9.1. Содержание оценочных материалов для текущего контроля и промежуточной аттестации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы, представленные в таблице 9.1.

Таблица 9.1 – Формы контроля и оценочные материалы

Названия разделов (тем) дисциплины	Формируемые компетенции	Формы контроля	Оценочные материалы (ОМ)
1 Основы программирования ПЛИС	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
2 Системы счисления	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
3 Проектирование комбинационной и последовательной логики	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов

Согласована на портале № 64565

4 Языки описания аппаратуры и особенности их применения	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
5 Программное обеспечение разработчика устройств на ПЛИС	УК-2, УК-3	Лабораторная работа	Темы лабораторных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
6 Цифровые функциональные узлы	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
7 Функциональные узлы последовательной логики	УК-2, УК-3	Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
8 Реализация алгоритмов ЦОС на кристалле ПЛИС	УК-2, УК-3	Лабораторная работа	Темы лабораторных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов
9 Работа с ядрами и интерфейсными средствами	УК-2, УК-3	Лабораторная работа	Темы лабораторных работ
		Тестирование	Примерный перечень тестовых заданий
		Экзамен	Перечень экзаменационных вопросов

Шкала оценки сформированности отдельных планируемых результатов обучения по дисциплине приведена в таблице 9.2.

Таблица 9.2 – Шкала оценки сформированности планируемых результатов обучения по дисциплине

Оценка	Баллы за ОМ	Формулировка требований к степени сформированности планируемых результатов обучения		
		знать	уметь	владеть
2 (неудовлетворительно)	< 60% от максимальной суммы баллов	отсутствие знаний или фрагментарные знания	отсутствие умений или частично освоенное умение	отсутствие навыков или фрагментарные применение навыков
3 (удовлетворительно)	от 60% до 69% от максимальной суммы баллов	общие, но не структурированные знания	в целом успешно, но не систематически осуществляемое умение	в целом успешное, но не систематическое применение навыков

Согласована на портале № 64565

4 (хорошо)	от 70% до 89% от максимальной суммы баллов	сформированные, но содержащие отдельные проблемы знания	в целом успешное, но содержащие отдельные пробелы умение	в целом успешное, но содержащие отдельные пробелы применение навыков
5 (отлично)	≥ 90% от максимальной суммы баллов	сформированные систематические знания	сформированное умение	успешное и систематическое применение навыков

Шкала комплексной оценки сформированности компетенций приведена в таблице 9.3.

Таблица 9.3 – Шкала комплексной оценки сформированности компетенций

Оценка	Формулировка требований к степени компетенции
2 (неудовлетворительно)	Не имеет необходимых представлений о проверяемом материале или Знать на уровне **ориентирования**, представлений. Обучающийся знает основные признаки или термины изучаемого элемента содержания, их отнесенность к определенной науке, отрасли или объектам, узнает в текстах, изображениях или схемах и знает, к каким источникам нужно обращаться для более детального его усвоения.
3 (удовлетворительно)	Знать и уметь на **репродуктивном** уровне. Обучающихся знает изученный элемент содержания репродуктивно: произвольно воспроизводит свои знания устно, письменно или в демонстрируемых действиях.
4 (хорошо)	Знать, уметь, владеть на **аналитическом** уровне. Зная на репродуктивном уровне, указывать на особенности и взаимосвязи изученных объектов, на их достоинства, ограничения, историю и перспективы развития и особенности для разных объектов усвоения.
5 (отлично)	Знать, уметь, владеть на **системном** уровне. Обучающийся знает изученный элемент содержания системно, произвольно и доказательно воспроизводит свои знания устно, письменно или в демонстрируемых действиях, учитывая и указывая связи и зависимости между этим элементом и другими элементами содержания дисциплины, его значимость в содержании дисциплины.

9.1.1. Примерный перечень тестовых заданий

1. Как много различных чисел может быть представлено 16 битами?
   а. 65535
   б. 65536
   в. 32768
   г. 32767
2. Преобразуйте двоичное число 10011010 без знака в десятичные?
   а. 104
   б. 154
   в. 256
   г. 404
3. Преобразуйте десятичное число 145 в двоичное?
   а. 10010001
   б. 10010010
   в. 10100011
   г. 10010011

Согласована на портале № 64565

4. Сложите следующие шестнадцатеричные числа без знака 716 + 516 ?
   а. 12
   б. 22
   в. 32
   г. 42
5. Передача данных между двумя устройствами по интерфейсу SPI используются шины:
   а. miso, mosi, sclk, ss
   б. miso, mosi, en, rst
   в. miso, mosi, rst
   г. miso, mosi, sclk rst, en
6. По какому принципу классифицируются термины «малая интегральная схема», «средняя интегральная схема», «большая интегральная схема»:
   а. Типу корпуса
   б. Количеству выводов
   в. Количеству элементов на кристалле
   г. Размеру кристалла
7. Чем определяется логика работы цифрового устройства, не относящегося к ПЛИС:
   а. Пользователем схемы
   б. Электрической схемой в которой размещен ПЛИС
   в. Изготовителем устройства
   г. Может иметь произвольную логику
8. Микропроцессоры и микроконтроллеры общего назначения -
   а. не являются программируемыми логическими интегральными схемами
   б. являются программируемыми логическими интегральными схемами
   в. не являются программируемыми аналоговыми интегральными схемами
   г. являются программируемыми аналоговыми интегральными схемами
9. Как в настоящее время называют интегральные схемы, содержащие до 10000 элементов на одном кристалле?
   а. МИС
   б. СИС
   в. БИС
   г. СБИС
10. Операции обработки сигналов и данных в ПЛИС выполняются -
    а. последовательно
    б. параллельно
    в. последовательно или параллельно, в зависимости от конфигурации вентильных ячеек, заданной разработчиком
    г. последовательно и параллельно не зависимо от конфигурации
11. Минимальным логическим блоком в матрицах типа FPGA является блок
    а. CLB
    б. LUP
    в. PLD
    г. PUL
12. В кристаллах FPGA текущая конфигурация вентильной матрицы хранится в памяти типа -

    а. programmable ROM
    б. dynamic RAM
    в. static RAM
    г. programmable RAM
13. Количество блоков CLB в современных кристаллах FPGA определяет -
    а. количество выводов интегральной схемы FPGA
    б. логическую емкость кристалла
    в. количество циклов перепрограммирования
    г. срок службы кристалла
14. Специализированные интегральные схемы ASIC
    а. как и процессоры, не могут менять внутреннюю конфигурацию
    б. как и ПЛИС, имеют малое энергопотребление

Согласована на портале № 64565

в. как и ПЛИС, могут менять внутреннюю конфигурацию
г. как и ПЛИС, имеют высокое быстродействие для специализированных операций; как и процессоры, имеют большое энергопотребление

15. Преимуществом FPGA по сравнению с процессорами общего назначения является -
а. меньшие размеры
б. высокая производительность
в. меньшее энергопотребление
г. меньшая стоимость; меньшее время реакции

9.1.2. Перечень экзаменационных вопросов

1. Какое минимальное (наименьшее отрицательное) 16□разрядное двоичное число вы можете представить, используя системы представления двоичных чисел для двоичного число без знака; дополнительного кода; прямого кода.
2. Упростите заданное логическое выражение Y=AC+ABC, используя булевы теоремы. Проверьте правильность результатов, используя таблицы истинности или карты Карно.
3. Укажите область использования буфера с тремя состояниями.
4. Приведите классификацию ПЛИС.
5. Приведите основные операторы языка Verilog.
6. Приведите основные операторы языка VHDL.
7. Опишите синтаксис оператора if.
8. Напишите программный код на языке Verilog для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора.
9. Напишите программный код на языке VHDL для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора.
10. Напишите программный код на языке VHDL для описания работы мультплексора; шифратора, демультиплексора; дешифратора, сумматора

9.1.3. Темы лабораторных работ

1. Работа с программным обеспечением разработчика устройств на ПЛИС (Quartus)
2. Работа с программным обеспечением разработчика устройств на ПЛИС (Vivado)
3. Построение ЦОС на ПЛИС
4. Создание soft-процессора

9.2. Методические рекомендации

Учебный материал излагается в форме, предполагающей самостоятельное мышление студентов, самообразование. При этом самостоятельная работа студентов играет решающую роль в ходе всего учебного процесса.

Начать изучение дисциплины необходимо со знакомства с рабочей программой, списком учебно-методического и программного обеспечения. Самостоятельная работа студента включает работу с учебными материалами, выполнение контрольных мероприятий, предусмотренных учебным планом.

В процессе изучения дисциплины для лучшего освоения материала необходимо регулярно обращаться к рекомендуемой литературе и источникам, указанным в учебных материалах; пользоваться через кабинет студента на сайте Университета образовательными ресурсами электронно-библиотечной системы, а также общедоступными интернет-порталами, содержащими научно-популярные и специализированные материалы, посвященные различным аспектам учебной дисциплины.

При самостоятельном изучении тем следуйте рекомендациям:

– чтение или просмотр материала осуществляйте со скоростью, достаточной для индивидуального понимания и освоения материала, выделяя основные идеи; на основании изученного составить тезисы. Освоив материал, попытаться соотнести теорию с примерами из практики;

– если в тексте встречаются незнакомые или малознакомые термины, следует выяснить их значение для понимания дальнейшего материала;

– осмысливайте прочитанное и изученное, отвечайте на предложенные вопросы.

Студенты могут получать индивидуальные консультации, в т.ч. с использованием средств

Согласована на портале № 64565

телекоммуникации.

По дисциплине могут проводиться дополнительные занятия, в т.ч. в форме вебинаров. Расписание вебинаров и записи вебинаров публикуются в электронном курсе / электронном журнале по дисциплине.

9.3. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 9.2.

Таблица 9.2 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, определяющимися исходя из состояния обучающегося на момент проверки

9.4. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

– в печатной форме;
– в печатной форме с увеличенным шрифтом;
– в форме электронного документа;
– методом чтения ассистентом задания вслух;
– предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

– письменно на бумаге;
– набор ответов на компьютере;
– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:
– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:
– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

Согласована на портале № 64565

– в форме электронного документа;
– в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 64565

ЛИСТ СОГЛАСОВАНИЯ

Рассмотрена и одобрена на заседании кафедры ПрЭ
протокол № 15 от «28» 10 2021 г.

СОГЛАСОВАНО:

Должность	Инициалы, фамилия	Подпись
Заведующий выпускающей каф. ПрЭ	С.Г. Михальченко	Согласовано, 706957f1-d2eb-4f94-b533-6139893cfd5a
Заведующий обеспечивающей каф. ПрЭ	С.Г. Михальченко	Согласовано, 706957f1-d2eb-4f94-b533-6139893cfd5a
Начальник учебного управления	Е.В. Саврук	Согласовано, fa63922b-1fce-4a6a-845d-9ce7670b004c

ЭКСПЕРТЫ:

Профессор, каф. ПрЭ	Н.С. Легостаев	Согласовано, 6332ca5f-c16e-4579-bbc4-ee49773dfd8d
Доцент, каф. ПрЭ	Д.О. Пахмурин	Согласовано, ce9e048a-2a49-44a0-b2ab-bc9421935400

РАЗРАБОТАНО:

Старший преподаватель, каф. ПрЭ	В.И. Апасов	Разработано, 5f4068df-297a-465e-ad6d-accfbcbbbbdc

Согласована на портале № 64565