МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Директор департамента образования
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Цифровые устройства и микропроцессоры

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки / специальность: **11.03.01 Радиотехника**
Направленность (профиль) / специализация: **Радиотехнические средства передачи, приема и обработки сигналов**
Форма обучения: **очная**
Факультет: **РТФ, Радиотехнический факультет**
Кафедра: **РСС, Кафедра радиоэлектроники и систем связи**
Курс: **3**
Семестр: **6**
Учебный план набора 2016 года

Распределение рабочего времени

№	Виды учебной деятельности	6 семестр	Всего	Единицы
1	Лекции	26	26	часов
2	Практические занятия	18	18	часов
3	Лабораторные работы	16	16	часов
4	Всего аудиторных занятий	60	60	часов
5	Самостоятельная работа	48	48	часов
6	Всего (без экзамена)	108	108	часов
7	Подготовка и сдача экзамена	36	36	часов
8	Общая трудоемкость	144	144	часов
		4.0	4.0	З.Е.

Экзамен: 6 семестр

Томск 2018

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Шелупанов А.А.
Должность: Ректор
Дата подписания: 23.08.2017
Уникальный программный ключ:
c53e145e-8b20-45aa-9347-a5e4dbb90e8d

Согласована на портале № 37429

Рассмотрена и одобрена на заседании кафедры
протокол № 54 от «15» 6 2018 г.

ЛИСТ СОГЛАСОВАНИЯ

Рабочая программа дисциплины составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.01 Радиотехника, утвержденного 06.03.2015 года, рассмотрена и одобрена на заседании кафедры ТУ «___» _____ 20__ года, протокол №_____.

Разработчик:

доцент каф. ТУ _____ А. Н. Булдаков

Заведующий обеспечивающей каф. ТУ _____ Т. Р. Газизов

Рабочая программа дисциплины согласована с факультетом и выпускающей кафедрой:

Декан РТФ _____ К. Ю. Попова

Заведующий выпускающей каф. РСС _____ А. В. Фатеев

Эксперты:

Старший преподаватель кафедры телевидения и управления (ТУ) _____ А. В. Бусыгина

Старший преподаватель кафедры радиоэлектроники и систем связи (РСС) _____ Ю. В. Зеленецкая

Согласована на портале № 37429

1. Цели и задачи дисциплины

1.1. Цели дисциплины

изучение возможностей и основных тенденций развития цифровой и микропроцессорной техники;

структур управляющих микропроцессоров;

общих принципов построения цифровых устройств.

1.2. Задачи дисциплины

- освоение студентами законов функционирования основных узлов цифровых устройств;
- усвоение методов проектирования комбинационных схем;
- умение студентов разбираться в структуре и возможностей микропроцессоров для решения поставленной задачи;
- алгоритмов работы микропроцессорных управляющих устройств;
- разработки и отладки программ для микропроцессоров на языке ассемблер.

2. Место дисциплины в структуре ОПОП

Дисциплина «Цифровые устройства и микропроцессоры» (Б1.Б.18) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Цифровая обработка сигналов.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

- ОПК-7 способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности;

В результате изучения дисциплины обучающийся должен:

- **знать** методы синтеза и анализа комбинационных схем; функциональные схемы типовых узлов цифровых устройств - дешифраторов, мультиплексоров, сумматоров, регистров, счетчиков, запоминающих устройств; структурные схемы микропроцессора и микроконтроллеров, назначение их основных узлов; принципы подключения внешних устройств к шинам входов-выходов микропроцессоров; основами составления программ для микропроцессора и их отладки.
- **уметь** задать булеву функцию, минимизировать и построить схему на логических элементах в заданном базисе; строить схемы цифровых устройств с использованием готовых цифровых узлов; составлять и отлаживать программы микропроцессоров на языке ассемблера;
- **владеть** методиками проектирования и анализа комбинационных схем; типовыми способами проектирования цифровых узлов и контроля их работы; принципами составления и отладки программ для микроконтроллеров;

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 4.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры
		6 семестр
Аудиторные занятия (всего)	60	60
Лекции	26	26
Практические занятия	18	18
Лабораторные работы	16	16
Самостоятельная работа (всего)	48	48
Подготовка к лабораторным работам	14	14

Согласована на портале № 37429

Проработка лекционного материала	24	24
Подготовка к практическим занятиям, семинарам	10	10
Всего (без экзамена)	108	108
Подготовка и сдача экзамена	36	36
Общая трудоемкость, ч	144	144
Зачетные Единицы	4.0	4.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лек., ч	Прак. зан., ч	Лаб. раб., ч	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
6 семестр						
1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах;	4	4	0	9	17	ОПК-7
2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств.	6	8	0	11	25	ОПК-7
3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода.	6	6	0	8	20	ОПК-7
4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ.	6	0	8	8	22	ОПК-7
5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний.	4	0	8	12	24	ОПК-7
Итого за семестр	26	18	16	48	108	

Согласована на портале № 37429

Итого	26	18	16	48	108	

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины (по лекциям)	Трудоемкость, ч	Формируемые компетенции
6 семестр			
1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах;	Принципы Фон-Неймана. Представление чисел в двоичной и шестнадцетиричной системах счисления. Прямой и дополнительный код двоичных чисел. Сложение и вычитание двоичных чисел. Принцип выполнения умножения и деления двоичных чисел. Основные законы и теоремы булевой алгебры. Способы задания булевых функций. Минимизация БФ. Построение комбинационной схемы по БФ. Понятие базиса. Реализация комбинационных схем в разных базисах.	4	ОПК-7
	Итого	4	
2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств.	Законы работы триггеров R-S, D-триггера, JK-триггера. Обозначение триггеров на схемах. Диаграммы работы триггеров. Дешифраторы, их БФ, схемы дешифраторов, обозначения на схемах. Мультиплексоры, их БФ, схемы мультиплексоров, обозначения на схемах. Реализация БФ с помощью дешифраторов и мультиплексоров. Разложение БФ по переменным для реализации на мультиплексорах. Регистры, схемы регистров, обозначение регистров на схемах. Сумматоры, БФ сумматора и полусумматора, схемы сумматоров, обозначения на схемах. Оперативные и постоянные запоминающие устройства с произвольной выборкой. Принцип организации запоминающих устройств с произвольной выборкой.	6	ОПК-7
	Итого	6	
3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного	Обобщенная структура микропроцессора Фон-Неймана. Двух и трех шинная архитектура микропроцессоров. Гарвардская архитектура микроконтроллеров. Архитектура микроконтроллера МК-51. АЛУ, регистры общего назначения.назначение шин передачи данных. Параллельные порты ввода-вывода, управление портами, альтернативные функции порта ввода-вывода. Резидентная и внешняя памяти программ и данных. Устройство управления микроконтроллера. Таймеры-счетчики, регистры управления. Порт последовательной передачи данных, регистры управления.	6	ОПК-7

Согласована на портале № 37429

порта ввода-вывода.	Итого	6	
4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ.	Программный режим работы микроконтроллера. Система команд, основы языка ассемблера. Составление программ и отладка программ.	6	ОПК-7
	Итого	6	
5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний.	Понятие режима прерываний. Внутренние и внешние прерывания. Вектор прерываний. Регистры управления прерываниями. Программы обработки прерываний.	4	ОПК-7
	Итого	4	
Итого за семестр		26	

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 – Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин				
	1	2	3	4	5
Предшествующие дисциплины					
1 Цифровая обработка сигналов			+	+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4.

Таблица 5.4 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Компетенции	Виды занятий				Формы контроля
	Лек.	Прак. зан.	Лаб. раб.	Сам. раб.	
ОПК-7	+	+	+	+	Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Тест, Отчет по практическому занятию

Согласована на портале № 37429

6. Интерактивные методы и формы организации обучения

Не предусмотрено РУП.

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7.1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
6 семестр			
4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ.	Изучение симулятора МК51. Составление программ для изучения передачи данных между внутренними узлами МК51 и портами ввода/вывода. Выполнение арифметических операций сложения, вычитания, умножения и деления с фиксацией состояния регистра флагов	4	ОПК-7
	Управление таймерами-счетчиками как делителями частоты и формирователями временных отрезков.	4	
	Итого	8	
5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний.	Программа обработки прерываний от таймеров-счетчиков с переназначением приоритетов	4	ОПК-7
	Программа обработки прерываний от внешних устройств и таймеров-счетчиков с переназначением приоритетов	4	
	Итого	8	
Итого за семестр		16	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8.1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
6 семестр			
1 Двоичная система счисления, представление числовых данных, арифметические	Перевод десятичных чисел в двоичные. Представление чисел в прямом и дополнительном кодах. Арифметические операции сложения и вычитания. Принцип умножения и деления двоичных чисел. Задание булевых функций таблицами истинности.	4	ОПК-7

Согласована на портале № 37429

операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых функций, построение комбинационных схем в заданных базисах;	минимизация БФ. Синтез комбинационных схем по БФ в базисах И, ИЛИ, Не, И-Не, ИЛИ-Не.		
	Итого	4	
2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств.	Изучение работы счетчиков, мультиплексоров, сумматоров, Сумматоров, АЛУ, ОЗУ, регистров.Реализация БФ с помощью дешифраторов и мультиплексоров. Разложение БФ по переменным. Реализация БФ. Построение схем счетчиков-делителей с переменным коэффициентом деления.Изучение работы регистров с параллельной и последовательной передачей данных.	8	ОПК-7
	Итого	8	
3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода.	Изучение структуры микроконтроллера МК-51. Система команд микроконтроллера МК-51. Методы адресации. Составление и отладка программ передачи данных между узлами микроконтроллера. Составление и отладка программ управления таймерами-счетчиками. Составление и отладка программ обработки внутренних и внешних прерываний с учетом приоритетов.	6	ОПК-7
	Итого	6	
Итого за семестр		18	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
6 семестр				
1 Двоичная система счисления, представление числовых данных, арифметические операции с двоичными числами; Логические основы цифровых устройств, способы задания булевых	Подготовка к практическим занятиям, семинарам	4	ОПК-7	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	5		
	Итого	9		

Согласована на портале № 37429

функций, построение комбинационных схем в заданных базисах;				
2 Виды триггеров. Схемы дешифраторов, мультиплексоров, сумматора, счетчиков, регистров. Принцип построения запоминающих устройств.	Подготовка к практическим занятиям, семинарам	6	ОПК-7	Опрос на занятиях, Тест, Экзамен
	Проработка лекционного материала	5		
	Итого	11		
3 Структурная схема микропроцессора (микроконтроллера). Назначение основных узлов: АЛУ, память программ и данных, шины адреса, данных, управления, порты ввода-вывода, регистры управления, таймеры-счетчики, устройство последовательного порта ввода-вывода.	Проработка лекционного материала	4	ОПК-7	Опрос на занятиях, Тест, Экзамен
	Подготовка к лабораторным работам	4		
	Итого	8		
4 Работа микропроцессора в программном режиме работы, программное управление внутренними узлами, организация взаимодействия с внешними устройствами через порты ввода-вывода. Система команд микропроцессора и составление программ на языке ассемблера, Отладка программ.	Проработка лекционного материала	4	ОПК-7	Опрос на занятиях, Тест, Экзамен
	Подготовка к лабораторным работам	4		
	Итого	8		
5 Назначение системы прерываний; Вектора прерываний; Работа микропроцессоров в режиме прерываний.	Проработка лекционного материала	6	ОПК-7	Опрос на занятиях, Тест, Экзамен
	Подготовка к лабораторным работам	6		
	Итого	12		
Итого за семестр		48		
	Подготовка и сдача экзамена	36		Экзамен
Итого		84		

Согласована на портале № 37429

10. Курсовой проект / курсовая работа

Не предусмотрено РУП.

11. Рейтинговая система для оценки успеваемости обучающихся

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
6 семестр				
Опрос на занятиях	4	4	8	16
Отчет по лабораторной работе		4	8	12
Отчет по практическому занятию	4	4	10	18
Тест	8	8	8	24
Итого максимум за период	16	20	34	70
Экзамен				30
Нарастающим итогом	16	36	70	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11.2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11.3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

Согласована на портале № 37429

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Основы микропроцессорной техники: Учебное пособие / Шарапов А. В. - 2008. 240 с. (дата обращения 04.07.02018) [Электронный ресурс] - Режим доступа: https://edu.tusur.ru/publications/834 (дата обращения: 06.07.2018).
2. Микропроцессорные устройства и системы: Учебное пособие / Русанов В. В., Шевелев М. Ю. - 2012. 184 с. (дата обращения 04.07.2018) [Электронный ресурс] - Режим доступа: https://edu.tusur.ru/publications/867 (дата обращения: 06.07.2018).

12.2. Дополнительная литература

1. Потехин, Виктор Ананьевич Цифровые устройства и микропроцессоры : учебное пособие / В. А. Потехин ; Министерство образования Российской Федерации, Томский государственный университет систем управления и радиоэлектроники, Кафедра телевидения и управления. - Томск : ТМЦДО, 2002 - . Ч. 1. - Томск : ТМЦДО, 2002. - 263, [1] с. : ил. - Библиогр.: с. 262-263. УДК 681.325.5-181.4(075.8) 621.382.049.77.037.372(075.8) Экземпляры всего: 16 (наличие в библиотеке ТУСУР - 16 экз.)
2. А. В. Шарапов. Микропроцессорные устройства и системы: учебное пособие / А. В. Шарапов; Федеральное агентство по образованию, Томский государственный университет систем управления и радиоэлектроники. - Томск: ТМЦДО, 2008. - 152 с.: ил., табл. - Библиогр.: с. 152 (наличие в библиотеке ТУСУР - 19 экз.)
3. Потехин, Виктор Ананьевич. Схемотехника цифровых устройств [Текст] : учебное пособие / В. А. Потехин ; Министерство образования и науки Российской Федерации, Томский государственный университет систем управления и радиоэлектроники (Томск). - Томск : Издательство ТУСУРа, 2015. - 501 с : рис., табл. - Библиогр. в конце разд. - ISBN 978-5-86889-709-2 : (наличие в библиотеке ТУСУР - 20 экз.)
4. Интегральные микросхемы : справочник / Б. В. Тарабрин [и др.] ; ред. Б. В. Тарабрин. - М. : Радио и связь, 1983. - 528 с. : ил., табл. - 02.00 р. УДК 621.382.049.77(03) (наличие в библиотеке ТУСУР - 22 экз.)

12.3. Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Цифровые устройства и микропроцессоры: Методические указания по практическим занятиям и самостоятельной работе / Потехин В. А. - 2012. 21 с.(дата обращения: 04.07.2018) [Электронный ресурс] - Режим доступа: https://edu.tusur.ru/publications/2514 (дата обращения: 06.07.2018).
2. Методические рекомендации для самостоятельной подготовки студентов: Для студентов всех направлений подготовки и специальностей / Покровская Е. М. - 2016. 11 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/5887 (дата обращения: 06.07.2018).
3. Булдаков А.Н. Цифровые устройства и микропроцессоры Учебно-методические указания к выполнению лабораторных работ, практических работ, самостоятельной работы для студентов вуза (уровень бакалавриата) [Электронный ресурс] - (дата обращения: 04.07.2018). [Электронный ресурс] - Режим доступа: http://tu.tusur.ru/upload/posobia/Bul2.pdf (дата обращения: 06.07.2018).

12.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Согласована на портале № 37429

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Профессиональные базы данных и информационные справочные системы

1. lib.tusur.ru/ru/resursy/bazy-dannyh

13. Материально-техническое обеспечение дисциплины и требуемое программное обеспечение

13.1. Общие требования к материально-техническому и программному обеспечению дисциплины

13.1.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются демонстрационное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

13.1.2. Материально-техническое и программное обеспечение для практических занятий

Лаборатория комплексных информационных технологий в управлении

учебная аудитория для проведения занятий лекционного типа, учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ), помещение для проведения групповых и индивидуальных консультаций, помещение для проведения текущего контроля и промежуточной аттестации

634034, Томская область, г. Томск, Вершинина улица, д. 47, 209 ауд.

Описание имеющегося оборудования:

- Компьютер Intel с монитором (16 шт.);
- Стол письменный 120 см (18 шт.);
- Доска трёхэлементная;
- Экран рулонный;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:

- AVAST Free Antivirus
- Adobe Acrobat Reader
- Google Chrome
- Microsoft Windows XP
- OpenOffice
- Scilab

13.1.3. Материально-техническое и программное обеспечение для лабораторных работ

Лаборатория комплексных информационных технологий в управлении

учебная аудитория для проведения занятий лекционного типа, учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, учебная аудитория для проведения занятий семинарского типа, помещение для курсового проектирования (выполнения курсовых работ), помещение для проведения групповых и индивидуальных консультаций, помещение для проведения текущего контроля и промежуточной аттестации

634034, Томская область, г. Томск, Вершинина улица, д. 47, 209 ауд.

Описание имеющегося оборудования:

- Компьютер Intel с монитором (16 шт.);
- Стол письменный 120 см (18 шт.);
- Доска трёхэлементная;

Согласована на портале № 37429

- Экран рулонный;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:

– AVAST Free Antivirus
– Microsoft Windows XP

13.1.4. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:

- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 201 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Состав оборудования:

- учебная мебель;
- компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 5 шт.;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду университета.

Перечень программного обеспечения:

- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

При занятиях с обучающимися **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

При занятиях с обучающимися **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

14. Оценочные материалы и методические рекомендации по организации изучения дисциплины

14.1. Содержание оценочных материалов и методические рекомендации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы в составе:

14.1.1. Тестовые задания

1. Чему равен результат сложения чисел в восьмеричной системе счисления. Числа заданы в

Согласована на портале № 37429

двоичной и шестнадцатеричной системах счисления: 1110101(2)+60(16)=?

а. 245(8)

б. 255(8)

в. 260(8)

г. 305(8)

2. Какой из принципов архитектуры микропроцессора не принадлежит принципам, сформулированным Фон Неманом:

а. наличие тактового генератора импульсов синхронизации;

б. последовательное выполнение команд программы;

в. запоминающее устройство для хранения команд и данных;

г. двоичная система счисления представления чисел и команд

3. Четырехразрядный двоичный накапливающий счетчик имеет 16 состояний. К нему последовательно подключен такой же счетчик. Во сколько раз увеличится количество состояний нового счетчика?

а. в 16 раз

б. в 8 раз

в. в 4 раза

г. в 2 раза

4. Полный двоичный пяти разрядный дешифратор с инверсными выходами и стробирующим входом имеет

а. 32 выхода

б. 16 выходов

в. 64 выхода

г. 5 выходов

5. Мультиплексор — это цифровое устройство, предназначенное для

а. коммутации данных

б. хранения данных

в. преобразования данных

г. инвертирования данных

6. Регистр флагов (слова состояния) микропроцессора предназначен для

а. хранения признаков результата выполнения команды

б. хранения промежуточных результатов арифметических операций

в. хранения маски при выполнении логических команд

7. Набор команд передачи управления МК-51

а. реализует переход после проверки условия

б. организует включение другой программы

в. создает условия для передачи данных в порты ввода/вывода

г. приостанавливает выполнение текущей программы

8. Режим прерываний в МК-51

а. может возникнуть в произвольный момент времени

б. возникает в строго определенное время

в. определяется состоянием регистра флагов

г. возникает при переполнении в АЛУ

9. Незамаскированные прерывания от таймеров-счетчиков в МК-51

а. возникают при переполнении таймера-счетчика

б. при смене режима работы таймера-счетчика

в. при остановке таймера-счетчика

г. по команде устройства управления

10. Дополнительный двоичный код используется

а. при выполнении арифметических операций с числами со знаком

б. при выполнении логических операций с числами со знаком

в. при обработке чисел с плавающей запятой

г. при обработке без знаковых числовых величин

11. При выполнении операции умножения над 8- разрядными операндами результат опера-

Согласована на портале № 37429

ции имеет

а. 16 разрядов

б. 8 разрядов

в. 32 разряда

г. 24 разряда

12. Могут ли таймеры-счетчики микроконтроллера МК-51 одновременно работать в одном и том же режиме?

а. Да

б. Нет

13. При выполнении арифметических операций с двоичными числами корректирующий код используется

а. при сложении двоично-десятичных кодов

б. при смене знака результата сложения

в. в операции умножения чисел

г. в операции деления чисел

14. Количество входов у дешифратора одной декады двоично-десятичного кода

а. не менее четырех

б. ровно четыре

в. пять и более

15. Двоичный 4-х разрядный накапливающий счетчик сбрасывается в нулевое состояние, если на его выходах образуется число одиннадцать. Чему равен коэффициент деления такого счетчика

а. десять

б. девять

в. одиннадцать

г. двенадцать

16. Двоичный 4-х разрядный вычитающий счетчик переводится в состояние 1111, если на его выходах образуется число шесть. Чему равен коэффициент деления такого счетчика

а. девять

б. десять

в. одиннадцать

г. двенадцать

17. Цифровая схема состоит из последовательно соединенных 4-х разрядного двоичного и двух двоично- десятичных счетчиков. Какой коэффициент деления частоты входных импульсов реализует схема?

а. 1600

б. 1000

в. 800

г. 1500

18. При сложении двоичных чисел, имеющих знак, факт переполнения разрядной сетки определяется в результате анализа

а. знаков операндов и результата сложения

б. по факту возникновения переноса

в. по знаку результата

19. Системная внутренняя шина микропроцессора используется

а. для передачи адреса и данных

в. для передачи адреса

г. для передачи данных

20. Для выполнения операции умножения двухбайтовых чисел в восьмиразрядном микропроцессоре используется

а. подпрограмма умножения

б. команда умножения, входящая в систему команд микропроцессора

в. таблица умножения

Согласована на портале № 37429

14.1.2. Экзаменационные вопросы

1. Дать определения СДНФ и СКНФ булевых функций. Привести законы, с помощью которых проводится минимизация БФ. Пояснить соответствие этих законов с картами Карно-Вейча. Минимизировать с помощью карт для следующие БФ:

F1(СДНФ)=1 на наборах 0,1,3,4,5,6,7,8,9,12,14,15

F1(СКНФ)=0 на наборах 0,1,2,6,8,9,10,11,13,14,15

Представить схемы этих функций (базис на ваш выбор)

2. Перечислить способы задания булевых функций (СДНФ, СКНФ). Привести примеры всех способов задания для БФ от 4-х переменных. Минимизировать БФ с помощью карт Карно-Вейча. Представить схемы в базисе И-НЕ.

3. Перечислить способы задания булевых функций (СДНФ, СКНФ). Привести примеры всех способов задания для БФ от 4-х переменных. Минимизировать БФ с помощью карт Карно-Вейча. Представить схемы в базисе ИЛИ-НЕ.

4. Дать определение дешифратора. Какие бывают дешифраторы. Записать булевы функции выходов управляемого дешифратора от 3-х переменных. Представить обозначение на схемах этого дешифратора. Как используется дешифратор для реализации булевой функции, заданной СДНФ и привести пример.

5. Назначение мультиплексоров. Их обозначение на схемах. Записать булеву функцию выхода мультиплексора 8 на 1 со входом управления. Привести пример реализации булевой функции с помощью такого мультиплексора.

6. Привести закон разложения булевой функции по переменным. Задать БФ от 4-х переменных. Применить к ней закон разложения по двум переменным. Показать реализацию этой функции с помощью мультиплексора 4 на 1.

7. Записать закон работы одного разряда сумматора для сложения двух двоичных чисел. Привести схему. Показать обозначение на схемах полного сумматора для сложения двух 4-х разрядных чисел. Привести законы и примеры.сложения двоичных чисел без знаковых и со знаком. Показать что такое переполнение и в каких случаях оно возникает.

8. Что такое схема сравнения. Привести закон работы и схему одного разряда. Привести пример обозначения схемы сравнения двух 4-х разрядных чисел.

9. Привести определение комбинационной схемы. Дать понятие базиса. В чем заключается анализ схемы. Привести пример схемы, содержащей элементы И, ИЛИ, И-НЕ, ИЛИ-НЕ от 4- переменных. Провести анализ работы этой схемы двумя способами.

10. Дать определение триггера. Привести обозначение на схемах триггеров трех типов и диаграммы их работы. Представить схему триггера типа R-S.

10. Дать определение триггера. Привести обозначение на схемах триггеров трех типов и диаграммы их работы. Представить схему триггера типа R-S.

11. Дать определение регистра. Перечислить виды регистров (ограничиться 4-х разрядными).Привести обозначение регистров на схемах.

12. Дать определение счетчика. Перечислить виды счетчиков (ограничиться 4-х разрядными). Привести обозначение счетчиков на схемах. Привести пример диаграммы работы 4-х разрядного счетчика.

13. Дать определение делителя частоты импульсов на основе счетчика. Привести пример схемы и диаграмму работы делителей частоты на 9 и на 13, реализованных двумя способами.

14. Привести название принципов Фон Неймана, используемых при проектировании архитектуры микропроцессоров. Привести пример обобщенной архитектуры микропроцессоров Фон Неймановской и гарвардской. Сравнить их достоинства и недостатки.

15. Как проходит инициализация микропроцессоров. Описать программный режим работы.

16. Привести укрупненную структур микроконтроллера МК-51 и описать назначение основных блоков.

17. Назначение, структурная схема и работа оперативного запоминающего устройства с произвольной выборкой. В чем отличие ПЗУ от ОЗУ и где находят они применение в микропроцессорных системах.

18. Что такое ПЛМ. Структура ПЛМ. Принцип программирования ПЛМ. Как реализуются

Согласована на портале № 37429

БФ с помощию ПЛМ.

19. Управление таймерами-счетчиками в нулевом и первом режимах работы. Как их запустить и каковы их возможности в этом случае.

20. Управление таймерами-счетчиками во втором режиме работы. Как их запустить и каковы их возможности в этом случае.

21. Назначение прерываний. Последовательность вхождение в прерывания МК-51.

22. Внутренние и внешние прерывания МК-51. Что такое вектор прерывания. Управление приоритетами прерываний.

23. Назначение последовательного канала передачи данных МК-51. Принцип работы при приеме и передачи.

14.1.3. Темы опросов на занятиях

Принципы Фон-Неймана. Представление чисел в двоичной и шестнадцетиричной системах счисления. Прямой и дополнительный код двоичных чисел. Сложение и вычитание двоичных чисел. Принцип выполнения умножения и деления двоичных чисел. Основные законы и теоремы булевой алгебры. Способы задания булевых функций. Минимизация БФ. Построение комбинационной схемы по БФ. Понятие базиса. Реализация комбинационных схем в разных базисах.

Законы работы триггеров R-S, D-триггера, JK-триггера. Обозначение триггеров на схемах. Диаграммы работы триггеров. Дешифраторы, их БФ, схемы дешифраторов, обозначения на схемах. Мультиплексоры, их БФ, схемы мультиплексоров, обозначения на схемах. Реализация БФ с помощью дешифраторов и мультиплексоров. Разложение БФ по переменным для реализации на мультиплексорах. Регистры, схемы регистров, обозначение регистров на схемах. Сумматоры, БФ сумматора и полусумматора, схемы сумматоров, обозначения на схемах. Оперативные и постоянные запоминающие устройства с произвольной выборкой. Принцип организации запоминающих устройств с произвольной выборкой.

Обобщенная структура микропроцессора Фон-Неймана. Двух и трех шинная архитектура микропроцессоров. Гарвардская архитектура микроконтроллеров. Архитектура микроконтроллера МК-51. АЛУ, регистры общего назначения.назначение шин передачи данных. Параллельные порты ввода-вывода, управление портами, альтернативные функции порта ввода-вывода. Резидентная и внешняя памяти программ и данных. Устройство управления микроконтроллера. Таймеры-счетчики, регистры управления. Порт последовательной передачи данных, регистры управления.

Программный режим работы микроконтроллера. Система команд, основы языка ассемблера. Составление программ и отладка программ.

Понятие режима прерываний. Внутренние и внешние прерывания. Вектор прерываний. Регистры управления прерываниями. Программы обработки прерываний.

14.1.4. Вопросы для подготовки к практическим занятиям, семинарам

Составить и отладить программу реакции на внутренние от таймера счетчика прерывания и на прерывания от внешних устройств.

Задать БФ от трех и четырех пременных..

Реализовать БФ на 3-х, 4-х разрядных дешифраторах с прямыми и инверсными выходами.

Реализовать БФ на мультиплексорах 8 на 1, 16 на 1.

Разложить БФ по одной переменной и реализовать на мультиплексорах 2 на 1, или 4 на 1, или 8 на 1.

Составить схему двоичного 4-х разрядного счетчика, подключить к ней комбинационную схему, нарисовать диаграмму работы счетчика и выхода комбинационной схемы.

Составить схему счетчика делителя частоты с произвольным коффциентом деления на основе двоичного счетчика.

Установить на своем компьютере свободно распостраняемую моделирующую программу Single-Chip Machine.

Изучить технологию набора программы, ее компиляцию и исполнение.

Набрать простые программы, запустить ее и выполнить по шагам, контролируя изменение содержимого внутренних узлов..

Примеры программ:

1. Записать константу в память программ, в порт;

2. Сконфигурировать таймеры-счетчикив разные режимы работы, запустить их, контроли-

Согласована на портале № 37429

ровать процесс счета и переполнение;

3. Составить программу установление таймера-счетчика в режим делителя частоты с произвольным коэффициентом деления.

Изучить принцип работы счетчика команд, регистров управления внутренними узлами микроконтроллера МК-51..

Уяснить влияние каждого бита регистров управления на конфигурацию внутренних узлов микроконтроллера МК-51.

Уяснить обобщенную структуру микропроцессора, различие двух и трех шинной структур.

Изучить структурную схему микроконтроллера МК-51, назначение АЛУ, таймеров счетчиков, портов ввода-вывода,

регистров управления узлами.

Выполнить на примерах перевод чисел из десятичной системы счисления в двоичную, шестнадцетиричную.

Перевести числа в двоичную систему счисления и выполнить операцию сложения с использованием прямых и дополнительных кодов (+15-9, -12+6, -9-11, +7+10).

Задать математическую модель комбинационной схемы в виде булевой функции с помощью таблицы истинности в формах ДНФ и КНФ, выполнить минимизацию с помощью карт Вейча. Составить комбинационную схему, реализующую БФ в базисе И, ИЛИ, Не. Преобразовать БФ для реализации БФ в базисах И-Не, ИЛИ-Не. Составить схему.

Усвоить работу микроконтроллера в режиме прерываний.

Изучить настройку микроконтроллера на разные режимы прерываний.

Изучить систему команд микроконтроллера в терминах мнемокодов для использования в составлении программ.

Изучить работу триггеров разных типов, научиться строить диаграммы работы при изменении входных воздействий (R-S триггер, D-триггер, J-K триггер.

Изучить задание БФ для дешифратора, мультиплексора, сумматора и их схемы.

Изучить реализацию БФ с помощью дешифраторов и мультиплексоров.

Изучить метод разложения БФ по одной и двум переменным для реализации их на мультиплексорах.

Уяснить алгоритм перевода чисел из одной системы счисления в другую, представление чисел в прямом и дополнительном кодах, алгоритмы сложения чисел со знаками.

Изучить основные законы булевой алгебры, способы задания булевых функций (БФ), формы БФ и их минимизации, преобразование БФ в разные базисы и построение комбинационных схем.

14.1.5. Темы лабораторных работ

Изучение симулятора МК51. Составление программ для изучения передачи данных между внутренними узлами МК51 и портами ввода/вывода. Выполнение арифметических операций сложения, вычитания, умножения и деления с фиксацией состояния регистра флагов

Управление таймерами-счетчиками как делителями частоты и формирователями временных отрезков.

Программа обработки прерываний от таймеров-счетчиков с переназначением приоритетов

Программа обработки прерываний от внешних устройств и таймеров-счетчиков с переназначением приоритетов

14.2. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 14.

Таблица 14 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету,	Преимущественно письменная проверка

Согласована на портале № 37429

	контрольные работы	
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами исходя из состояния обучающегося на момент проверки

14.3. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоровья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 37429