МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Директор департамента образования
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

Цифровые устройства и микропроцессоры

Уровень образования: **высшее образование - специалитет**
Направление подготовки / специальность: **11.05.01 Радиоэлектронные системы и комплексы**
Направленность (профиль) / специализация: **Радиоэлектронные системы космических комплексов**
Форма обучения: **очная**
Факультет: **РТФ, Радиотехнический факультет**
Кафедра: **РТС, Кафедра радиотехнических систем**
Курс: **4**
Семестр: **7, 8**
Учебный план набора 2013 года

Распределение рабочего времени

№	Виды учебной деятельности	7 семестр	8 семестр	Всего	Единицы
1	Лекции	18	0	18	часов
2	Практические занятия	18	16	34	часов
3	Лабораторные работы	18	0	18	часов
4	Контроль самостоятельной работы (курсовой проект / курсовая работа)	0	8	8	часов
5	Всего аудиторных занятий	54	24	78	часов
6	Самостоятельная работа	18	48	66	часов
7	Всего (без экзамена)	72	72	144	часов
8	Подготовка и сдача экзамена	36	0	36	часов
9	Общая трудоемкость	108	72	180	часов
		3.0	2.0	5.0	З.Е.

Экзамен: 7 семестр
Курсовая работа (проект): 8 семестр

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Шелупанов А.А.
Должность: Ректор
Дата подписания: 23.08.2017
Уникальный программный ключ:
c53e145e-8b20-45aa-9347-a5e4dbb90e8d

Томск 2018

Согласована на портале № 33036

Рассмотрена и одобрена на заседании кафедры
протокол № 10 от «18» 5 2018 г.

ЛИСТ СОГЛАСОВАНИЯ

Рабочая программа дисциплины составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.05.01 Радиоэлектронные системы и комплексы, утвержденного 11.08.2016 года, рассмотрена и одобрена на заседании кафедры РТС «___» _____ 20__ года, протокол №_____.

Разработчик:

старший преподаватель каф. РТС _____ П. А. Карпушин

Заведующий обеспечивающей каф. РТС _____ С. В. Мелихов

Рабочая программа дисциплины согласована с факультетом и выпускающей кафедрой:

Декан РТФ _____ К. Ю. Попова

Заведующий выпускающей каф. РТС _____ С. В. Мелихов

Эксперты:

Доцент кафедры радиотехнических систем (РТС) _____ В. А. Громов

Старший преподаватель кафедры радиотехнических систем (РТС) _____ Д. О. Ноздреватых

Согласована на портале № 33036

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Целью преподавания дисциплины «Цифровые устройства и микропроцессоры» является изучение принципов работы цифровых устройств и микропроцессоров. Курс знакомит студентов с назначением и принципом действия современных цифровых устройств и микропроцессоров.

1.2. Задачи дисциплины

– Изучение методов синтеза цифровых устройств и методов проектирования микропроцессорных устройств; формирование практических навыков проектирования цифровых и микропроцессорных систем.

2. Место дисциплины в структуре ОПОП

Дисциплина «Цифровые устройства и микропроцессоры» (Б1.Б.24) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются: Цифровые устройства и микропроцессоры, Цифровая обработка сигналов.

Последующими дисциплинами являются: Цифровые устройства и микропроцессоры, Научно-исследовательская работа студента, Системотехника.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-7 способностью владеть методами решения задач анализа и расчета характеристик радиотехнических цепей;

В результате изучения дисциплины обучающийся должен:

– **знать** - принципы работы цифровых устройств и микропроцессоров; - современную элементную базу цифровых, цифро-аналоговых, аналого-цифровых и микропроцессорных устройств; - методику проектирования аппаратных и программных средств микропроцессорных систем;

– **уметь** - составлять логические схемы, программировать микропроцессоры; - составлять программы на языке ассемблера;

– **владеть** - назначением и принципом действия современных цифровых устройств и микропроцессоров; - навыками программирования различных микропроцессоров; - математическим аппаратом алгебры логики для решения задач проектирования сложных цифровых устройств на программируемых логических интегральных схемах и методами их реализации с помощью современных программных пакетов.

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 5.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры	
		7 семестр	8 семестр
Аудиторные занятия (всего)	78	54	24
Лекции	18	18	
Практические занятия	34	18	16
Лабораторные работы	18	18	
Контроль самостоятельной работы (курсовой проект / курсовая работа)	8		8
Самостоятельная работа (всего)	66	18	48
Выполнение курсового проекта (работы)	24	0	24
Оформление отчетов по лабораторным	3	3	0

Согласована на портале № 33036

работам			
Проработка лекционного материала	8	8	0
Подготовка к практическим занятиям, семинарам	31	7	24
Всего (без экзамена)	144	72	72
Подготовка и сдача экзамена	36	36	0
Общая трудоемкость, ч	180	108	72
Зачетные Единицы	5.0	3.0	2.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лек., ч	Прак. зан., ч	Лаб. раб., ч	Курс. раб., ч	Сам. раб., ч	Всего часов (без экзамена)	Формируемые компетенции
7 семестр							
1 Булева алгебра. Основы алгебры логики и теории переключательных функций	4	2	2	0	2	10	ОПК-7
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов. Типовые логические узлы	4	4	2	0	2	12	ОПК-7
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров	2	2	4	0	2	10	ОПК-7
4 Микропроцессоры	6	10	0	0	8	24	ОПК-7
5 Программирование микропроцессоров	2	0	10	0	4	16	ОПК-7
Итого за семестр	18	18	18	0	18	72	
8 семестр							
6 Программирование микропроцессоров	0	16	0	8	48	64	ОПК-7
Итого за семестр	0	16	0	8	48	72	
Итого	18	34	18	8	66	144	

Согласована на портале № 33036

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 – Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины (по лекциям)	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 Булева алгебра. Основы алгебры логики и теории переключательных функций	Введение в понятие цифрового устройства.Основы алгебры логики.Функции и постулаты булевой алгебры.Минимизация логических функций.Этапы синтеза цифровых устройств.	4	ОПК-7
	Итого	4	
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов. Типовые логические узлы	Шифраторы и дешифраторы.Мультиплексоры и демультиплексоры.Компараторы, сумматоры, арифметико-логические устройства.Триггеры. Регистры. Счетчики.	4	ОПК-7
	Итого	4	
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров	История развития микропроцессоров.Интерфейсные большие интегральные схемы (БИС) и БИС памяти.Синтез одноразрядного микропроцессора.Гипотетический восьмиразрядный микропроцессор.Система команд микропроцессора.Архитектуры современных микропроцессоров.	2	ОПК-7
	Итого	2	
4 Микропроцессоры	Принцип работы микропроцессора Принцип работы микропроцессорной системы Принципы работы микроконтроллеров	6	ОПК-7
	Итого	6	
5 Программирование микропроцессоров	Програмирование микропроцессоров	2	ОПК-7
	Итого	2	
Итого за семестр		18	
Итого		18	

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 – Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин					
	1	2	3	4	5	6
Предшествующие дисциплины						
1 Цифровые устройства и микропроцессоры	+	+	+	+	+	+

Согласована на портале № 33036

2 Цифровая обработка сигналов	+	+	+	+	+	+
Последующие дисциплины						
1 Цифровые устройства и микропроцессоры	+	+	+	+	+	+
2 Научно-исследовательская работа студента			+	+	+	+
3 Системотехника			+	+	+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4.

Таблица 5.4 – Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Компетенции	Виды занятий					Формы контроля
	Лек.	Прак. зан.	Лаб. раб.	КСР (КП/КР)	Сам. раб.	
ОПК-7	+	+	+	+	+	Контрольная работа, Отчет по лабораторной работе, Защита курсовых проектов (работ), Консультирование, Тест, Отчет по курсовой работе (проекту), Отчет по практическому занятию

6. Интерактивные методы и формы организации обучения

Не предусмотрено РУП.

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7.1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 Булева алгебра. Основы алгебры логики и теории переключательных функций	Построение и анализ логической схемысредней сложности	2	ОПК-7
	Итого	2	
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов.	Моделирование и исследование работыпоследовательного цифрового устройства	2	ОПК-7
	Итого	2	

Согласована на портале № 33036

Типовые логические узлы			
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров	Изучение архитектуры простогоодноразрядного микропроцессора.Исследование его работы на модели	4	ОПК-7
	Итого	4	
5 Программирование микропроцессоров	Программирование одноразрядногомикропроцессора. Моделирование процессаработы микропроцессора	10	ОПК-7
	Итого	10	
Итого за семестр		18	
Итого		18	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8.1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 Булева алгебра. Основы алгебры логики и теории переключательных функций	Решение задач моделирования и исследования работы цифровых устройств. Построение и анализ простой логической схемы	2	ОПК-7
	Итого	2	
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов. Типовые логические узлы	Синтез устройств. СДНФ и СКНФ	1	ОПК-7
	Минимизация логических функций. КартыКарно	1	
	Синтез цифровых устройств в различных базисах	2	
	Итого	4	
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров	Применение типовых логических узлов.	2	ОПК-7
	Итого	2	
4 Микропроцессоры	Введение в программирование микропроцессоров. Примеры программ для микропроцессоров.	2	ОПК-7
	Построение цифровых электронных схем	4	
	Алгоритмы цифровой обработки сигналов (быстрое преобразование Фурье, рекурсивный цифровой фильтр).	2	

Согласована на портале № 33036

	Разработка программного обеспечения.	2	
	Итого	10	
Итого за семестр		18	
8 семестр			
6 Программирование микропроцессоров	Разработка программного обеспечения.	16	ОПК-7
	Итого	16	
Итого за семестр		16	
Итого		34	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 – Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость, ч	Формируемые компетенции	Формы контроля
7 семестр				
1 Булева алгебра. Основы алгебры логики и теории переключательных функций	Подготовка к практическим занятиям, семинарам	1	ОПК-7	Контрольная работа, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	2		
2 Основы теории асинхронных потенциальных и синхронных автоматов. Синтез цифровых узлов. Типовые логические узлы	Подготовка к практическим занятиям, семинарам	1	ОПК-7	Контрольная работа, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	2		
3 Применение интегральных схем для проектирования цифровых устройств. Архитектура микропроцессоров	Подготовка к практическим занятиям, семинарам	1	ОПК-7	Контрольная работа, Отчет по лабораторной работе, Тест
	Оформление отчетов по лабораторным работам	1		
	Итого	2		
4 Микропроцессоры	Подготовка к практическим занятиям, семинарам	4	ОПК-7	Контрольная работа, Тест
	Проработка лекционного материала	4		
	Итого	8		
5 Программирование микропроцессоров	Проработка лекционного материала	4	ОПК-7	Контрольная работа, Тест

Согласована на портале № 33036

	Итого	4		
Итого за семестр		18		
	Подготовка и сдача экзамена	36		Экзамен
8 семестр				
6 Программирование микропроцессоров	Подготовка к практическим занятиям, семинарам	24	ОПК-7	Защита курсовых проектов (работ), Отчет по курсовой работе (проекту), Отчет по практическому занятию, Тест
	Выполнение курсового проекта (работы)	24		
	Итого	48		
Итого за семестр		48		
Итого		102		

10. Курсовая работа (проект)

Трудоемкость аудиторных занятий и формируемые компетенции в рамках выполнения курсовой работы (проекта) представлены таблице 10.1.

Таблица 10.1 – Трудоемкость аудиторных занятий и формируемые компетенции в рамках выполнения курсовой работы (проекта)

Наименование аудиторных занятий	Трудоемкость, ч	Формируемые компетенции
8 семестр		
Выдача заданий	1	ОПК-7
Консультации по расчетной части	4	
Защита этапов	2	
Нормоконтроль	1	
Итого за семестр	8	

10.1. Темы курсовых работ (проектов)

Примерная тематика курсовых работ (проектов):

- - Исследование арифметико-логического устройства
- - Исследование умножителя
- - Формирователь задержки сигнала
- - Фильтр с конечной памятью
- -Устройство управления шаговым двигателем
- - многофункциональный вычислитель
- - Фильтр Калмана
- - Фильтр Винера-Хопфа
- - Система обмена информацией

11. Рейтинговая система для оценки успеваемости обучающихся

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с	Максимальный балл за период	Максимальный балл за период	Всего за семестр

Согласована на портале № 33036

	начала семестра	между 1КТ и 2КТ	между 2КТ и на конец семестра	
7 семестр				
Контрольная работа	5	5	10	20
Отчет по лабораторной работе	5	5	10	20
Тест	10	10	10	30
Итого максимум за период	20	20	30	70
Экзамен				30
Нарастающим итогом	20	40	70	100
8 семестр				
Защита курсовых проектов (работ)			30	30
Отчет по курсовой работе (проекту)			40	40
Отчет по практическому занятию	5	5	5	15
Тест	5	5	5	15
Итого максимум за период	10	10	80	100
Нарастающим итогом	10	20	100	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11.2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5
От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11.3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)

Согласована на портале № 33036

2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Матюшин, А.О. Программирование микроконтроллеров: стратегия и тактика [Электронный ресурс] — Электрон. дан. — Москва : ДМК Пресс, 2017. — 356 с. — Режим доступа: https://e.lanbook.com/book/93261. — Загл. с экрана. [Электронный ресурс] - Режим доступа: https://e.lanbook.com/book/93261 (дата обращения: 24.06.2018).

12.2. Дополнительная литература

1. Угрюмов, Евгений Павлович. Цифровая схемотехника : Учебное пособие для вузов. - СПб. : БХВ-Петербург , 2004. - 782[6] с. (20 экз.) (наличие в библиотеке ТУСУР - 20 экз.)

12.3. Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Цифровые устройства и микропроцессоры: Учебно-методическое пособие для проведения практических занятий / Савин А. А. - 2012. 12 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/1190 (дата обращения: 24.06.2018).
2. Синтез и исследование цифровых устройств средствами Matlab / Simulink: Учебно-методическое пособие для выполнения лабораторных работ / Савин А. А. - 2012. 15 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/1188 (дата обращения: 24.06.2018).
3. Цифровые устройства и микропроцессоры: Методические указания по выполнению курсовой работы / Потехин В. А. - 2012. 8 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/2515 (дата обращения: 24.06.2018).
4. Самостоятельная работа студента при изучении дисциплин математическо-естественно-научного, общепрофессионального (профессионального), специального циклов: Учебно-методическое пособие по самостоятельной работе / Кологривов В. А., Мелихов С. В. - 2012. 9 с. [Электронный ресурс] - Режим доступа: http://edu.tusur.ru/publications/1845 (дата обращения: 24.06.2018).

12.3.2. Учебно-методические пособия для лиц с ограниченными возможностями здоровья и инвалидов

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа лиц с ограниченными возможностями здоровья и инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

12.4. Профессиональные базы данных и информационные справочные системы

1. При изучении дисциплины рекомендуется использовать базы данных, информационно-справочные и поисковые системы, к которым у ТУСУРа есть доступ https://lib.tusur.ru/ru/resursy/bazy-dannyh

Согласована на портале № 33036

13. Материально-техническое обеспечение дисциплины и требуемое программное обеспечение

13.1. Общие требования к материально-техническому и программному обеспечению дисциплины

13.1.1. Материально-техническое и программное обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются демонстрационное оборудование и учебно-наглядные пособия, обеспечивающие тематические иллюстрации по лекционным разделам дисциплины.

13.1.2. Материально-техническое и программное обеспечение для практических занятий

Учебная лаборатория информационных технологий

учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, помещение для курсового проектирования (выполнения курсовых работ)

634034, Томская область, г. Томск, Вершинина улица, д. 47, 423 ауд.

Описание имеющегося оборудования:

- Доска магнитно-маркерная BRAUBERG;
- LMC-100103 Экран с электроприводом Master Control Matte 203*203 см White FiberGlass, черная кайма по периметру;
- Проектор NEC «M361X»;
- Системный блок (16 шт.);
- Мониторы (16 шт.);
- Компьютер;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:

- Far Manager
- Free Pascal
- Google Chrome
- Keil uVision5 (используется Trial-копия)
- LibreOffice
- Microsoft PowerPoint Viewer
- Microsoft Visual Studio
- Mozilla Firefox
- PTC Mathcad13, 14
- Qt Framework Community
- STM32CubeMX (4.16.0) (используется Trial-версия)
- Scilab

13.1.3. Материально-техническое и программное обеспечение для лабораторных работ

Учебная лаборатория информационных технологий

учебная аудитория для проведения занятий практического типа, учебная аудитория для проведения занятий лабораторного типа, помещение для курсового проектирования (выполнения курсовых работ)

634034, Томская область, г. Томск, Вершинина улица, д. 47, 423 ауд.

Описание имеющегося оборудования:

- Доска магнитно-маркерная BRAUBERG;
- LMC-100103 Экран с электроприводом Master Control Matte 203*203 см White FiberGlass, черная кайма по периметру;
- Проектор NEC «M361X»;

Согласована на портале № 33036

- Системный блок (16 шт.);
- Мониторы (16 шт.);
- Компьютер;
- Комплект специализированной учебной мебели;
- Рабочее место преподавателя.

Программное обеспечение:
- 7-Zip
- Far Manager
- Google Chrome
- Keil uVision5 (используется Trial-копия)
- LibreOffice
- Microsoft Visual Studio
- Microsoft Windows 7 Pro
- OpenOffice
- PTC Mathcad13, 14
- Qt Framework Community
- STM32CubeMX (4.16.0) (используется Trial-версия)
- Scilab

13.1.4. Материально-техническое и программное обеспечение для самостоятельной работы

Для самостоятельной работы используются учебные аудитории (компьютерные классы), расположенные по адресам:
- 634050, Томская область, г. Томск, Ленина проспект, д. 40, 233 ауд.;
- 634045, Томская область, г. Томск, ул. Красноармейская, д. 146, 201 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 47, 126 ауд.;
- 634034, Томская область, г. Томск, Вершинина улица, д. 74, 207 ауд.

Состав оборудования:
- учебная мебель;
- компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 5 шт.;
- компьютеры подключены к сети «Интернет» и обеспечивают доступ в электронную информационно-образовательную среду университета.

Перечень программного обеспечения:
- Microsoft Windows;
- OpenOffice;
- Kaspersky Endpoint Security 10 для Windows;
- 7-Zip;
- Google Chrome.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья и инвалидов

Освоение дисциплины лицами с ограниченными возможностями здоровья и инвалидами осуществляется с использованием средств обучения общего и специального назначения.

При занятиях с обучающимися **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах, мобильной системы преподавания для обучающихся с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой занимаются обучающиеся с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При занятиях с обучающимися **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для комфортного просмотра.

Согласована на портале № 33036

При занятиях с обучающимися **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах, мобильной системы обучения для людей с инвалидностью.

14. Оценочные материалы и методические рекомендации по организации изучения дисциплины

14.1. Содержание оценочных материалов и методические рекомендации

Для оценки степени сформированности и уровня освоения закрепленных за дисциплиной компетенций используются оценочные материалы в составе:

14.1.1. Тестовые задания

1. Укажите непозиционную систему счисления
1) римская
2) двоичная
3) восьмеричная
4) десятиричная

2. Комбинационным устройством называют
1) цифровое устройство у которого выходное слово зависит только от входной комбинации входных символов, действующих в данный момент и не зависящее от предыдущих входных сигналов
2) цифровое устройство у которого выходное слово зависит не только от текущих входных символов, действующих в данный момент, но и отпредшествующего внутреннего состояния
3) устройство основанное на более простых цифровых устройствах
4) устройство генерирующее заданную комбинацию бинарной последовательности

3. Автоматы у которых выходной сигнал не зависит от входного называют
1) автоматами Мура
2) автоматами Мили
3) автоматами констант
4) независимыми автоматами

4. Укажите число различных сочетаний (наборов) значений логической функции, если число аргументов логической функции равно 8
1) 256
2) 128
3) 64
4) 8

5. _____ имеет столько конъюнкций, сколько единичных значений принимает функция
1) СДНФ
2) СКНФ

6. Метод Квайна это:
1) метод минимизации логических функций
2) метод построения таблицы истинности
3) метод построения карт Карно
4) метод анализа цифровых устройствах

7. Триггер - это устройство
1) имеющее одно устойчивое состояние
2) имеющее два устойчивых состояния
3) имеющее три устойчивых состояния
4) без устойчивых состояний

Согласована на портале № 33036

8. Триггер задержки это
1) RS - триггер
2) D - триггер
3) T - триггер
4) JK - триггер

9. Счетный триггер это
1) RS - триггер
2) D - триггер
3) T - триггер
4) JK - триггер

10. В триггерах с динамическим управлением
1) срабатывание происходит по фронту синхросигнала
2) срабатывание происходит по уровню сигнала
3) срабатывание происходит в два этапа
4) срабатывание происходит в один этап

11. Последовательностное цифровое устройство, предназначенное для записи, хранения и (или) сдвига информации, представленной в виде многоразрядного двоичного кода называют
1) регистром
2) кодирующим устройством
3) счетчиком
4) сумматором

12. Комбинационное устройство, предназначенное для изменения вида кодирования информации называется
1) регистром
2) преобразователем кода
3) счетчиком
4) сумматором

13. _____ представляет собой специфический логический элемент, способный работать как с цифровыми, так и с аналоговыми сигналами на входе.
1) триггер Шмитта
2) дешифратор
3) счетчик
4) регистр

14. Устройство, предназначенное для преобразования непрерывно изменяющейся во времени аналоговой физической величины в эквивалентные ей значения числовых кодов.
1) АЦП
2) дешифратор
3) компаратор
4) сумматор

15. _____ - микропроцессоры, в которых начало и конец выполнения операций задаются устройством управления.
1) Универсальные микропроцессоры
2) Цифровые микропроцессоры
3) Асинхронные микропроцессоры
4) Синхронные микропроцессоры

Согласована на портале № 33036

16. _____ - это микропроцессорное устройство ориентированное не на производство вычислений, а на реализацию заданной функции управления.

1) Мини-ЭВМ;
2) Микро-ЭВМ;
3) Контроллер;
4) Микроконтроллер.

17. Чем характеризуется МП?

1) Режимом кодирования памяти
2) Вводом\Выводом
3) Тактовой частотой, Разрядностью
4) Логическим управлением

18. Система команд, типы обрабатываемых данных, режимы адресации и принципы работы микропроцессора – это:

1) Макроархитектура
2) Микроархитектура
3) Миниархитектура
4) Моноархитектура

19. Процессор, функционирующий с сокращенным набором команд:

1) CISC
2) RISC
3) MISC
4) VLIW

20. Такт работы процессора – это:

1) период времени, за который осуществляется выполнение команды исходной программы в машинном виде; состоит из нескольких тактов
2) устройство, предназначенное для временного хранения данных ограниченного размера
3) комплекс команд, поддерживающий работу системы
4) промежуток времени между соседними импульсами (tick of the internal clock) генератора тактовых импульсов

14.1.2. Экзаменационные вопросы

1. Понятие о цифровом устройстве. Назначение ЦУ.

2. Системы счисления(позиционные, непозиционные). Запись при помощи полинома. Классификация ЦУ по способу ввода, по способу функционирования, по объему памяти, по способу формирования выходного сигнала(авт Мура и Мили).

3. Логические функции. Понятие логической функции. Тождества алгебры логики

4. Анализ комбинационных устройств(без памяти). Последовательность анализа комбинационного устройства. Карты Карно. Код Грея. Анализ влияния переходных процессов на работу комбинационных устройств. Пути исключения возможных сбоев.

5. Стандартные формы логических функций. СДНФ. СКНФ.

6. Минимизация логических функций. Метод Квайна. Метод Квайна-Мак-Класски. Минимизация с помощью карт Карно.

7. Синтез Комбинационных устройств в заданном базисе

8. Анализ и синтез цифровых устройств с памятью. Определение цифрового устройства с

Согласована на портале № 33036

памятью

Автомат Мили. Автомат Мура.

9. Триггеры. RS-триггеры.

10. D-триггеры.

11. Счетный Т-триггер.

12. JK-триггеры

13. Регистры. Параллельный регистр. Сдвиговые регистры

14. Кодирующие устройства. Преобразователи кодов. Шифраторы. Дешифраторы. Компараторы. Мультиплексоры Демультиплексоры

15. Счетчики

16. Сумматоры

17. Триггер Шмитта

18. Шинные приемо-передатчик

19. Микропроцессоры Основные определения. Классификация МПК

20. Классификация ОМК Основные архитектуры процессоров ОМК

21. Гарвардская и Фон-Неймовская архитектура памяти контроллера (ОМК)

22. Общая структура микропроцессорного устройства для систем управления

23. Структура программного обеспечения МПУ

14.1.3. Вопросы для подготовки к практическим занятиям, семинарам

Разработка программного обеспечения.

14.1.4. Темы контрольных работ

Понятие о цифровом устройстве.

Логические функции. Понятие логической функции. Стандартные формы логических функций. СДНФ. СКНФ.

Минимизация логических функций. Метод Квайна. Метод Квайна-Мак-Класски. Минимизация с помощью карт Карно.

Синтез Комбинационных устройств в заданном базисе

Анализ и синтез цифровых устройств с памятью. Определение цифрового устройства с памятью Автомат Мили. Автомат Мура.

Микропроцессоры Основные определения. Классификация МПК Классификация ОМК Основные архитектуры процессоров ОМК Классификация микропроцессорных систем Гарвардская и Фон-Неймовская архитектура памяти контроллера (ОМК) Общая структура микропроцессорного устройства для систем управления Структура программного обеспечения МПУ

14.1.5. Темы лабораторных работ

Построение и анализ логической схемы
средней сложности

Моделирование и исследование работы
последовательного цифрового устройства

Согласована на портале № 33036

Изучение архитектуры простого
одноразрядного микропроцессора.
Исследование его работы на модели
Программирование одноразрядного
микропроцессора. Моделирование процесса
работы микропроцессора

14.1.6. Темы курсовых проектов (работ)

Фильтр нижних частот
Фильтр высоких частот
Полосовой фильтр
Эквалайзер
Генератор сигнала произвольной формы
Устройство управления шаговым двигателем

14.2. Требования к оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусмотрены дополнительные оценочные материалы, перечень которых указан в таблице 14.

Таблица 14 – Дополнительные материалы оценивания для лиц с ограниченными возможностями здоровья и инвалидов

Категории обучающихся	Виды дополнительных оценочных материалов	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами исходя из состояния обучающегося на момент проверки

14.3. Методические рекомендации по оценочным материалам для лиц с ограниченными возможностями здоровья и инвалидов

Для лиц с ограниченными возможностями здоровья и инвалидов предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Лицам с ограниченными возможностями здоровья и инвалидам увеличивается время на подготовку ответов на контрольные вопросы. Для таких обучающихся предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения лиц с ограниченными возможностями здоро-

Согласована на портале № 33036

вья и инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.

При необходимости для лиц с ограниченными возможностями здоровья и инвалидов процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 33036