

**МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ**

**Федеральное государственное бюджетное образовательное учреждение высшего образования**

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ  
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»  
(ТУСУР)**



**УТВЕРЖДАЮ**  
Проректор по учебной работе

Документ подписан электронной подписью

Сертификат: 1с6сfa0a-52a6-4f49-aef0-5584d3fd4820

Владелец: Троян Павел Ефимович

Действителен: с 19.01.2016 по 16.09.2019

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ**

**Электроника**

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки (специальность): **11.03.01 Радиотехника**

Направленность (профиль): **Радиотехника**

Форма обучения: **заочная**

Факультет: **ЗиВФ, Заочный и вечерний факультет**

Кафедра: **ТОР, Кафедра телекоммуникаций и основ радиотехники**

Курс: **2, 3**

Семестр: **4, 5**

Учебный план набора 2012 года

**Распределение рабочего времени**

| № | Виды учебной деятельности   | 4 семестр | 5 семестр | Всего | Единицы |
|---|-----------------------------|-----------|-----------|-------|---------|
| 1 | Лекции                      | 4         |           | 4     | часов   |
| 2 | Практические занятия        | 2         | 2         | 4     | часов   |
| 3 | Лабораторные работы         |           | 4         | 4     | часов   |
| 4 | Всего аудиторных занятий    | 6         | 6         | 12    | часов   |
| 5 | Самостоятельная работа      | 66        | 21        | 87    | часов   |
| 6 | Всего (без экзамена)        | 72        | 27        | 99    | часов   |
| 7 | Подготовка и сдача экзамена |           | 9         | 9     | часов   |
| 8 | Общая трудоемкость          | 72        | 36        | 108   | часов   |
|   |                             | 2.0       | 1.0       | 3.0   | 3.Е     |

Контрольные работы: 5 семестр - 1

Экзамен: 5 семестр

Томск 2017

## ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.01 Радиотехника, утвержденного 06 марта 2015 года, рассмотрена и утверждена на заседании кафедры « \_\_\_ » \_\_\_\_\_ 20\_\_ года, протокол № \_\_\_\_\_.

Разработчики:

профессор каф. ТУ \_\_\_\_\_ В. А. Шалимов

Заведующий обеспечивающей каф.  
ТУ

\_\_\_\_\_ Т. Р. Газизов

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан ЗиВФ

\_\_\_\_\_ И. В. Осипов

Заведующий выпускающей каф.  
ТОР

\_\_\_\_\_ А. А. Гельцер

Эксперты:

доцент кафедра ТУ

\_\_\_\_\_ А. Н. Булдаков

## 1. Цели и задачи дисциплины

### 1.1. Цели дисциплины

Целью преподавания дисциплины является изучение студентами принципов работы, параметров, вольт-амперных характеристик, элементной базы, применяемой в многоканальных телекоммуникационных системах, телевизионной, радиорелейной, тропосферной, космической и радиолокационной связи

### 1.2. Задачи дисциплины

– Основной задачей дисциплины является изучение принципов действия, характеристик, параметров и особенностей устройства важнейших полупроводниковых, электровакуумных и оптоэлектронных приборов, используемых в системах связи. К их числу относятся диоды, биполярных и полевые транзисторы, приборы с отрицательной дифференциальной проводимостью, оптоэлектронные и электровакуумные приборы, элементы интегральных схем и основы технологии их производства.

## 2. Место дисциплины в структуре ОПОП

Дисциплина «Электроника» (Б1.Б.16) относится к блоку 1 (базовая часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Основы теории цепей, Радиотехнические цепи и сигналы, Физика.

## 3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ПК-1 способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ;

В результате изучения дисциплины студент должен:

– **знать** устройство и принцип действия, условные графические обозначения транзисторных ключей, логических элементов «И», «ИЛИ» на дискретных и интегральных компонентах. - устройство и принцип действия, условные графические обозначения усилителей и преобразователей аналоговых электрических сигналов на полевых и биполярных транзисторах, операционных усилителях. микросхемотехнику, принципы работы базовых каскадов логических элементов цифровых схем и выполнять их моделирование по типовым методикам; построение элементов памяти статического и динамического типа и устройств на их основе.

– **уметь** объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ.

– **владеть** навыками измерения характеристик и параметров цифровых и аналоговых интегральных схем и методами математического моделирования компонентов и схем; - навыками объективной оценки возможностей функциональной электроники

## 4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 3.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

| Виды учебной деятельности               | Всего часов | Семестры  |           |
|---|-------------|-----------|-----------|
|   |             | 4 семестр | 5 семестр |
| Аудиторные занятия (всего)              | 12          | 6         | 6         |
| Лекции                                  | 4           | 4         |           |
| Практические занятия                    | 4           | 2         | 2         |
| Лабораторные работы                     | 4           |           | 4         |
| Самостоятельная работа (всего)          | 87          | 66        | 21        |
| Самостоятельное изучение тем (вопросов) | 77          | 66        | 11        |

|                              |     |     |     |
|------------------------------|-----|-----|-----|
| теоретической части курса    |     |     |     |
| Выполнение контрольных работ | 10  |     | 10  |
| Всего (без экзамена)         | 99  | 72  | 27  |
| Подготовка и сдача экзамена  | 9   |     | 9   |
| Общая трудоемкость ч         | 108 | 72  | 36  |
| Зачетные Единицы             | 3.0 | 2.0 | 1.0 |

## 5. Содержание дисциплины

### 5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

| Названия разделов дисциплины  | Лекции | Практические занятия | Лабораторные работы | Самостоятельная работа | Всего часов<br>(без экзамена) | Формируемые компетенции |
|---|--------|----------------------|---------------------|------------------------|-------------------------------|-------------------------|
| 4 семестр   |        |                      |                     |                        |                               |                         |
| 1 Классификация логических элементов. Основные характеристики и параметры логических элементов. Схема логического отрицания на биполярных и полевых транзисторах. Элементы транзисторно-транзисторной логики (ТТЛ). | 4      | 2                    | 0                   | 66                     | 72                            | ПК-1                    |
| Итого за семестр  | 4      | 2                    | 0                   | 66                     | 72                            |                         |
| 5 семестр   |        |                      |                     |                        |                               |                         |
| 2 Элементы памяти статического и динамического типов.   | 4      | 2                    | 4                   | 21                     | 31                            | ПК-1                    |
| Итого за семестр  | 4      | 2                    | 4                   | 21                     | 31                            |                         |
| Итого   | 8      | 4                    | 4                   | 87                     | 103                           |                         |

### 5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

| Названия разделов   | Содержание разделов дисциплины по лекциям   | Трудоемкость, ч | Формируемые компетенции |
|---|---|-----------------|-------------------------|
| 4 семестр   |   |                 |                         |
| 1 Классификация логических элементов. Основные характеристики и параметры логических элементов. Схема | Принципиальная схема насыщенного ключа. Статические режимы насыщенного ключа. Переходные процессы в насыщенном ключе при открывании | 4               | ПК-1                    |

|   |   |   |      |
|---|---|---|------|
| логического отрицания на биполярных и полевых транзисторах. Элементы транзисторно-транзисторной логики (ТТЛ). | транзистора. Переходные процессы в насыщенном ключе при закрывании транзистора. Базовые элементы ТТЛ.                   |   |      |
|   | Итого   | 4 |      |
| Итого за семестр  |   | 4 |      |
| <b>5 семестр</b>  |   |   |      |
| 2 Элементы памяти статического и динамического типов.   | Логические элементы динамического типа на МДП-транзисторах. Триггеры на биполярных и полевых транзисторах, флэш-память. | 4 | ПК-1 |
|   | Итого   | 4 |      |
| Итого за семестр  |   | 4 |      |
| Итого   |   | 8 |      |

### 5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

| Наименование дисциплин            | № разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин |   |
|-----------------------------------|---|---|
|                                   | 1   | 2 |
| <b>Предшествующие дисциплины</b>  |   |   |
| 1 Основы теории цепей             | +   |   |
| 2 Радиотехнические цепи и сигналы |   | + |
| 3 Физика                          | +   | + |

### 5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5.4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

| Компетенции | Виды занятий |                      |                     |                        | Формы контроля |
|-------------|--------------|----------------------|---------------------|------------------------|----------------|
|             | Лекции       | Практические занятия | Лабораторные работы | Самостоятельная работа |                |
|             |              |                      |                     |                        |                |

|      |   |   |   |   |  |
|------|---|---|---|---|--|
| ПК-1 | + | + | + | + | Контрольная работа, Экзамен, Проверка контрольных работ, Отчет по лабораторной работе, Опрос на занятиях |
|------|---|---|---|---|--|

### 6. Интерактивные методы и формы организации обучения

Не предусмотрено РУП

### 7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7. 1 – Наименование лабораторных работ

| Названия разделов                                     | Наименование лабораторных работ            | Трудоемкость, ч | Формируемые компетенции |
|---|--|-----------------|-------------------------|
| 5 семестр   |  |                 |                         |
| 2 Элементы памяти статического и динамического типов. | Исследование базового элемента ТТЛ логики. | 4               | ПК-1                    |
|   | Итого                                      | 4               |                         |
| Итого за семестр                                      |  | 4               |                         |
| Итого   |  | 4               |                         |

### 8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Таблица 8. 1 – Наименование практических занятий (семинаров)

| Названия разделов   | Наименование практических занятий (семинаров)  | Трудоемкость, ч | Формируемые компетенции |
|---|--|-----------------|-------------------------|
| 4 семестр   |  |                 |                         |
| 1 Классификация логических элементов. Основные характеристики и параметры логических элементов. Схема логического отрицания на биполярных и полевых транзисторах. Элементы транзисторно-транзисторной логики (ТТЛ). | Обеспечение режимов отсечки и насыщения схем логического отрицания                                   | 2               | ПК-1                    |
|   | Итого  | 2               |                         |
| Итого за семестр  |  | 2               |                         |
| 5 семестр   |  |                 |                         |
| 2 Элементы памяти статического и динамического типов.   | Обеспечение режимов записи, считывания и хранения ячеек памяти на биполярных и полевых транзисторах. | 2               | ПК-1                    |
|   | Итого  | 2               |                         |
| Итого за семестр  |  | 2               |                         |

|       |   |  |
|-------|---|--|
| Итого | 4 |  |
|-------|---|--|

## 9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

| Названия разделов   | Виды самостоятельной работы                                       | Трудоемкость, ч | Формируемые компетенции | Формы контроля  |
|---|---|-----------------|-------------------------|---|
| <b>4 семестр</b>  |   |                 |                         |   |
| 1 Классификация логических элементов. Основные характеристики и параметры логических элементов. Схема логического отрицания на биполярных и полевых транзисторах. Элементы транзисторно-транзисторной логики (ТТЛ). | Самостоятельное изучение тем (вопросов) теоретической части курса | 66              | ПК-1                    | Опрос на занятиях                                       |
|   | Итого   | 66              |                         |   |
| Итого за семестр  |   | 66              |                         |   |
| <b>5 семестр</b>  |   |                 |                         |   |
| 2 Элементы памяти статического и динамического типов.   | Выполнение контрольных работ                                      | 10              | ПК-1                    | Контрольная работа, Проверка контрольных работ, Экзамен |
|   | Самостоятельное изучение тем (вопросов) теоретической части курса | 11              |                         |   |
|   | Итого   | 21              |                         |   |
| Итого за семестр  |   | 21              |                         |   |
|   | Подготовка и сдача экзамена                                       | 9               |                         | Экзамен   |
| Итого   |   | 96              |                         |   |

### 9.1. Темы контрольных работ

1. Ячейки памяти статические .
2. Счетчики-делители частоты следования импульсов с заданным коэффициентом пересчёта.

### 9.2. Темы для самостоятельного изучения теоретической части курса

1. Логические элементы И, ИЛИ, НЕ на биполярных и полевых транзисторах.
2. Ячейки памяти на полевых и биполярных транзисторах статического и динамического типов.

## 10. Курсовая работа (проект)

Не предусмотрено РУП

## 11. Рейтинговая система для оценки успеваемости студентов

Не предусмотрено

## 12. Учебно-методическое и информационное обеспечение дисциплины

### 12.1. Основная литература

1. Легостаев Н.С., Троян П.Е., Четвергов К.В. Микроэлектроника: Учебное пособие. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2011. – 411с. [Электронный ресурс]. - [http://www.ie.tusur.ru/docs/mel\\_grif.zip](http://www.ie.tusur.ru/docs/mel_grif.zip)

### 12.2. Дополнительная литература

1. Гусев В.Г. Электроника: Учебное пособие для вузов. – 2-е изд., перераб. и доп. – М.: Высшая школа, 1991. – 622 с. (наличие в библиотеке ТУСУР - 73 экз.)

2. Ицкович В.М. Электроника. Учебное пособие для вузов. – Томск: Издательство Томского университета, 2006. – 358 с. (наличие в библиотеке ТУСУР - 114 экз.)

### 12.3 Учебно-методические пособия

#### 12.3.1. Обязательные учебно-методические пособия

1. Исследование логического элемента на комплементарных полевых транзисторах с индуцированным каналом (КМДП) [Электронный ресурс]: Руководство к лабораторным работам / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

2. Исследование базового элемента транзисторно-транзисторной логики (ТТЛ) [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

3. Исследование насыщенного транзисторного ключа [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Ицкович В.М., Потехин В.А. – Томск: ТУСУР, 2012. – 18 с [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

4. Исследование вольтамперных характеристик полевых транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

5. Исследование вольтамперных характеристик биполярных транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

6. Электроника [Электронный ресурс]: Учебное пособие по проведению практических занятий / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 9 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>

7. Легостаев Н.С., Четвергов К.В. Микросхемотехника: Руководство к организации самостоятельной работы. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2012. – 46 с [Электронный ресурс]. - <http://www.ie.tusur.ru/docs/lms/mst.zip>

#### 12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

##### Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

##### Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

##### Для лиц с нарушениями опорно-двигательного аппарата:

- в форме электронного документа;
- в печатной форме.



## **12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение**

1. Сайт кафедры ТУ <http://tu.tusur.ru> Научно-образовательный портал ТУСУР <http://edu.tusur.ru/>

## **13. Материально-техническое обеспечение дисциплины**

### **13.1. Общие требования к материально-техническому обеспечению дисциплины**

#### **13.1.1. Материально-техническое обеспечение для лекционных занятий**

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория, с количеством посадочных мест не менее 100, оборудованная доской и стандартной учебной мебелью. Имеются наглядные пособия в виде презентаций по лекционным разделам дисциплины.

#### **13.1.2. Материально-техническое обеспечение для практических занятий**

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2этаж, ауд. 218 . Состав оборудования: Учебная мебель; Доска магнитно-маркерная.

#### **13.1.3. Материально-техническое обеспечение для лабораторных работ**

Для проведения лабораторных занятий используется учебно-исследовательская лаборатория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 47, 2 этаж, ауд. 218. Состав оборудования: Учебная мебель; лабораторные макеты со сменными лицевыми панелями в количестве 6 шт. лицевых панелей 18шт.

#### **13.1.4. Материально-техническое обеспечение для самостоятельной работы**

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 47, 2 этаж, ауд. 218. Состав оборудования: учебная мебель; лабораторные макеты, методические указания .

### **13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья**

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

## **14. Фонд оценочных средств**

### **14.1. Основные требования к фонду оценочных средств и методические рекомендации**

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

### **14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья**

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

**Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью**

| Категории студентов                           | Виды дополнительных оценочных средств   | Формы контроля и оценки результатов обучения   |
|---|---|--|
| С нарушениями слуха                           | Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы                        | Преимущественно письменная проверка  |
| С нарушениями зрения                          | Собеседование по вопросам к зачету, опрос по терминам   | Преимущественно устная проверка (индивидуально)  |
| С нарушениями опорно-двигательного аппарата   | Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету | Преимущественно дистанционными методами  |
| С ограничениями по общемедицинским показаниям | Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы         | Преимущественно проверка методами, исходя из состояния обучающегося на момент проверки |

### **14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья**

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;
- набор ответов на компьютере;
- набор ответов с использованием услуг ассистента;
- представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

**Для лиц с нарушениями зрения:**

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

**Для лиц с нарушениями слуха:**

- в форме электронного документа;
- в печатной форме.

**Для лиц с нарушениями опорно-двигательного аппарата:**

- в форме электронного документа;
- в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

**МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ**

**Федеральное государственное бюджетное образовательное учреждение высшего образования**

**«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ  
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»  
(ТУСУР)**

УТВЕРЖДАЮ  
Проректор по учебной работе  
\_\_\_\_\_ П. Е. Троян  
«\_\_» \_\_\_\_\_ 20\_\_ г.

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ**

**Электроника**

Уровень образования: **высшее образование - бакалавриат**

Направление подготовки (специальность): **11.03.01 Радиотехника**

Направленность (профиль): **Радиотехника**

Форма обучения: **заочная**

Факультет: **ЗиВФ, Заочный и вечерний факультет**

Кафедра: **ТОР, Кафедра телекоммуникаций и основ радиотехники**

Курс: **2, 3**

Семестр: **4, 5**

Учебный план набора 2012 года

Разработчики:

– профессор каф. ТУ В. А. Шалимов

Экзамен: 5 семестр

Томск 2017

## 1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

| Код  | Формулировка компетенции  | Этапы формирования компетенций   |
|------|---|--|
| ПК-1 | способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ | <p>Должен знать устройство и принцип действия, условные графические обозначения транзисторных ключей, логических элементов «И», «ИЛИ» на дискретных и интегральных компонентах. - устройство и принцип действия, условные графические обозначения усилителей и преобразователей аналоговых электрических сигналов на полевых и биполярных транзисторах, операционных усилителях. микросхемотехнику, принципы работы базовых каскадов логических элементов цифровых схем и выполнять их моделирование по типовым методикам; построение элементов памяти статического и динамического типа и устройств на их основе.;</p> <p>Должен уметь объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ.;</p> <p>Должен владеть навыками измерения характеристик и параметров цифровых и аналоговых интегральных схем и методами математического моделирования компонентов и схем; - навыками объективной оценки возможностей функциональной электроники;</p> |

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

| Показатели и критерии     | Знать   | Уметь   | Владеть  |
|---------------------------|---|---|--|
| Отлично (высокий уровень) | Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости | Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем | Контролирует работу, проводит оценку, совершенствует действия работы |
| Хорошо (базовый)          | Знает факты, принципы,  | Обладает диапазоном   | Берет ответственность за   |

|                                       |  |  |   |
|---------------------------------------|--|--|---|
| уровень)                              | процессы, общие понятия в пределах изучаемой области | практических умений, требуемых для решения определенных проблем в области исследования | завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в решении проблем |
| Удовлетворительно (пороговый уровень) | Обладает базовыми общими знаниями                    | Обладает основными умениями, требуемыми для выполнения простых задач                   | Работает при прямом наблюдении  |

## 2 Реализация компетенций

### 2.1 Компетенция ПК-1

ПК-1: способностью выполнять математическое моделирование объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

| Состав                           | Знать  | Уметь  | Владеть   |
|----------------------------------|--|--|---|
| Содержание этапов                | методологию выполнения статистического моделирования объектов и процессов по типовым методикам, в том числе с использованием стандартных пакетов прикладных программ | объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ | методами расчета типовых цепей РТС, в том числе, с использованием пакетов прикладных программ               |
| Виды занятий                     | <ul style="list-style-type: none"> <li>• Практические занятия;</li> <li>• Лекции;</li> <li>• Самостоятельная работа;</li> <li>• Лабораторные работы;</li> </ul>      | <ul style="list-style-type: none"> <li>• Практические занятия;</li> <li>• Лекции;</li> <li>• Самостоятельная работа;</li> <li>• Лабораторные работы;</li> </ul>  | <ul style="list-style-type: none"> <li>• Самостоятельная работа;</li> <li>• Лабораторные работы;</li> </ul> |
| Используемые средства оценивания | <ul style="list-style-type: none"> <li>• Контрольная работа;</li> <li>• Отчет по лабораторной работе;</li> <li>• Опрос на занятиях;</li> <li>• Экзамен;</li> </ul>   | <ul style="list-style-type: none"> <li>• Контрольная работа;</li> <li>• Отчет по лабораторной работе;</li> <li>• Опрос на занятиях;</li> <li>• Экзамен;</li> </ul>   | <ul style="list-style-type: none"> <li>• Отчет по лабораторной работе;</li> <li>• Экзамен;</li> </ul>       |

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

| Состав                    | Знать  | Уметь  | Владеть  |
|---------------------------|--|--|--|
| Отлично (высокий уровень) | <ul style="list-style-type: none"> <li>• устройство и принцип действия, условные графические обозначения транзисторных ключей, логических</li> </ul> | <ul style="list-style-type: none"> <li>• объяснять физическое назначение элементов аналоговых и цифровых схем и их влияние на параметры базовых</li> </ul> | <ul style="list-style-type: none"> <li>• : навыками измерения характеристик и параметров цифровых и аналоговых интегральных схем и методами</li> </ul> |

|                                       |   |   |  |
|---------------------------------------|---|---|--|
|                                       | элементов «И», «ИЛИ» на дискретных и интегральных компонентах. - устройство и принцип действия, условные графические обозначения усилителей и преобразователей аналоговых электрических сигналов на полевых и биполярных транзисторах, операционных усилителях. микросхемотехнику, принципы работы базовых каскадов логических элементов цифровых схем и выполнять их моделирование по типовым методикам; - построение элементов памяти статического и динамического типа и устройств на их основе; | вых каскадов. - проводить электрические расчеты элементов отдельных каскадов с использованием стандартных пакетов прикладных программ.;                         | математического моделирования компонентов и схем; - навыками объективной оценки возможностей функциональной электроники;                                       |
| Хорошо (базовый уровень)              | <ul style="list-style-type: none"> <li>• Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости;</li> </ul>  | <ul style="list-style-type: none"> <li>• Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования;</li> </ul> | <ul style="list-style-type: none"> <li>• Выполняет содержательный анализ задач, приспособливает свое поведение к обстоятельствам в решении проблем;</li> </ul> |
| Удовлетворительно (пороговый уровень) | <ul style="list-style-type: none"> <li>• базовые понятия о моделировании процессов в цепях РТС;</li> </ul>  | <ul style="list-style-type: none"> <li>• Обладает основными умениями, требуемыми для выполнения простых задач.;</li> </ul>                                      | <ul style="list-style-type: none"> <li>• Работает при прямом наблюдении, имеет проблемы при самостоятельном описании содержания задач;</li> </ul>              |

### 3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

#### 3.1 Темы опросов на занятиях

- Логические элементы И, ИЛИ, НЕ на биполярных и полевых транзисторах.

#### 3.2 Темы контрольных работ

- Ячейки памяти на полевых и биполярных транзисторах статического и динамического типов.

#### 3.3 Экзаменационные вопросы

- Ячейки памяти на полевых и биполярных транзисторах статического и динамического типов.
- Ячейки памяти статические .
- Счетчики-делители частоты следования импульсов с заданным коэффициентом пересчёта.

### 3.4 Темы контрольных работ

- Ячейки памяти статические .
- Счетчики-делители частоты следования импульсов с заданным коэффициентом пересчёта.

### 3.5 Темы лабораторных работ

- Исследование базового элемента ТТЛ логики.

## 4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

- методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций, согласно п. 12 рабочей программы.

### 4.1. Основная литература

1. Легостаев Н.С., Троян П.Е., Четвергов К.В. Микроэлектроника: Учебное пособие. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2011. – 411с. [Электронный ресурс]. - [http://www.ie.tusur.ru/docs/mel\\_grif.zip](http://www.ie.tusur.ru/docs/mel_grif.zip)

### 4.2. Дополнительная литература

1. Гусев В.Г. Электроника: Учебное пособие для вузов. – 2-е изд., перераб. и доп. – М.: Высшая школа, 1991. – 622 с. (наличие в библиотеке ТУСУР - 73 экз.)
2. Ицкович В.М. Электроника. Учебное пособие для вузов. – Томск: Издательство Томского университета, 2006. – 358 с. (наличие в библиотеке ТУСУР - 114 экз.)

### 4.3. Обязательные учебно-методические пособия

1. Исследование логического элемента на комплементарных полевых транзисторах с индуцированным каналом (КМДП) [Электронный ресурс]: Руководство к лабораторным работам / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с. [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
2. Исследование базового элемента транзисторно-транзисторной логики (ТТЛ) [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 26 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
3. Исследование насыщенного транзисторного ключа [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Ицкович В.М., Потехин В.А. – Томск: ТУСУР, 2012. – 18 с [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
4. Исследование вольтамперных характеристик полевых транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
5. Исследование вольтамперных характеристик биполярных транзисторов [Электронный ресурс]: Руководство к лабораторной работе / Коновалов В.Ф., Шалимов В.А. – Томск: ТУСУР, 2012. – 11 с [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
6. Электроника [Электронный ресурс]: Учебное пособие по проведению практических занятий / Коновалов В.Ф. – Томск: ТУСУР, 2012. – 9 с.: [Электронный ресурс]. - <http://tu.tusur.ru/upload/liblink/elect.rar>
7. Легостаев Н.С., Четвергов К.В. Микросхемотехника: Руководство к организации самостоятельной работы. – Томск: Томский государственный университет систем управления и радиоэлектроники, 2012. – 46 с [Электронный ресурс]. - <http://www.ie.tusur.ru/docs/lms/mst.zip>

### 4.4. Базы данных, информационно справочные и поисковые системы

1. Сайт кафедры ТУ <http://tu.tusur.ru> Научно-образовательный портал ТУСУР <http://edu.tusur.ru/>