МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Аналоговая электроника

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **11.03.04 Электроника и наноэлектроника**
Направленность (профиль): **Промышленная электроника**
Форма обучения: **заочная**
Факультет: **ЗиВФ, Заочный и вечерний факультет**
Кафедра: **ПрЭ, Кафедра промышленной электроники**
Курс: **3**
Семестр: **5, 6**
Учебный план набора 2016 года

Распределение рабочего времени

№	Виды учебной деятельности	5 семестр	6 семестр	Всего	Единицы
1	Лекции	4	4	8	часов
2	Практические занятия	2	2	4	часов
3	Лабораторные работы		8	8	часов
4	Всего аудиторных занятий	6	14	20	часов
5	Из них в интерактивной форме	2	3	5	часов
6	Самостоятельная работа	66	85	151	часов
7	Всего (без экзамена)	72	99	171	часов
8	Подготовка и сдача экзамена		9	9	часов
9	Общая трудоемкость	72	108	180	часов
		5.0		5.0	З.Е

Контрольные работы: 6 семестр - 1
Экзамен: 6 семестр

Томск 2017

Согласована на портале № 15376

Рассмотрена и одобрена на заседании кафедры
протокол № 43 от « 1 » 2 2017 г.

ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований федерального государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.04 Электроника и наноэлектроника, утвержденного 2015-03-12 года, рассмотрена и утверждена на заседании кафедры «_01__» __02____ 2017__ года, протокол №__43____.

Разработчики:

доцент каф. ПрЭ _____ Саюн В. М.

Заведующий обеспечивающей каф. ПрЭ _____ Михальченко С. Г.

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан ЗиВФ _____ Осипов И. В.

Заведующий выпускающей каф. ПрЭ _____ Михальченко С. Г.

Эксперты:

Зам. зав. кафедрой ПрЭ по методической работе,профессор каф.ПрЭ _____ Легостаев Н. С.

Председатель метод. комиссии ФЭТ, доцент каф. ФЭ _____ Чистоедова И. А.

Согласована на портале № 15376

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Формирование знаний, умений и навыков по теоретическому изучению и практическому применению схем аналоговой электроники.

1.2. Задачи дисциплины

– - знакомство с основными направлениями современной аналоговой электроники;
– - изучение теоретических принципов работы устройств аналоговой электроники;
– - формирование знаний по методам анализа электрических цепей аналоговых схем усиления и их расчету;
– - создание банка схемотехнических решений по различным темам дисциплины.
–

2. Место дисциплины в структуре ОПОП

Дисциплина «Аналоговая электроника» (Б1.В.ДВ.1.1) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Математика, Теоретические основы электротехники, Физика.

Последующими дисциплинами являются: Основы преобразовательной техники, Схемотехника, Энергетическая электроника.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-3 способностью решать задачи анализа и расчета характеристик электрических цепей;

– ПК-2 способностью аргументированно выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения;

– ПК-5 готовностью выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования;

В результате изучения дисциплины студент должен:

– **знать** - основные характеристики аналоговых устройств; - принципы работы и особенности схемотехнического проектирования устройств аналоговой электроники.

– **уметь** - составлять структурные, функциональные и электрические схемы аналоговых устройств; - формировать схемы замещения устройств; - проводить электрический расчет этих схем.

– **владеть** - методами схемотехнического проектирования устройств аналоговой электроники с использованием современных компьютерных программ; - методиками экспериментального исследования аналоговых устройств.

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 5.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры	
		5 семестр	6 семестр
Аудиторные занятия (всего)	20	6	14
Лекции	8	4	4
Практические занятия	4	2	2
Лабораторные работы	8		8

Согласована на портале № 15376

Из них в интерактивной форме	5	2	3
Самостоятельная работа (всего)	151	66	85
Выполнение домашних заданий	26	26	
Выполнение индивидуальных заданий	20		20
Оформление отчетов по лабораторным работам	20		20
Проработка лекционного материала	60	40	20
Выполнение контрольных работ	25		25
Всего (без экзамена)	171	72	99
Подготовка и сдача экзамена	9		9
Общая трудоемкость ч	180	72	108
Зачетные Единицы	5.0	5.0	

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

Названия разделов дисциплины	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	(без экзамена) Всего часов	компетенции Формируемые
5 семестр						
1 Усилители на биполярном и полевом транзисторах (теория)	2	2	0	20	24	ОПК-3, ПК-2, ПК-5
2 Операционные усилители (теория)	2	0	0	46	48	ОПК-3, ПК-2, ПК-5
Итого за семестр	4	2	0	66	72	
6 семестр						
3 Усилители на биполярном и полевом транзисторах (лаб.раб). Операционные усилители (лаб.раб).Стабилизаторы напряжения и тока	2	2	8	75	87	ОПК-3, ПК-2, ПК-5
4 Генераторы гармонических сигналов и избирательные усилители	2	0	0	10	12	ОПК-3, ПК-2, ПК-5
Итого за семестр	4	2	8	85	99	
Итого	8	4	8	151	171	

Согласована на портале № 15376

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины по лекциям	ч Трудоемкость,	компетенции Формируемые
5 семестр			
1 Усилители на биполярном и полевом транзисторах (теория)	Характеристики усилительных каскадов. Биполярный транзистор (БТ). ВАХ, схема подключения источников питания. Усилительный каскад с ОБ, ОК, ОЭ. Усилители мощности. Полевой транзистор. Виды. ВАХ. Схемы подключения источников питания. Усилительный каскад с общим истоком.	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
2 Операционные усилители (теория)	Характеристики операционных усилителей (ОУ). Базовые схемы на ОУ (инвертирующая, неинвертирующая, дифференциальная).	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
Итого за семестр		4	
6 семестр			
3 Усилители на биполярном и полевом транзисторах (лаб.раб). Операционные усилители (лаб.раб).Стабилизаторы напряжения и тока	Стабилизаторы тока и напряжения. ВАХ. Типовые схемы.Принцип работы.	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
4 Генераторы гармонических сигналов и избирательные усилители	Генераторы гармонических сигналов и избирательные усилители.Типовые схемы. Принцип работы.	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
Итого за семестр		4	
Итого		8	

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представлены в таблице 5.3.

Согласована на портале № 15376

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин			
	1	2	3	4
Предшествующие дисциплины				
1 Математика	+	+	+	+
2 Теоретические основы электротехники	+	+	+	+
3 Физика	+	+	+	+
Последующие дисциплины				
1 Основы преобразовательной техники	+	+	+	+
2 Схемотехника	+	+	+	+
3 Энергетическая электроника	+	+	+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5.4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

Компетенции	Виды занятий				Формы контроля
	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	
ОПК-3	+	+	+	+	Контрольная работа, Домашнее задание, Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Расчетная работа
ПК-2	+	+	+	+	Контрольная работа, Домашнее задание, Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Расчетная работа
ПК-5	+	+	+	+	Контрольная работа, Домашнее задание, Экзамен, Отчет по лабораторной работе, Опрос на занятиях, Расчетная работа

Согласована на портале № 15376

6. Интерактивные методы и формы организации обучения

Технологии интерактивного обучения при разных формах занятий в часах приведены в таблице 6.1

Таблица 6.1 – Технологии интерактивного обучения при разных формах занятий в часах

Методы	Интерактивные практические занятия	Интерактивные лекции	Интерактивные лабораторные занятия	Всего
5 семестр				
Работа в команде				0
Поисковый метод		1		1
Решение ситуационных задач	1			1
Итого за семестр:	1	1	0	2
6 семестр				
Работа в команде	1			1
Поисковый метод		1		1
Исследовательский метод			1	1
Итого за семестр:	1	1	1	3
Итого	2	2	1	5

7. Лабораторные работы

Наименование лабораторных работ приведено в таблице 7.1.

Таблица 7. 1 – Наименование лабораторных работ

Названия разделов	Наименование лабораторных работ	ч Трудоемкость,	компетенции Формируемые
6 семестр			
3 Усилители на биполярном и полевом транзисторах (лаб.раб). Операционные усилители (лаб.раб).Стабилизаторы напряжения и тока	Каскад усилительный с общим эмиттером	4	ОПК-3, ПК-2, ПК-5
	Исследование операционных усилителей	4	
	Итого	8	
Итого за семестр		8	
Итого		8	

8. Практические занятия (семинары)

Наименование практических занятий (семинаров) приведено в таблице 8.1.

Согласована на портале № 15376

Таблица 8. 1 – Наименование практических занятий (семинаров)

Названия разделов	Наименование практических занятий (семинаров)	ч Трудоемкость,	компетенции Формируемые
5 семестр			
1 Усилители на биполярном и полевом транзисторах (теория)	Усилительный каскад по схеме с ОЭ. Методика расчета.	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
Итого за семестр		2	
6 семестр			
3 Усилители на биполярном и полевом транзисторах (лаб.раб). Операционные усилители (лаб.раб).Стабилизаторы напряжения и тока	Стабилизаторы тока и напряжения. ВАХ. Типовые схемы. Методика расчета.	2	ОПК-3, ПК-2, ПК-5
	Итого	2	
Итого за семестр		2	
Итого		4	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в таблице 9.1.

Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	ч Трудоемкость,	компетенции Формируемые	Формы контроля
5 семестр				
1 Усилители на биполярном и полевом транзисторах (теория)	Проработка лекционного материала	20	ОПК-3, ПК-2, ПК-5	Опрос на занятиях, Экзамен
	Итого	20		
2 Операционные усилители (теория)	Проработка лекционного материала	20	ОПК-3, ПК-2, ПК-5	Домашнее задание, Опрос на занятиях, Экзамен
	Выполнение домашних заданий	26		

Согласована на портале № 15376

	Итого	46		
Итого за семестр		66		
6 семестр				
3 Усилители на биполярном и полевом транзисторах (лаб.раб). Операционные усилители (лаб.раб).Стабилизаторы напряжения и тока	Выполнение контрольных работ	25	ОПК-3, ПК-2, ПК-5	Контрольная работа, Опрос на занятиях, Отчет по лабораторной работе, Экзамен
	Проработка лекционного материала	10		
	Оформление отчетов по лабораторным работам	10		
	Оформление отчетов по лабораторным работам	10		
	Выполнение индивидуальных заданий	20		
	Итого	75		
4 Генераторы гармонических сигналов и избирательные усилители	Проработка лекционного материала	10	ОПК-3, ПК-2, ПК-5	Опрос на занятиях, Экзамен
	Итого	10		
Итого за семестр		85		
	Подготовка и сдача экзамена	9		Экзамен
Итого		160		

9.1. Темы контрольных работ

1. Каскад усилительный с ОЭ. Расчет.

9.2. Вопросы на проработку лекционного материала

2. Типовые схемы стабилизатора тока и напряжения. Принцип работы.
3. Генераторы гармонических сигналов и избирательные усилители. Принцип работы.
4. Расчет усилительного каскада с ОЭ, ОБ,ОК. Назначение элементов. Построение нагрузочных прямых по постоянному в схеме с ОЭ. Методика расчета. Режимы усиления А,В, АВ. Усилители мощности.
5. Характеристики идеального и неидеального ОУ. Базовые схемы на ОУ. Назначение элементов. Коэффициенты усиления.

9.3. Темы лабораторных работ

6. Каскад усилительный с ОЭ.
7. Исследование операционных усилителей

9.4. Темы индивидуальных заданий

8. Разбор работы схемы, выданной преподавателем.Методика расчета.

9.5. Темы домашних заданий

9. Инвертирующая, неинвертирующая,дифференциальная схема на ОУ. Методика расчета.

Согласована на портале № 15376

10. Курсовая работа (проект)

Не предусмотрено РУП

11. Рейтинговая система для оценки успеваемости студентов

Не предусмотрено

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. Саюн В.М., Топор А.В., Шарапов А.В. Аналоговая схемотехника: учеб. пособие / – Томск: Томск. гос. ун-т систем управления и радиоэлектроники, 2016. – 193 с. – эл.адрес: http://www.ie.tusur.ru/content.php?id=444 (Аналоговая схемотехника – http://www.ie.tusur.ru/docs/ac.zip). [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

12.2. Дополнительная литература

1. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2010. – 85 с. – 97 экз.. – эл.адрес:http://www.ie.tusur.ru/content.php?id=444 (Аналоговая схемотехника – http://www.ie.tusur.ru/docs/ac.zip). [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

12.3 Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Саюн В.М., Топор А.В. Лабораторный практикум по аналоговой схемотехнике - 2016. Томск,ТУСУР – эл. адрес: http://ie.tusur.ru/docs/l_analog_.zip :- Каскад усилительный с общим эмиттером: [Электронный ресурс]. - http://ie.tusur.ru/docs/l_analog_.zip
2. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с. – самост. работа по подготовке к практическим занятиям, контрольным занятиям, опросу на занятиях. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
3. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- решение практических задач стр.34-46. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
4. Саюн В.М., Топор А.В. Лабораторный практикум по аналоговой схемотехнике - 2016. Томск,ТУСУР – эл. адрес: http://ie.tusur.ru/docs/l_analog_.zip : - Исследование операционных усилителей: [Электронный ресурс]. - http://ie.tusur.ru/docs/l_analog_.zip
5. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- контрольная работа стр.35,36 и 47-51.: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
6. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- домашнее задание (расчет базовых схем на ОУ) стр.52-55: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
7. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- индивидуальное задание стр.59-61: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и восприятия информации.

Для лиц с нарушениями зрения:

- в форме электронного документа;
- в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

- в форме электронного документа;
- в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

Согласована на портале № 15376

– в форме электронного документа;
– в печатной форме.

12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение

1. Справочная информация по электронным компонентам.
2. www.datasheetlocator.com Datasheet Locator хороший сайт для поиска Datasheet мировых производителей.
3. www.datasheetcatalog.com Datasheet Catalog – хороший сайт по поиску Datasheet по импортным электронным компонентам.
4. Программное обеспечение: Asimec, LTspice

13. Материально-техническое обеспечение дисциплины

13.1. Общие требования к материально-техническому обеспечению дисциплины

13.1.1. Материально-техническое обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория, с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются наглядные пособия в виде презентаций по лекционным разделам дисциплины.

13.1.2. Материально-техническое обеспечение для практических занятий

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 302. Состав оборудования: Учебная мебель; Доска магнитно-маркерная -1шт.; Коммутатор D-Link Switch 24 port - 1шт.; Компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. -14 шт. Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3/Microsoft Windows 7 Professional with SP1; Microsoft Windows Server 2008 R2; Visual Studio 2008 EE with SP1; Microsoft Office Visio 2010; Microsoft Office Access 2003; VirtualBox 6.2. Имеется помещения для хранения и профилактического обслуживания учебного оборудования.

13.1.3. Материально-техническое обеспечение для лабораторных работ

Для проведения лабораторных занятий используется учебно-исследовательская вычислительная лаборатория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 302. Состав оборудования: Учебная мебель; Экран с электроприводом DRAPER BARONET – 1 шт.; Мультимедийный проектор TOSHIBA – 1 шт.; Компьютеры класса не ниже Intel Pentium G3220 (3.0GHz/4Mb)/4GB RAM/ 500GB с широкополосным доступом в Internet, с мониторами типа Samsung 18.5" S19C200N– 18 шт.; Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3; Visual Studio 2008 EE with SP1; Microsoft Office Visio 2010; Microsoft SQL-Server 2005; Matlab v6.5

13.1.4. Материально-техническое обеспечение для самостоятельной работы

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 74, 1 этаж, ауд. 100. Состав оборудования: учебная мебель; компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 4 шт.; компьютеры подключены к сети ИНТЕРНЕТ и обеспечивают доступ в электронную информационно-образовательную среду университета.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной

Согласована на портале № 15376

системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

14. Фонд оценочных средств

14.1. Основные требования к фонду оценочных средств и методические рекомендации

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

1.Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с. – самост. работа по подготовке к практическим занятиям, контрольным занятиям, опросу на занятиях.: В другом месте, http://www.ie.tusur.ru/docs/ac.zip

14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью

Категории студентов	Виды дополнительных оценочных средств	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, исходя из состояния обучающегося на момент проверки

14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;

Согласована на портале № 15376

– набор ответов на компьютере;
– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:
– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:
– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:
– в форме электронного документа;
– в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 15376

Приложение 1

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

Аналоговая электроника

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **11.03.04 Электроника и наноэлектроника**
Направленность (профиль): **Промышленная электроника**
Форма обучения: **заочная**
Факультет: **ЗиВФ, Заочный и вечерний факультет**
Кафедра: **ПрЭ, Кафедра промышленной электроники**
Курс: **3**
Семестр: **5, 6**

Учебный план набора 2016 года

Разработчики:
- доцент каф. ПрЭ Саюн В. М.

Экзамен: 6 семестр

Томск 2017

Согласована на портале № 15376

1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

Код	Формулировка компетенции	Этапы формирования компетенций
ПК-5	готовностью выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования	Должен знать - основные характеристики аналоговых устройств; - принципы работы и особенности схемотехнического проектирования устройств аналоговой электроники. ; Должен уметь - составлять структурные, функциональные и электрические схемы аналоговых устройств; - формировать схемы замещения устройств; - проводить электрический расчет этих схем. ; Должен владеть - методами схемотехнического проектирования устройств аналоговой электроники с использованием современных компьютерных программ; - методиками экспериментального исследования аналоговых устройств. ;
ПК-2	способностью аргументированно выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения	
ОПК-3	способностью решать задачи анализа и расчета характеристик электрических цепей	

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

Показатели и критерии	Знать	Уметь	Владеть
Отлично (высокий уровень)	Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости	Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем	Контролирует работу, проводит оценку, совершенствует действия работы
Хорошо (базовый уровень)	Знает факты, принципы, процессы, общие понятия в пределах изучаемой области	Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования	Берет ответственность за завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в решении проблем
Удовлетворительно (пороговый уровень)	Обладает базовыми общими знаниями	Обладает основными умениями, требуемыми для выполнения простых задач	Работает при прямом наблюдении

Согласована на портале № 15376

2 Реализация компетенций

2.1 Компетенция ПК-5

ПК-5: готовностью выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	основные характеристики аналоговых устройств; - принципы работы и особенности схемотехнического проектирования устройств аналоговой электроники.	составлять структурные, функциональные и электрические схемы аналоговых устройств; - формировать схемы замещения устройств; - проводить электрический расчет этих схем.	методами схемотехнического проектирования устройств аналоговой электроники с использованием современных компьютерных программ; - методиками экспериментального исследования аналоговых устройств.
Виды занятий	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Отчет по лабораторной работе; • Домашнее задание; • Расчетная работа; • Экзамен;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• Знает глубоко различные методики выполнять расчет и проектирование электронных приборов,	• Умеет свободно выпол-нять расчет и проектирование электронных приборов, схем и устройств	• Владеет отлично навыками выполнять расчет и проектирование электронных приборов,

Согласована на портале № 15376

	схем и устройств различного функционального назначе-ния в соответствии с техническим заданием с использованием средств автоматизации проектирования;	различного функцио-нального назначения в соответствии с техниче-ским заданием с исполь-зованием средств автоматизации проекти-рования;	схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования;
Хорошо (базовый уровень)	• Знает частично различные методики выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначе-ния в соответствии с техническим заданием с использованием средств автоматизации проектирования;	• Умеет с замечаниями выполнять расчет и проектирование элек-тронных приборов, схем и устройств различного функционального назна-чения в соответствии с техническим заданием с использованием средств автоматизации проекти-рования;	• Владеет с замечаниями навыками выполнять расчет и проектиро-вание электронных при-боров, схем и устройств различного функцио-нального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования;
Удовлетворительно (пороговый уровень)	• Знает на уровне общих понятий методики выпол-нять расчет и проектирование элек-тронных приборов, схем и устройств различного функционального назначе-ния в соответствии с техническим заданием с использованием средств автоматизации проектирования;	• Умеет поверхностно выполнять расчет и проектирование элек-тронных приборов, схем и устройств различного функционального назна-чения в соответствии с техническим заданием с использованием средств автоматизации проекти-рования;	• Работает при прямом наблюдении;

2.2 Компетенция ПК-2

ПК-2: способностью аргументированно выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 5.

Таблица 5 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	основные характеристики аналоговых устройств; - принципы работы и	составлять структурные, функциональные и электрические схемы аналоговых устройств; -	методами схемотехнического проектирования устройств аналоговой

Согласована на портале № 15376

	особенности схемотехнического проектирования устройств аналоговой электроники.	формировать схемы замещения устройств; - проводить электрический расчет этих схем	электроники с использованием современных компьютерных программ; - методиками экспериментального исследования аналоговых устройств.
Виды занятий	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Отчет по лабораторной работе; • Домашнее задание; • Расчетная работа; • Экзамен;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 6.

Таблица 6 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• Знает глубоко умения и навыки аргументировано выбирать и реализовывать на практике эффективную методику эксперименталь-ного исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назна-чения;	• Умеет аргументировано выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назна-чения;	• Владеет превосходно навыками аргументировано выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения;
Хорошо (базовый уровень)	• Знает частично умения и навыки	• Умеет с замечаниями выбирать и реализо-	• Владеет частично навы-ками

Согласована на портале № 15376

	аргументировано выбирать и реализовывать на практике эффективную методику эксперименталь-ного исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назна-чения;	вывать на практике эффективную методику экспериментального исследования параметров и характери-стик приборов, схем, устройств и установок электроники и наноэлек-троники различного функционального назна-чения;	аргументировано выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения;
Удовлетворительно (пороговый уровень)	• Знает на уровне общих понятий умения и навыки аргументировано выбирать и реализовывать на практике эффективную методику эксперименталь-ного исследования параметров и характеристик приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назна-чения;	• Умеет примитивно выбирать и реализовывать на практике эффективную методику экспериментального исследования параметров и характери-стик приборов, схем, устройств и установок электроники и наноэлек-троники различного функционального назна-чения;	• Работает при прямом наблюдении;

2.3 Компетенция ОПК-3

ОПК-3: способностью решать задачи анализа и расчета характеристик электрических цепей.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 7.

Таблица 7 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	основные характеристики аналоговых устройств; - принципы работы и особенности схемотехнического проектирования устройств аналоговой электроники	составлять структурные, функциональные и электрические схемы аналоговых устройств; - формировать схемы замещения устройств; - проводить электрический расчет этих схем.	методами схемотехнического проектирования устройств аналоговой электроники с использованием современных компьютерных программ; - методиками экспериментального исследования аналоговых устройств.

Согласована на портале № 15376

Виды занятий	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Интерактивные лекции; • Практические занятия; • Лекции; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;	• Интерактивные практические занятия; • Самостоятельная работа; • Интерактивные лабораторные занятия; • Лабораторные работы;
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Опрос на занятиях; • Расчетная работа; • Экзамен;	• Отчет по лабораторной работе; • Домашнее задание; • Расчетная работа; • Экзамен;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 8.

Таблица 8 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• Знает и глубоко понимает различные методики решать задачи анализа и расчета характеристик электрических цепей;	• Умеет превосходно решать задачи анализа и расчета характеристик электрических цепей;	• Владеет в совершенстве навыками решать задачи анализа и расчета характеристик элек-трических цепей;
Хорошо (базовый уровень)	• Знает с замечаниями различные методики решать задачи анализа и расчета характеристик электрических цепей;	• Умеет с замечаниями решать задачи анализа и расчета характеристик электрических цепей;	• Владеет частично методикой решать задачи анализа и расчета характеристик элек-трических цепей;
Удовлетворительно (пороговый уровень)	• Знает посредственно различные методики решать задачи анализа и расчета характеристик электрических цепей;	• Умеет поверхностно решать задачи анализа и расчета характеристик электрических цепей;	• Работает при прямом наблюдении;

3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

3.1 Темы домашних заданий

– Инвертирующая, неинвертирующая,дифференциальная схема на ОУ. Методика расчета.

– Характеристики идеального и неидеального ОУ. Базовые схемы на ОУ. Назначение элементов. Коэффициенты усиления.

Согласована на портале № 15376

3.2 Темы опросов на занятиях

- Инвертирующая, неинвертирующая,дифференциальная схема на ОУ. Методика расчета.
- Типовые схемы стабилизатора тока и напряжения. Принцип работы.
- Генераторы гармонических сигналов и избирательные усилители. Принцип работы.
- Расчет усилительного каскада с ОЭ, ОБ,ОК. Назначение элементов. Построение нагрузочных прямых по постоянному в схеме с ОЭ. Методика расчета. Режимы усиления А,В, АВ. Усилители мощности.
- Характеристики идеального и неидеального ОУ. Базовые схемы на ОУ. Назначение элементов. Коэффициенты усиления.
- Каскад усилительный с ОЭ. Расчет.

3.3 Экзаменационные вопросы

- 1 Основные показатели и характеристики УНЧ. 2. Виды обратных связей в усилителях. 3. Влияние ООС на стабильность коэффициента усиления, величину входного и выходного сопротивления усилителя. 4. Амплитудно-частотная характеристика усилителя с ООС. Частотный критерий устойчивости. Запас по фазе и амплитуде. 5. Диод и его ВАХ. 6. Стабилитрон и его ВАХ. Стабилизатор напряжения на основе стабилитрона. Схема. Методика расчета. 7. Стабилизатор напряжения на основе стабилитрона и операционного усилителя. Схема. Методика расчета. 8. Транзистор. Виды транзисторов. Биполярный транзистор. Способы подключения биполярного транзистора. 9. Входная и выходная ВАХ биполярного транзистора. Уравнение связи коллекторного тока с базовым. 10. Усилитель постоянного тока на биполярном транзисторе с ОЭ. Схема. Методика расчета. 11. Уравнение нагрузочной прямой по постоянному току на поле ВАХ транзистора. Особые точки нагрузочной прямой. Схемы замещения выходной цепи транзистора для особых точек. 12. Усилитель переменного тока на биполярном транзисторе с ОЭ. Линейные режимы усиления транзистора: А, В, АВ. Положение рабочей точки для каждого из них на нагрузочной прямой. Ключевой режим усилении транзистора D. Условие насыщения транзистора. 13. Усилительный каскад по схеме с общим эмиттером. Схема. 14. Усилительный каскад по схеме с ОБ. Схема. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 15. Усилительный каскад по схеме с ОК. Схема. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 16. Усилитель мощности. Трансформаторный выходной каскад в режима В и АВ. Схема. 17. Усилитель мощности. Бестрансформаторный выходной каскад в режима В и АВ. Схема. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 18. Практическая схема бестрансформаторного усилителя мощности. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 19. Дифференциальный усилительный каскад. Схема. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 20. Основные параметры и типовые схемы включения операционных усилителей: - инвертируюсищий усилитель постоянного тока; - неинвертируюсищий усилитель постоянного тока; - дифференциальный УПТ; - аналоговый сумматор; - аналоговый интегратор; - усилитель переменного тока; - компаратор, - усилитель тока. 21. Компенсационный стабилизатор напряжения на биполярном транзисторе. Схема. Схема замещения на постоянном и переменном токе. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 22. Стабилизатор тока на биполярном транзисторе. Схема. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 23. Стабилизатор тока на биполярном транзисторе. Схема токового зеркала. Контуры протекающих токов. Диаграммы напряжений и токов в отдельных точках. Методика расчета. 24. Избирательный усилитель. Резонансный усилитель с параллельным LC-контуром. Схема. Принцип работы. АЧХ усилителя. 25. Генератор гармонических колебаний. Автогенератор с трансформаторной обратной связью. Принцип работы. 26. Полевой транзистор (ПТ). Виды. Схемы подключения источников питания. 27. Схема усиления постоянного сигнала с общим истоком на основе ПТ. Методика расчета. 28. Схема усиления переменного сигнала с общим истоком на основе ПТ. Методика расчета. 29.Стабилизатор тока на ПТ. 30. ПТ и БТ. Управление током или напряжением?

Согласована на портале № 15376

3.4 Темы контрольных работ

– Каскад усилительный с ОЭ. Расчет.

3.5 Темы расчетных работ

– Расчет инвертирующей, неинвертирующей, дифференциальной схемы на ОУ

3.6 Темы лабораторных работ

– Каскад усилительный с ОЭ.
– Исследование операционных усилителей

4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

– методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы фор-мирования компетенций, согласно п. 12 рабочей программы.

4.1. Основная литература

1. Саюн В.М., Топор А.В., Шарапов А.В. Аналоговая схемотехника: учеб. пособие / – Томск: Томск. гос. ун-т систем управления и радиоэлектроники, 2016. – 193 с. – эл.адрес: http://www.ie.tusur.ru/content.php?id=444 (Аналоговая схемотехника – http://www.ie.tusur.ru/docs/ac.zip). [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

4.2. Дополнительная литература

1. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2010. – 85 с. – 97 экз.. – эл.адрес:http://www.ie.tusur.ru/content.php?id=444 (Аналоговая схемотехника – http://www.ie.tusur.ru/docs/ac.zip). [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

4.3. Обязательные учебно-методические пособия

1. Саюн В.М., Топор А.В. Лабораторный практикум по аналоговой схемотехнике - 2016. Томск,ТУСУР – эл. адрес: http://ie.tusur.ru/docs/l_analog_.zip :- Каскад усилительный с общим эмиттером: [Электронный ресурс]. - http://ie.tusur.ru/docs/l_analog_.zip
2. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с. – самост. работа по подготовке к практическим занятиям, контрольным занятиям, опросу на занятиях. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
3. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- решение практических задач стр.34-46. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
4. Саюн В.М., Топор А.В. Лабораторный практикум по аналоговой схемотехнике - 2016. Томск,ТУСУР – эл. адрес: http://ie.tusur.ru/docs/l_analog_.zip : - Исследование операционных усилителей: [Электронный ресурс]. - http://ie.tusur.ru/docs/l_analog_.zip
5. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- контрольная работа стр.35,36 и 47-51.: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
6. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- домашнее задание (расчет базовых схем на ОУ) стр.52-55: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip
7. Шарапов А.В. Аналоговая схемотехника. Руководство к организации самостоятельной работы. – Томск: ТУСУР, 2016. – 81 с.- индивидуальное задание стр.59-61: В другом месте, http://www.ie.tusur.ru/docs/ac.zip [Электронный ресурс]. - http://www.ie.tusur.ru/docs/ac.zip

4.4. Базы данных, информационно справочные и поисковые системы

1. Справочная информация по электронным компонентам.
2. www.datasheetlocator.com Datasheet Locator хороший сайт для поиска Datasheet мировых производителей.

Согласована на портале № 15376

3. www.datasheetcatalog.com Datasheet Catalog – хороший сайт по поиску Datasheet по импортным электронным компонентам.
4. Программное обеспечение: Asimec, LTspice

Согласована на портале № 15376