МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Микросхемотехника

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **11.03.04 Электроника и наноэлектроника**
Направленность (профиль): **Микроэлектроника и твердотельная электроника**
Форма обучения: **очная**
Факультет: **ФЭТ, Факультет электронной техники**
Кафедра: **ФЭ, Кафедра физической электроники**
Курс: **4**
Семестр: **7**
Учебный план набора 2014 года

Распределение рабочего времени

№	Виды учебной деятельности	7 семестр	Всего	Единицы
1	Лекции	36	36	часов
2	Практические занятия	22	22	часов
3	Лабораторные занятия	12	12	часов
4	Всего аудиторных занятий	70	70	часов
5	Из них в интерактивной форме	14	14	часов
6	Самостоятельная работа	74	74	часов
7	Всего (без экзамена)	144	144	часов
8	Общая трудоемкость	144	144	часов
		4.0	4.0	З.Е

Зачет: 7 семестр

Томск 2017

Согласована на портале № 10682

Рассмотрена и одобрена на заседании кафедры
протокол № 42 от «28» 11 2016 г.

ЛИСТ СОГЛАСОВАНИЙ

Рабочая программа составлена с учетом требований Федерального Государственного образовательного стандарта высшего образования (ФГОС ВО) по направлению подготовки (специальности) 11.03.04 Электроника и наноэлектроника, утвержденного 2015-03-12 года, рассмотрена и утверждена на заседании кафедры «___» _____ 20__ года, протокол №_____.

Разработчики:

доцент, канд. техн.наук каф. ПрЭ _____ Саюн В. М.

Заведующий обеспечивающей каф. ПрЭ _____ Михальченко С. Г.

Рабочая программа согласована с факультетом, профилирующей и выпускающей кафедрами направления подготовки (специальности).

Декан ФЭТ _____ Воронин А. И.

Заведующий выпускающей каф. ФЭ _____ Троян П. Е.

Эксперты:

зам. зав. кафедры каф.ПрЭ _____ Савчук В. Л.

Согласована на портале № 10682

1. Цели и задачи дисциплины

1.1. Цели дисциплины

Формирование навыков схемотехнического проектирования микроэлектронной аппаратуры

1.2. Задачи дисциплины

– Формирование знаний о предмете, принципах, современных и перспективных направлениях, математическом аппарате микросхемотехники; знаний о назначении, характеристиках и параметрах цифровых и аналоговых интегральных микросхем;формирование навыков синтеза,анализа и моделирования микроэлектронной аппаратуры с использованием средств автоматизированного проектирования, а также экспериментального исследования микроэлектронной аппаратуры

2. Место дисциплины в структуре ОПОП

Дисциплина «Микросхемотехника» (Б1.В.ОД.10) относится к блоку 1 (вариативная часть).

Предшествующими дисциплинами, формирующими начальные знания, являются следующие дисциплины: Инженерная и компьютерная графика, Математика, Твердотельная электроника, Теоретические основы электротехники, Физика.

Последующими дисциплинами являются: Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты.

3. Требования к результатам освоения дисциплины

Процесс изучения дисциплины направлен на формирование следующих компетенций:

– ОПК-3 способностью решать задачи анализа и расчета характеристик электрических цепей;

– ПК-1 способностью строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования;

В результате изучения дисциплины студент должен:

– **знать** -предмет и принципы микросхемотехники; -функциональное назначение, характеристики, параметры и конструктивно-технологическое исполнение аналоговых и цифровых интегральных микросхем; - особенности применения интегральных микросхем в электронных устройствах различного функционального назначения.

– **уметь** -выполнять синтез, анализ, расчет и оптимизацию микроэлектронных устройств; -определять характеристики и параметры интегральных микросхем; - применять микроэлектронные изделия при проектировании и модернизации электронной аппаратуры.

– **владеть** - методами схемотехнического проектирования микроэлектронных устройств с использованием средств автоматизированного проектирования; - методиками экспериментальных исследований микроэлектронных устройств.

4. Объем дисциплины и виды учебной работы

Общая трудоемкость дисциплины составляет 4.0 зачетных единицы и представлена в таблице 4.1.

Таблица 4.1 – Трудоемкость дисциплины

Виды учебной деятельности	Всего часов	Семестры
		7 семестр
Аудиторные занятия (всего)	70	70
Лекции	36	36
Практические занятия	22	22
Лабораторные занятия	12	12
Из них в интерактивной форме	14	14
Самостоятельная работа (всего)	74	74

Согласована на портале № 10682

Подготовка к контрольным работам	10	10
Выполнение индивидуальных заданий	8	8
Оформление отчетов по лабораторным работам	12	12
Проработка лекционного материала	22	22
Подготовка к практическим занятиям, семинарам	22	22
Всего (без экзамена)	144	144
Общая трудоемкость час	144	144
Зачетные Единицы Трудоемкости	4.0	4.0

5. Содержание дисциплины

5.1. Разделы дисциплины и виды занятий

Разделы дисциплины и виды занятий приведены в таблице 5.1.

Таблица 5.1 – Разделы дисциплины и виды занятий

№	Названия разделов дисциплины	Лекции	Практические занятия	Лабораторные работы	Самостоятельная работа	Всего часов (без экзамена)	Формируемые компетенции
1	1.Предмет, цели и задачи микросхемотехники.	2	2	0	2	6	ОПК-3, ПК-1
2	2. Математический аппарат микросхемотехники	2	4	0	8	14	ОПК-3, ПК-1
3	3. Цифровые микроэлектронные устройства комбинационного типа	14	6	4	33	57	ОПК-3, ПК-1
4	4.Цифровые микроэлектронные устройства последовательностного типа	12	6	4	22	44	ОПК-3, ПК-1
5	5.Основы аналоговой микросхемотехники.	6	4	4	9	23	ОПК-3, ПК-1
	Итого	36	22	12	74	144	

5.2. Содержание разделов дисциплины (по лекциям)

Содержание разделов дисциплин (по лекциям) приведено в таблице 5.2.

Таблица 5.2 - Содержание разделов дисциплин (по лекциям)

Названия разделов	Содержание разделов дисциплины по лекциям	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 1.Предмет, цели и задачи микросхемотехники.	Микросхемотехника как раздел микроэлектроники. Принципы и основные направления	2	ОПК-3, ПК-1

Согласована на портале № 10682

	микросхемотехники. Термины и определения. Этапы схемотехнического проектирования микроэлектронных устройств. Классификация, условные графические обозначения интегральных микросхем.		
	Итого	2	
2 2. Математический аппарат микросхемотехники	Цифровое кодирование сигналов. Представление цифровой информации. Математический аппарат булевой алгебры. Математический аппарат теории конечных автоматов.	2	ОПК-3, ПК-1
	Итого	2	
3 3. Цифровые микроэлектронные устройства комбинационного типа	Логические элементы.Схемотехническая реализация основных логических элементов.	4	ОПК-3, ПК-1
	Синтез и анализ микроэлектронных комбинационных цифровых устройств. Шифраторы дешифраторы. Мультиплексоры и демультиплексоры. Цифровые сумматоры и вычетатели. Цифровые компараторы.	6	
	Программируемые логические интегральные схемы. Постоянные запоминающие устройства.	4	
	Итого	14	
4 4.Цифровые микроэлектронные устройства последовательностного типа	Синтез и анализ микроэлектронных последовательностных цифровых устройств. Триггеры памяти и сдвига. Счетчики. Делители частоты.Распределители импульсов и уровней. Оперативные запоминающие устройства.	8	ОПК-3, ПК-1
	Запоминающие устройства	4	
	Итого	12	
5 5.Основы аналоговой микросхемотехники.	Принципы аналоговой микросхемотехники. Основные и специальные аналоговые функции. Классификация аналоговых интегральных схем.Интегральные операционные усилители. Инструментальные аналоговые интегральные схемы.	4	ОПК-3, ПК-1
	Основные узлы аналоговой микросхемотехники	2	
	Итого	6	
Итого за семестр		36	

Согласована на портале № 10682

5.3. Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами

Разделы дисциплины и междисциплинарные связи с обеспечивающими (предыдущими) и обеспечиваемыми (последующими) дисциплинами представ-лены в таблице 5.3.

Таблица 5.3 - Разделы дисциплины и междисциплинарные связи

№	Наименование дисциплин	№ разделов данной дисциплины, для которых необходимо изучение обеспечивающих и обеспечиваемых дисциплин				
		1	2	3	4	5
Предшествующие дисциплины						
1	Инженерная и компьютерная графика	+	+	+	+	+
2	Математика		+			
3	Твердотельная электроника			+	+	+
4	Теоретические основы электротехники			+	+	+
5	Физика	+	+	+	+	+
Последующие дисциплины						
1	Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты		+	+	+	+

5.4. Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий

Соответствие компетенций, формируемых при изучении дисциплины, и видов занятий представлено в таблице 5.4

Таблица 5. 4 – Соответствие компетенций и видов занятий, формируемых при изучении дисциплины

Компетенции	Виды занятий				Формы контроля
	Лекции	Практические занятия	Лабораторные занятия	Самостоятельная работа	
ОПК-3	+	+	+	+	Контрольная работа, Домашнее задание, Отчет по индивидуальному заданию, Конспект самоподготовки, Защита отчета, Собеседование, Отчет по лабораторной работе, Опрос на занятиях, Зачет, Расчетная работа, Тест

Согласована на портале № 10682

ПК-1	+	+	+	+	Контрольная работа, Домашнее задание, Отчет по индивидуальному заданию, Конспект самоподготовки, Защита отчета, Собеседование, Отчет по лабораторной работе, Опрос на занятиях, Зачет, Расчетная работа, Тест

6. Интерактивные методы и формы организации обучения

Технологии интерактивного обучения при разных формах занятий в часах приведены в таблице 6.1

Таблица 6.1 – Технологии интерактивного обучения при разных формах занятий в часах

Методы	Интерактивные практические занятия	Интерактивные лабораторные занятия	Интерактивные лекции	Всего
7 семестр				
Исследовательский метод	4			4
Решение ситуационных задач	2			2
Работа в команде		2		2
Исследовательский метод		2		2
Решение ситуационных задач			2	2
Поисковый метод			2	2
Итого за семестр:	6	4	4	14
Итого	6	4	4	14

7. Лабораторный практикум

Содержание лабораторных работ приведено в таблице 7.1.

Таблица 7. 1 – Содержание лабораторных работ

Названия разделов	Содержание лабораторных работ	Трудоемкость, ч	Формируемые компетенции
7 семестр			
3 3. Цифровые микроэлектронные устройства комбинационного типа	Синтез комбинационных цифровых устройств	4	ОПК-3, ПК-1
	Итого	4	
4 4.Цифровые микроэлектронные устройства последовательностного типа	Синтез синхронного счетчика с заданной последовательностью смены состояний.	4	ОПК-3, ПК-1
	Итого	4	

Согласована на портале № 10682

5 5.Основы аналоговой микросхемотехники.	Исследование усилителей и преобразователей сигналов на операционных усилителях	4	ОПК-3, ПК-1
	Итого	4	
Итого за семестр		12	

8. Практические занятия

Содержание практических работ приведено в таблице 8.1.

Таблица 8. 1 – Содержание практических работ

Названия разделов	Содержание практических занятий	Трудоемкость, ч	Формируемые компетенции
7 семестр			
1 1.Предмет, цели и задачи микросхемотехники.	Классификация, условные и условные графические обозначения интегральных микросхем.	2	ОПК-3, ПК-1
	Итого	2	
2 2. Математический аппарат микросхемотехники	Представление, преобразование и минимизация булевых функций	2	ОПК-3, ПК-1
	Представление, преобразование и минимизация булевых функций.	2	
	Итого	4	
3 3. Цифровые микроэлектронные устройства комбинационного типа	Анализ и синтез цифровых устройств на базе мультиплексоров, демультиплексоров, шифраторов и дешифраторов.	2	ОПК-3, ПК-1
	Анализ и синтез цифровых устройств на базе сумматоров и цифровых компараторов.	2	
	Синтез комбинационных цифровых устройств на базе программируемых логических интегральных схем.	2	
	Итого	6	
4 4.Цифровые микроэлектронные устройства последовательностного типа	Анализ и синтез цифровых счетчиков	2	ОПК-3, ПК-1
	Анализ и синтез последовательностных цифровых устройств	4	
	Итого	6	
5 5.Основы аналоговой микросхемотехники.	Анализ аналоговых электронных схем на основе операционных усилителей	4	ОПК-3, ПК-1
	Итого	4	
Итого за семестр		22	

9. Самостоятельная работа

Виды самостоятельной работы, трудоемкость и формируемые компетенции представлены в

Согласована на портале № 10682

таблице 9.1.
Таблица 9.1 - Виды самостоятельной работы, трудоемкость и формируемые компетенции

Названия разделов	Виды самостоятельной работы	Трудоемкость ч	Формируемые компетенции	Формы контроля
7 семестр				
1 1.Предмет, цели и задачи микросхемотехники.	Проработка лекционного материала	2	ОПК-3, ПК-1	Зачет, Опрос на занятиях
	Итого	2		
2 2. Математический аппарат микросхемотехники	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-1	Зачет, Контрольная работа, Опрос на занятиях, Расчетная работа
	Подготовка к практическим занятиям, семинарам	2		
	Подготовка к практическим занятиям, семинарам	2		
	Подготовка к контрольным работам	2		
	Итого	8		
3 3. Цифровые микроэлектронные устройства комбинационного типа	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-1	Домашнее задание, Зачет, Защита отчета, Конспект самоподготовки, Контрольная работа, Опрос на занятиях, Отчет по индивидуальному заданию, Отчет по лабораторной работе, Расчетная работа, Собеседование
	Подготовка к практическим занятиям, семинарам	2		
	Подготовка к практическим занятиям, семинарам	2		
	Подготовка к практическим занятиям, семинарам	2		
	Подготовка к практическим занятиям, семинарам	2		
	Проработка лекционного материала	2		
	Проработка лекционного материала	2		
	Проработка лекционного материала	2		
	Проработка лекционного материала	5		

Согласована на портале № 10682

	Оформление отчетов по лабораторным работам	4		
	Выполнение индивидуальных заданий	4		
	Подготовка к контрольным работам	4		
	Итого	33		
4 4.Цифровые микроэлектронные устройства последовательностного типа	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-1	Зачет, Защита отчета, Контрольная работа, Опрос на занятиях, Отчет по индивидуальному заданию, Отчет по лабораторной работе, Расчетная работа
	Подготовка к практическим занятиям, семинарам	2		
	Проработка лекционного материала	2		
	Проработка лекционного материала	4		
	Оформление отчетов по лабораторным работам	4		
	Выполнение индивидуальных заданий	4		
	Подготовка к контрольным работам	4		
	Итого	22		
5 5.Основы аналоговой микросхемотехники.	Подготовка к практическим занятиям, семинарам	2	ОПК-3, ПК-1	Зачет, Защита отчета, Конспект самоподготовки, Опрос на занятиях, Отчет по лабораторной работе, Расчетная работа
	Проработка лекционного материала	2		
	Проработка лекционного материала	1		
	Оформление отчетов по лабораторным работам	4		
	Итого	9		
Итого за семестр		74		
Итого		74		

9.1. Тематика практики

1. Сумматоры и вычитатели
2. Синтез схем на основе комбинационных логических устройств.
3. Делители частоты
4. Системы счисления
5. Мультиплексоры и демультиплексоры
6. Цифровые сумматоры
7. Счетчики
8. Расчет типовых схем на операционных усилителях
9. Способы записи функций алгебры логики

Согласована на портале № 10682

10. Законы булевой алгебры
11. Шифраторы и дешифраторы

9.2. Вопросы на проработку лекционного материала

12. Логические элементы и их схемотехническая реализация.
13. Постоянные запоминающие устройства
14. Триггеры
15. Мультиплексоры и демультиплексоры
16. Цели и задачи микросхемотехники
17. счетчики
18. Контроль четности
19. Характеристики идеального и неидеального операционного усилителя

9.3. Темы лабораторных работ

20. Функциональные узлы устройств последовательностного типа
21. Функциональные узлы устройств комбинационного типа
22. Типовые схемы на основе операционного усилителя

9.4. Темы индивидуальных заданий

23. Синтез схем на основе устройств комбинационного типа
24. Синтез схем на основе устройств последовательностного типа

9.5. Темы контрольных работ

25. Асинхронные счетчики и делители частоты
26. Минимизация логических устройств
27. мультиплексоры и демультиплексоры

10. Курсовая работа

Не предусмотрено РУП

11. Рейтинговая система для оценки успеваемости студентов

11.1. Балльные оценки для элементов контроля

Таблица 11.1 – Балльные оценки для элементов контроля

Элементы учебной деятельности	Максимальный балл на 1-ую КТ с начала семестра	Максимальный балл за период между 1КТ и 2КТ	Максимальный балл за период между 2КТ и на конец семестра	Всего за семестр
7 семестр				
Контрольная работа	10	15	15	40
Опрос на занятиях	5	5		10
Отчет по индивидуальному заданию	10	10		20
Отчет по лабораторной работе		10	20	30
Итого максимум за период	25	40	35	100
Нарастающим итогом	25	65	100	100

11.2. Пересчет баллов в оценки за контрольные точки

Пересчет баллов в оценки за контрольные точки представлен в таблице 11.2.

Таблица 11. 2 – Пересчет баллов в оценки за контрольные точки

Баллы на дату контрольной точки	Оценка
≥ 90% от максимальной суммы баллов на дату КТ	5

Согласована на портале № 10682

От 70% до 89% от максимальной суммы баллов на дату КТ	4
От 60% до 69% от максимальной суммы баллов на дату КТ	3
< 60% от максимальной суммы баллов на дату КТ	2

11.3. Пересчет суммы баллов в традиционную и международную оценку

Пересчет суммы баллов в традиционную и международную оценку представлен в таблице 11.3.

Таблица 11. 3 – Пересчет суммы баллов в традиционную и международную оценку

Оценка (ГОС)	Итоговая сумма баллов, учитывает успешно сданный экзамен	Оценка (ECTS)
5 (отлично) (зачтено)	90 - 100	A (отлично)
4 (хорошо) (зачтено)	85 - 89	B (очень хорошо)
	75 - 84	C (хорошо)
	70 - 74	D (удовлетворительно)
3 (удовлетворительно) (зачтено)	65 - 69	
	60 - 64	E (посредственно)
2 (неудовлетворительно) (не зачтено)	Ниже 60 баллов	F (неудовлетворительно)

12. Учебно-методическое и информационное обеспечение дисциплины

12.1. Основная литература

1. 1.Легостаев Н.С. Микроэлектроника: Учеб.пособие/ Н.С. Легостаев, К.В.Четвергов - Томск: Эль Контент, 2013. - 172 с.ISBN 978-5-4332-0073-9. [Электронный ресурс]. - http://ie.tusur.ru/docs/lns/me.rar

2. 2. Легостаев Н.С., Четвергов К.В. Микроэлектроника: методические указания по изучению дисциплины. — Томск: Факультет дистанционного обучения, ТУСУР, 2012. — 86 с [Электронный ресурс]. - http://ie.tusur.ru/docs/lns/me_mu.rar

3. 3. Легостаев Н.С., Четвергов К.В. Микросхемотехника.: Руководство к организации самостоятельной работы – Томск : Томский государственный университет систем управления и радиоэлектроники, 2012.– 46 с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/lns/mst.zip

12.2. Дополнительная литература

1. 2.Шарапов А.В. Микроэлектроника.Цифровая схемотехника: Учеб.пособие / А.В.Шарапов. –Томск: Томск. гос. ун-т систем упр. и радиоэлектроники, 2007. – 162 с., ISBN 978-586889-400-8-90 90экз (наличие в библиотеке ТУСУР - 90 экз.)

2. 1.Ефимов И.Е. Основы микроэлектроники: Учебник:. 3-е., стер.- СПб.: Издательство "Лань", 2008.-384 с.: ил.- (Учебник для вуза. Специальная литература.) ISBN 978-5-8114-0866-5. эл. адрес:http://e.lanbook.com/viem/book/709 [Электронный ресурс]. - http://e.lanbook.com/viem/book/709

12.3 Учебно-методические пособия

12.3.1. Обязательные учебно-методические пособия

1. Шарапов А.В. Микроэлектроника: Руководство к организации самостоятельной работы. –Томск: Томск. гос. ун-т систем упр. и радиоэлектроники, 2006. – 70 с. (наличие в библиотеке ТУСУР - 97 экз.)

2. Шарапов А.В. Лабораторный практикум по микроэлектронике, эл. адрес: http //www. ie. tusur.ru/content.php?id=444 (наличие в библиотеке ТУСУР - 1 экз.)

12.3.2 Учебно-методические пособия для лиц с ограниченными возможностями здоровья

Учебно-методические материалы для самостоятельной и аудиторной работы обучающихся из числа инвалидов предоставляются в формах, адаптированных к ограничениям их здоровья и

Согласована на портале № 10682

восприятия информации.

Для лиц с нарушениями зрения:

– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;
– в печатной форме.

12.4. Базы данных, информационно-справочные, поисковые системы и требуемое программное обеспечение

1. По усмотрению разработчика программы. Не используются.

13. Материально-техническое обеспечение дисциплины

13.1. Общие требования к материально-техническому обеспечению дисциплины

13.1.1. Материально-техническое обеспечение для лекционных занятий

Для проведения занятий лекционного типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации используется учебная аудитория, с количеством посадочных мест не менее 22-24, оборудованная доской и стандартной учебной мебелью. Имеются наглядные пособия в виде презентаций по лекционным разделам дисциплины.

13.1.2. Материально-техническое обеспечение для практических занятий

Для проведения практических (семинарских) занятий используется учебная аудитория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 333. Состав оборудования: Учебная мебель; Доска магнитно-маркерная -1шт.; Коммутатор D-Link Switch 24 port - 1шт.; Компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. -14 шт. Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3/Microsoft Windows 7 Professional with SP1; Microsoft Windows Server 2008 R2; Visual Studio 2008 EE with SP1; Microsoft Office Visio 2010; Microsoft Office Access 2003; VirtualBox 6.2. Имеется помещения для хранения и профилактического обслуживания учебного оборудования.

13.1.3. Материально-техническое обеспечение для лабораторных работ

Для проведения лабораторных занятий используется учебно-исследовательская вычислительная лаборатория, расположенная по адресу 634034, Томская область, г. Томск, Вершинина улица, д. 74, 3 этаж, ауд. 333. Состав оборудования: Учебная мебель; Экран с электроприводом DRAPER BARONET – 1 шт.; Мультимедийный проектор TOSHIBA – 1 шт.; Компьютеры класса не ниже Intel Pentium G3220 (3.0GHz/4Mb)/4GB RAM/ 500GB с широкополосным доступом в Internet, с мониторами типа Samsung 18.5" S19C200N– 18 шт.; Используется лицензионное программное обеспечение, пакеты версией не ниже: Microsoft Windows XP Professional with SP3; Visual Studio 2008 EE with SP1; Microsoft Office Visio 2010; Microsoft SQL-Server 2005; Matlab v6.5

13.1.4. Материально-техническое обеспечение для самостоятельной работы

Для самостоятельной работы используется учебная аудитория (компьютерный класс), расположенная по адресу 634034, г. Томск, ул. Вершинина, 74, 1 этаж, ауд. 100. Состав оборудования: учебная мебель; компьютеры класса не ниже ПЭВМ INTEL Celeron D336 2.8ГГц. - 4 шт.; компьютеры подключены к сети ИНТЕРНЕТ и обеспечивают доступ в электронную информационно-образовательную среду университета.

13.2. Материально-техническое обеспечение дисциплины для лиц с ограниченными возможностями здоровья

Освоение дисциплины лицами с ОВЗ осуществляется с использованием средств обучения общего и специального назначения.

При обучении студентов **с нарушениями слуха** предусмотрено использование

Согласована на портале № 10682

звукоусиливающей аппаратуры, мультимедийных средств и других технических средств приема/передачи учебной информации в доступных формах для студентов с нарушениями слуха, мобильной системы обучения для студентов с инвалидностью, портативной индукционной системы. Учебная аудитория, в которой обучаются студенты с нарушением слуха, оборудована компьютерной техникой, аудиотехникой, видеотехникой, электронной доской, мультимедийной системой.

При обучении студентов **с нарушениями зрениями** предусмотрено использование в лекционных и учебных аудиториях возможности просмотра удаленных объектов (например, текста на доске или слайда на экране) при помощи видеоувеличителей для удаленного просмотра.

При обучении студентов **с нарушениями опорно-двигательного аппарата** используются альтернативные устройства ввода информации и другие технические средства приема/передачи учебной информации в доступных формах для студентов с нарушениями опорно-двигательного аппарата, мобильной системы обучения для людей с инвалидностью.

14. Фонд оценочных средств

14.1. Основные требования к фонду оценочных средств и методические рекомендации

Фонд оценочных средств и типовые контрольные задания, используемые для оценки сформированности и освоения закрепленных за дисциплиной компетенций при проведении текущей, промежуточной аттестации по дисциплине приведен в приложении к рабочей программе.

14.2 Требования к фонду оценочных средств для лиц с ограниченными возможностями здоровья

Для студентов с инвалидностью предусмотрены дополнительные оценочные средства, перечень которых указан в таблице.

Таблица 14 – Дополнительные средства оценивания для студентов с инвалидностью

Категории студентов	Виды дополнительных оценочных средств	Формы контроля и оценки результатов обучения
С нарушениями слуха	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы	Преимущественно письменная проверка
С нарушениями зрения	Собеседование по вопросам к зачету, опрос по терминам	Преимущественно устная проверка (индивидуально)
С нарушениями опорно-двигательного аппарата	Решение дистанционных тестов, контрольные работы, письменные самостоятельные работы, вопросы к зачету	Преимущественно дистанционными методами
С ограничениями по общемедицинским показаниям	Тесты, письменные самостоятельные работы, вопросы к зачету, контрольные работы, устные ответы	Преимущественно проверка методами, исходя из состояния обучающегося на момент проверки

14.3 Методические рекомендации по оценочным средствам для лиц с ограниченными возможностями здоровья

Для студентов с ОВЗ предусматривается доступная форма предоставления заданий оценочных средств, а именно:

- в печатной форме;
- в печатной форме с увеличенным шрифтом;
- в форме электронного документа;
- методом чтения ассистентом задания вслух;
- предоставление задания с использованием сурдоперевода.

Студентам с инвалидностью увеличивается время на подготовку ответов на контрольные вопросы. Для таких студентов предусматривается доступная форма предоставления ответов на задания, а именно:

- письменно на бумаге;

Согласована на портале № 10682

– набор ответов на компьютере;
– набор ответов с использованием услуг ассистента;
– представление ответов устно.

Процедура оценивания результатов обучения инвалидов по дисциплине предусматривает предоставление информации в формах, адаптированных к ограничениям их здоровья и восприятия информации:

Для лиц с нарушениями зрения:

– в форме электронного документа;
– в печатной форме увеличенным шрифтом.

Для лиц с нарушениями слуха:

– в форме электронного документа;
– в печатной форме.

Для лиц с нарушениями опорно-двигательного аппарата:

– в форме электронного документа;
– в печатной форме.

При необходимости для обучающихся с инвалидностью процедура оценивания результатов обучения может проводиться в несколько этапов.

Согласована на портале № 10682

Приложение 1

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РФ

Федеральное государственное бюджетное образовательное учреждение высшего образования

«ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ
УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ»
(ТУСУР)

УТВЕРЖДАЮ
Проректор по учебной работе
_____ П. Е. Троян
«___» _____ 20__ г.

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ

Микросхемотехника

Уровень образования: **высшее образование - бакалавриат**
Направление подготовки (специальность): **11.03.04 Электроника и наноэлектроника**
Направленность (профиль): **Микроэлектроника и твердотельная электроника**
Форма обучения: **очная**
Факультет: **ФЭТ, Факультет электронной техники**
Кафедра: **ФЭ, Кафедра физической электроники**
Курс: **4**
Семестр: **7**

Учебный план набора 2014 года

Разработчики:

- доцент, канд. техн.наук каф. ПрЭ Саюн В. М.

Зачет: 7 семестр

Томск 2017

Согласована на портале № 10682

1. Введение

Фонд оценочных средств (ФОС) является приложением к рабочей программе дисциплины (практики) и представляет собой совокупность контрольно-измерительных материалов (типовые задачи (задания), контрольные работы, тесты и др.) и методов их использования, предназначенных для измерения уровня достижения студентом установленных результатов обучения.

ФОС по дисциплине (практике) используется при проведении текущего контроля успеваемости и промежуточной аттестации студентов.

Перечень закрепленных за дисциплиной (практикой) компетенций приведен в таблице 1.

Таблица 1 – Перечень закрепленных за дисциплиной компетенций

Код	Формулировка компетенции	Этапы формирования компетенций
ОПК-3	способностью решать задачи анализа и расчета характеристик электрических цепей	Должен знать -предмет и принципы микросхемотехники; -функциональное назначение, характеристики, параметры и конструктивно-технологическое исполнение аналоговых и цифровых интегральных микросхем; - особенности применения интегральных микросхем в электронных устройствах различного функционального назначения.; Должен уметь -выполнять синтез, анализ, расчет и оптимизацию микроэлектронных устройств; -определять характеристики и параметры интегральных микросхем; - применять микроэлектронные изделия при проектировании и модернизации электронной аппаратуры.; Должен владеть - методами схемотехнического проектирования микроэлектронных устройств с использованием средств автоматизированного проектирования; - методиками экспериментальных исследований микроэлектронных устройств.;
ПК-1	способностью строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования	

Общие характеристики показателей и критериев оценивания компетенций на всех этапах приведены в таблице 2.

Таблица 2 – Общие характеристики показателей и критериев оценивания компетенций по этапам

Показатели и критерии	Знать	Уметь	Владеть
Отлично (высокий уровень)	Обладает фактическими и теоретическими знаниями в пределах изучаемой области с пониманием границ применимости	Обладает диапазоном практических умений, требуемых для развития творческих решений, абстрагирования проблем	Контролирует работу, проводит оценку, совершенствует действия работы
Хорошо (базовый уровень)	Знает факты, принципы, процессы, общие понятия в пределах изучаемой области	Обладает диапазоном практических умений, требуемых для решения определенных проблем в области исследования	Берет ответственность за завершение задач в исследовании, приспосабливает свое поведение к обстоятельствам в

Согласована на портале № 10682

			решении проблем
Удовлетворительно (пороговый уровень)	Обладает базовыми общими знаниями	Обладает основными умениями, требуемыми для выполнения простых задач	Работает при прямом наблюдении

2 Реализация компетенций

2.1 Компетенция ОПК-3

ОПК-3: способностью решать задачи анализа и расчета характеристик электрических цепей.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 3.

Таблица 3 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	-предмет и принципы микросхемотехники; -функциональное назначение, характеристики, параметры и конструктивно-технологическое исполнение аналоговых и цифровых интегральных микросхем; - особенности применения интегральных микросхем в электронных устройствах различного функционального назначения.- знает методологию решения задач анализа и расчета характеристик электрических цепей в области микросхемотехники.	-выполнять синтез, анализ, расчет и оптимизацию микроэлектронных устройств; -определять характеристики и параметры интегральных микросхем; - применять микроэлектронные изделия при проектировании и модернизации электронной аппаратуры.	- методами схемотехнического проектирования микроэлектронных устройств с использованием средств автоматизированного проектирования; - методиками экспериментальных исследований микроэлектронных устройств.
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные занятия; • Лекции; • Самостоятельная	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные занятия; • Лекции; • Самостоятельная	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные занятия; • Самостоятельная работа;

Согласована на портале № 10682

	работа;	работа;	
Используемые средства оценивания	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Опрос на занятиях; • Зачет; • Расчетная работа; • Конспект самоподготовки; • Тест; • Собеседование; • Зачет;	• Контрольная работа; • Отчет по лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Опрос на занятиях; • Зачет; • Расчетная работа; • Конспект самоподготовки; • Тест; • Собеседование; • Зачет;	• Отчет по лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Зачет; • Расчетная работа; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 4.

Таблица 4 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• Знает методологию решения задачи анализа и расчета характеристик электрических цепей. Знает суть задач анализа и расчета нестандартных электрических цепей. Знает различные подходы решения задач анализа и расчета электрических цепей. ;	• Умеет решать задачу анализа и расчета характеристик электрических цепей различными способами. Умеет обосновать выбранную методику. Умеет решать задачу анализа и расчета характеристик электрических цепей повышенной сложности ;	• Свободно владеет методиками постановки задачи, решения и анализа. Может организовать и контролировать работу группы людей. Контролирует работу, проводит оценку, совершенствует свои действия и приемы работы. ;
Хорошо (базовый уровень)	• Знает методику решения задачи анализа и расчета характеристик типовой электрической цепи ;	• Умеет решать задачу анализа и расчета характеристик типовой электрической цепи. Анализ и формирование выводов является проблематичным ;	• 1.Критически осмысливает полученные знания и результаты. Однако, глубокий анализ выполненной работы и формирование выводов представляет трудности. 2. Компетентен в различных ситуациях (может работать в команде), например, в группе по выполнению лабораторной работы. 3. Владеет разными способами представления

Согласована на портале № 10682

			физической информации. ;
Удовлетворительно (пороговый уровень)	• Знает первоначальные понятия по задаче анализа и расчета характеристик электрических цепей ;	• Обладает лишь начальными умениями, требуемыми для решения задачи анализа и расчета характеристик электрических цепей ;	• Работает при прямом наблюдении;

2.2 Компетенция ПК-1

ПК-1: способностью строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, а также использовать стандартные программные средства их компьютерного моделирования.

Для формирования компетенции необходимо осуществить ряд этапов. Этапы формирования компетенции, применяемые для этого виды занятий и используемые средства оценивания представлены в таблице 5.

Таблица 5 – Этапы формирования компетенции и используемые средства оценивания

Состав	Знать	Уметь	Владеть
Содержание этапов	-предмет и принципы микросхемотехники; -функциональное назначение, характеристики, параметры и конструктивно-технологическое исполнение аналоговых и цифровых интегральных микросхем; - особенности применения интегральных микросхем в электронных устройствах различного функционального назначения.	-выполнять синтез, анализ, расчет и оптимизацию микроэлектронных устройств; -определять характеристики и параметры интегральных микросхем; - применять микроэлектронные изделия при проектировании и модернизации электронной аппаратуры.	- методами схемотехнического проектирования микроэлектронных устройств с использованием средств автоматизированного проектирования; - методиками экспериментальных исследований микроэлектронных устройств.
Виды занятий	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные занятия; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Интерактивные лекции; • Практические занятия; • Лабораторные занятия; • Лекции; • Самостоятельная работа;	• Интерактивные практические занятия; • Интерактивные лабораторные занятия; • Лабораторные занятия; • Самостоятельная работа;
Используемые	• Контрольная работа;	• Контрольная работа;	• Отчет по

Согласована на портале № 10682

средства оценивания	• Отчет по лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Опрос на занятиях; • Зачет; • Расчетная работа; • Конспект самоподготовки; • Тест; • Собеседование; • Зачет;	• Отчет по лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Опрос на занятиях; • Зачет; • Расчетная работа; • Конспект самоподготовки; • Тест; • Собеседование; • Зачет;	лабораторной работе; • Домашнее задание; • Отчет по индивидуальному заданию; • Зачет; • Расчетная работа; • Зачет;

Формулировка показателей и критериев оценивания данной компетенции приведена в таблице 6.

Таблица 6 – Показатели и критерии оценивания компетенции на этапах

Состав	Знать	Уметь	Владеть
Отлично (высокий уровень)	• Знает методику анализа по обоснованному выбору простейших физических и математических моделей приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. Знает различные стандартные программные средства их компьютерного моделирования, их достоинства и недостатки. ;	• Умеет строить простейшие физические и математические модели приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. Умеет обоснованно выбирать и применять стандартные программные средства для компьютерного моделирования процессов в физических и математических моделях приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения, ;	• Свободно владеет методиками постановки задачи, решения и анализа полученных результатов. 2.Свободно владеет разными стандартными программными средствами для компьютерного моделирования процессов в физических и математических моделях приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. Свободно владеет методиками экспериментальных исследований микроэлектронных устройств. ;
Хорошо (базовый уровень)	• Знает общие принципы построения физических и математических моделей приборов, схем, устройств и установок электроники	• Умеет применять для решения задач известные простейшие физические и математические модели приборов, схем, устройств и установок	• 1.Критически осмысливает полученные знания и результаты. Однако, глубокий анализ выполненной работы и формирование выводов

Согласована на портале № 10682

	и наноэлектроники различного функционального назначения. Знает стандартные программные средства их компьютерного моделирования. ;	электроники и наноэлектроники различного функционального назначения. Умеет применять стандартные программные средства для компьютерного моделирования процессов в физических и математических моделях приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. ;	представляет трудности. 2. Компетентен в различных ситуациях (может работать в команде); 3. Владеет разными способами представления физической информации. ;
Удовлетворительно (пороговый уровень)	• Знает первоначалльные понятия о физических и математических моделях приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. Имеет фрагментарное представление о стандартных программных средствах компьютерного моделирования приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. ;	• Умеет применять на практике единичные типы простейших моделей. Умеет применять фрагменты стандартных программных средств для компьютерного моделирования процессов в физических и математических моделях приборов, схем, устройств и установок электроники и наноэлектроники различного функционального назначения. ;	• Работает при прямом наблюдении;

3 Типовые контрольные задания

Для реализации вышеперечисленных задач обучения используются типовые контрольные задания или иные материалы, необходимые для оценки знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы формирования компетенций в процессе освоения образовательной программы, в следующем составе.

3.1 Вопросы на самоподготовку

- Логические элементы и их схемотехническая реализация.
- Контроль четности
- Характеристики идеального и неидеального операционного усилителя

Согласована на портале № 10682

3.2 Тестовые задания

– 1. Законы Булевой алгебры. 2. Обозначение логических элементов

3.3 Зачёт

– Банк задач по различным разделам дисциплины. Перечень ключевых вопросов по основным разделам дисциплины.

– 1. Реализовать схему мультиплексора х/у. 2. Реализовать схему демультиплексора х/у. 3. Реализовать схему шифратора х/у. 4. Реализовать схему дешифратора х/у. 5. Реализовать схему асинхронного счетчика. 6. Реализовать схему синхронногосчетчика.

3.4 Темы домашних заданий

– Контроль четности

3.5 Темы индивидуальных заданий

– Синтез схем на основе устройств последовательностного типа
– Синтез схем на основе устройств комбинационного типа
– счетчики
– Контроль четности

3.6 Вопросы на собеседование

– Логические элементы и их схемотехническая реализация.
– Постоянные запоминающие устройства

3.7 Темы опросов на занятиях

– Цифровые сумматоры
– Мультиплексоры и демультиплексоры
– Постоянные запоминающие устройства
– Триггеры
– Мультиплексоры и демультиплексоры
– Минимизация логических устройств
– Системы счисления
– Цели и задачи микросхемотехники
– счетчики
– Контроль четности
– Характеристики идеального и неидеального операционного усилителя
– Делители частоты
– Синтез схем на основе комбинационных логических устройств.
– Сумматоры и вычитатели
– Шифраторы и дешифраторы
– Законы булевой алгебры
– Способы записи функций алгебры логики
– Расчет типовых схем на операционных усилителях
– Счетчики

3.8 Темы контрольных работ

– мультиплексоры и демультиплексоры
– Минимизация логических устройств
– Асинхронные счетчики и делители частоты

3.9 Темы расчетных работ

– Цифровые сумматоры
– Мультиплексоры и демультиплексоры
– Системы счисления
– Делители частоты
– Синтез схем на основе комбинационных логических устройств.

Согласована на портале № 10682

– Сумматоры и вычитатели
– Шифраторы и дешифраторы
– Законы булевой алгебры
– Способы записи функций алгебры логики
– Расчет типовых схем на операционных усилителях
– Счетчики

3.10 Темы лабораторных работ

– Типовые схемы на основе операционного усилителя
– Функциональные узлы устройств комбинационного типа
– Функциональные узлы устройств последовательностного типа
– счетчики

4 Методические материалы

Для обеспечения процесса обучения и решения задач обучения используются следующие материалы:

– методические материалы, определяющие процедуры оценивания знаний, умений, навыков и (или) опыта деятельности, характеризующих этапы фор-мирования компетенций, согласно п. 12 рабочей программы.

4.1. Основная литература

1. 1.Легостаев Н.С. Микроэлектроника: Учеб.пособие/ Н.С. Легостаев, К.В.Четвергов - Томск: Эль Контент, 2013. - 172 с.ISBN 978-5-4332-0073-9. [Электронный ресурс]. - http://ie.tusur.ru/docs/lns/me.rar

2. 2. Легостаев Н.С., Четвергов К.В. Микроэлектроника: методические указания по изучению дисциплины. — Томск: Факультет дистанционного обучения, ТУСУР, 2012. — 86 с [Электронный ресурс]. - http://ie.tusur.ru/docs/lns/me_mu.rar

3. 3. Легостаев Н.С., Четвергов К.В. Микросхемотехника.: Руководство к организации самостоятельной работы – Томск : Томский государственный университет систем управления и радиоэлектроники, 2012.– 46 с. [Электронный ресурс]. - http://www.ie.tusur.ru/docs/lns/mst.zip

4.2. Дополнительная литература

1. 2.Шарапов А.В. Микроэлектроника.Цифровая схемотехника: Учеб.пособие / А.В.Шарапов. –Томск: Томск. гос. ун-т систем упр. и радиоэлектроники, 2007. – 162 с., ISBN 978-586889-400-8-90 90экз (наличие в библиотеке ТУСУР - 90 экз.)

2. 1.Ефимов И.Е. Основы микроэлектроники: Учебник:. 3-е., стер.- СПб.: Издательство "Лань", 2008.-384 с.: ил.- (Учебник для вуза. Специальная литература.) ISBN 978-5-8114-0866-5. эл. адрес:http://e.lanbook.com/viem/book/709 [Электронный ресурс]. - http://e.lanbook.com/viem/book/709

4.3. Обязательные учебно-методические пособия

1. Шарапов А.В. Микроэлектроника: Руководство к организации самостоятельной работы. –Томск: Томск. гос. ун-т систем упр. и радиоэлектроники, 2006. – 70 с. (наличие в библиотеке ТУСУР - 97 экз.)

2. Шарапов А.В. Лабораторный практикум по микроэлектронике, эл. адрес: http //www. ie. tusur.ru/content.php?id=444 (наличие в библиотеке ТУСУР - 1 экз.)

4.4. Базы данных, информационно справочные и поисковые системы

1. По усмотрению разработчика программы. Не используются.

Согласована на портале № 10682