Министерство образования и науки Российской Федерации

ТОМСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ СИСТЕМ УПРАВЛЕНИЯ И РАДИОЭЛЕКТРОНИКИ (ТУСУР)

Кафедра радиоэлектроники и защиты информации (РЗИ)

УТВЕРЖДАЮ

Заведующий кафедрой РЗИ

_____А.С. Задорин

_____2013 г.

РАСЧЕТ СВЕРХШИРОКОПОЛОСНЫХ УСИЛИТЕЛЬНЫХ КАСКАДОВ

Учебно-методическое пособие по курсовому проектированию по дисциплине «Устройства приема и обработки сигналов»

Разработчик:

____А.А. Титов;

Томск – 2013

Рецензент: А.С. Красько, старший преподаватель кафедры Радиоэлектроники и защиты информации Томского государственного университета систем управления и радиоэлектроники.

Титов А.А.

Расчет сверхширокополосных усилительных каскадов: Учебно-методическое пособие по курсовому проектированию для студентов радиотехнических специальностей. – Томск: Томск. гос. ун-т систем управления и радиоэлектроники, 2013. – 34 с.

Пособие содержит описание различных схемных решений построения сверхширокополосных усилительных каскадов на биполярных и полевых транзисторах, формулы для расчета значений элементов высокочастотной коррекции, расчета коэффициента усиления и полосы пропускания рассматриваемых каскадов.

> © Томский гос. ун-т систем управления и радиоэлектроники, 2013 ©Титов А.А., 2013

СОДЕРЖАНИЕ

ВВЕДЕНИЕ	4
1. ЭКВИВАЛЕНТНЫЕ СХЕМЫ ЗАМЕЩЕНИЯ БИПОЛЯРНЫХ	
И ПОЛЕВЫХ ТРАНЗИСТОРОВ	5
2. РАСЧЕТ НЕКОРРЕКТИРОВАННОГО КАСКАДА НА БИПОЛЯРНОМ	
ТРАНЗИСТОРЕ	7
2.1. ОКОНЕЧНЫЙ КАСКАД	7
2.2. ПРОМЕЖУТОЧНЫЙ КАСКАД	8
3. РАСЧЕТ КАСКАДА НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ	
С ВЫСОКОЧАСТОТНОЙ ИНДУКТИВНОЙ КОРРЕКЦИЕЙ	9
3.1. ОКОНЕЧНЫЙ КАСКАД	9
3.2. ПРОМЕЖУТОЧНЫЙ КАСКАД	10
4. РАСЧЕТ КАСКАДА НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ	
С ВЫСОКОЧАСТОТНОЙ ЭМИТТЕРНОЙ КОРРЕКЦИЕЙ	11
4.1. ОКОНЕЧНЫЙ КАСКАД	11
4.2. ПРОМЕЖУТОЧНЫЙ КАСКАД	12
5. КОРРЕКЦИЯ ИСКАЖЕНИЙ В КАСКАДЕ НА БИПОЛЯРНОМ	
ТРАНЗИСТОРЕ, ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ	13
5.1. РАСЧЕТ ИСКАЖЕНИЙ ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ	13
5.2. РАСЧЕТ ВХОДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ	14
5.3. РАСЧЕТ КАСКАДА С ПАРАЛЛЕЛЬНОЙ ОТРИЦАТЕЛЬНОЙ	
ОБРАТНОЙ СВЯЗЬЮ	16
6. СОГЛАСОВАННЫЕ КАСКАДЫ НА БИПОЛЯРНЫХ	
ТРАНЗИСТОРАХ С ОБРАТНЫМИ СВЯЗЯМИ	17
6.1. РАСЧЕТ КАСКАДА С КОМБИНИРОВАННОЙ ООС	17
6.2. РАСЧЕТ КАСКАДОВ С ПЕРЕКРЕСТНЫМИ ООС	19
7. РАСЧЕТ КАСКОДА ОЬЩИЙ ЭМИТТЕР – ОБЩАЯ БАЗА	20
8. РАСЧЕТ НЕКОРРЕКТИРОВАННОГО КАСКАДА НА	
ПОЛЕВОМ ТРАНЗИСТОРЕ	21
8.1. ОКОНЕЧНЫЙ КАСКАД	21
8.2. ПРОМЕЖУТОЧНЫЙ КАСКАД	22
8.3 РАСЧЕТ ИСКАЖЕНИЙ, ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ	23
9. РАСЧЕТ КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ С	
ВЫСОКОЧАСТОТНОЙ ИНДУКТИВНОЙ КОРРЕКЦИЕЙ	24
10. РАСЧЕТ КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ С	
ВЫСОКОЧАСТОТНОЙ ИСТОКОВОЙ КОРРЕКЦИЕЙ	25
11. РАСЧЕТ ВХОДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ КАСКАДА	
НА ПОЛЕВОМ ТРАНЗИСТОРЕ	27
12. РАСЧЕТ МЕЖКАСКАДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ	
ВТОРОГО ПОРЯДКА	28
СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ	31

ВВЕДЕНИЕ

Расчет сверхширокополосных усилительных каскадов является неотъемлемой частью процесса проектирования устройств приема и обработки сигналов. В известной учебной и научной литературе материал, посвященный этой проблеме, не всегда представлен в удобном для проектирования виде. К тому же в науке нет достаточно обоснованных доказательств преимуществ использования того либо иного схемного решения при разработке конкретного сверхширокополосного усилителя, предназначенного для работы в конкретной схеме устройства приема и обработки сигналов. В этой связи проектирование сверхширокополосных усилителей во многом основано на интуиции и опыте разработчика. При этом, разные разработчики, чаще всего, по-разному решают поставленные перед ними задачи, достигая требуемых результатов. В этой связи в данном пособии собраны наиболее известные и эффективные схемные решения построения сверхширокополосных усилителей на биполярных и полевых транзисторах, а соотношения для расчета коэффициента усиления, полосы пропускания и значений элементов высокочастотной коррекции даны без выводов. Ссылки на литературу позволяют найти, при необходимости, доказательства справедливости приведенных соотношений.

1. ЭКВИВАЛЕНТНЫЕ СХЕМЫ ЗАМЕЩЕНИЯ БИПОЛЯРНЫХ И ПОЛЕВЫХ ТРАНЗИСТОРОВ

В соответствии с [1, 2, 3], приведенные ниже соотношения для расчета усилительных каскадов на биполярных транзисторах (БТ) основаны на использовании эквивалентной схемы замещения транзистора, приведенной на рис. 1.1, либо на использовании его однонаправленной модели, приведенной на рис. 1.2.



Рис. 1.1



Рис. 1.2

Значения элементов схемы могут быть рассчитаны по паспортным данным транзистора по следующим формулам [1]:

 $g_{\vec{0}} = 1/r_{\vec{0}};$ $r_{\vec{0}} = \tau_{c}/C_{\kappa};$ $g_{\vec{0}3} = 1/r_{3}(1 + \beta_{0});$ $r_{3}[OM] = 1/g_{3} = 26/I_{30}[MA] + a/\sqrt{I_{30}[MA]};$ $C_{3} = 1/2\pi f_{T}r_{3}(1 + \beta_{0});$ $G = \alpha_{0}/r_{3};$ $\alpha_{0} = \beta_{0}/(1 + \beta_{0});$ $g_{i} = I_{\kappa,max}/U_{\kappa_{3},max}$

где С_к - емкость коллекторного перехода;

τ_с - постоянная времени цепи обратной связи;

β₀ - статический коэффициент передачи тока в схеме с общим эмиттером;

 f_{T} - граничная частота коэффициента передачи тока в схеме с общим эмиттером;

I_{э0}[мА] - ток эмиттера в рабочей точке в миллиамперах;

а =3 - для планарных кремниевых транзисторов;

а =4 - для остальных транзисторов;

U_{кэ.max} - максимально допустимое постоянное напряжение коллекторэмиттер; I_{к.max} - максимально допустимый постоянный ток коллектора.

В справочной литературе значения τ_c и C_{κ} часто приводятся измеренными при различных значениях напряжения коллектор-эмиттер $U_{\kappa_{\vartheta}}$. Поэтому при расчетах r_{σ} значение C_{κ} следует пересчитать по формуле [1]

$$C_{\kappa}(U_{\kappa \ni 2}) = C_{\kappa}(U_{\kappa \ni 1}) \sqrt{U_{\kappa \ni 1}/U_{\kappa \ni 2}},$$

где U_{кэ1} - напряжение U_{кэ}, при котором производилось измерение C_к;

 $\mathrm{U}_{\kappa \mathfrak{22}}$ - напряжение $\mathrm{U}_{\kappa \mathfrak{2}}$, при котором производилось измерение τ_c .

Поскольку g_{бк} оказывается много меньше проводимости нагрузки усилительных каскадов, в расчетах она обычно не учитывается.

Значения элементов схемы замещения, приведенной на рис. 1.2, могут быть рассчитаны по следующим формулам [3, 4]:

$$\begin{split} & L_{BX} = L_{\vec{0}} + L_{\vec{9}}; \\ & R_{BX} = r_{\vec{0}}; \\ & C_{BbIX} = C_{K}; \\ & R_{BbIX} = U_{K3, max} / I_{K, max}, \end{split}$$

где L_б, L_э - индуктивности выводов базы и эмиттера.

При расчетах по эквивалентной схеме приведенной на рис. 1.2, вместо Е_г используют параметр G_{HOM12} - коэффициент усиления транзистора по мощности в режиме двухстороннего согласования [2], равный:

$$G_{HOM12} = (\omega_{HOM}/\omega)^2, \qquad (1.1)$$

где ω_{ном}=2πf_{ном} - круговая частота, на которой коэффициент усиления транзистора по мощности в режиме двухстороннего согласования равен единице;

ω - текущая круговая частота.

Формула (1.1) и однонаправленная модель (рис. 1.2) справедливы для области рабочих частот выше $\mathbf{f}_{\beta} = \mathbf{f}_{\mathrm{T}} / \beta_{\mathrm{O}}$ [5].

Предлагаемые ниже соотношения для расчета усилительных каскадов на полевых транзисторах (ПТ) основаны на использовании эквивалентной схемы замещения ПТ, приведенной на рис. 1.3,а, и полученной на её основе однонаправленной модели, приведенной на рис. 1.3,б [4, 5, 6].



Здесь C_{3U} – емкость затвор-исход, C_{3C} – емкость затвор-сток, C_{CU} – емкость сток-исток, R_{BbIX} – сопротивление сток-исток, S – крутизна ПТ, C_{BX} = C_{3U} +

+ $C_{3C}(1+SR_{\Im})$, $R_{\Im}=R_{BbIX}R_{H}/(R_{BbIX}+R_{H})$, R_{H} – сопротивление нагрузки каскада на ПТ, $C_{BbIX}=C_{CH}+C_{3C}$.

2. РАСЧЕТ НЕКОРРЕКТИРОВАННОГО КАСКАДА НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ

2.1. ОКОНЕЧНЫЙ КАСКАД

Принципиальная схема оконечного некорректированного усилительного каскада на БТ приведена на рис. 2.1,а, эквивалентная схема по переменному току - на рис. 2.1,б, где C_P - разделительный конденсатор, R_{61} , R_{62} - резисторы базового делителя, R_3 - резистор термостабилизации, C_3 - блокировочный конденсатор, R_{κ} - сопротивление в цепи коллектора, $R_{\rm H}$ - сопротивление нагрузки [1].

При отсутствии реактивности нагрузки, полоса пропускания каскада определяется параметрами транзистора. В соответствии с [1] коэффициент усиления каскада в области верхних частот можно описать выражением:

$$K_{\rm u} = \frac{U_{\rm BMX}}{U_{\rm BX}} = \frac{K_0}{1+p\tau_{\rm B}},$$



При заданном уровне частотных искажений $Y_{B} = |K_{u}/K_{0}|$, верхняя граничная частота f_{B} полосы пропускания каскада равна:

$$\mathbf{f}_{\mathbf{B}} = \sqrt{1 - Y_{\mathbf{B}}^2 / 2\pi Y_{\mathbf{B}} \tau_{\mathbf{B}}}.$$
 (2.5)

Входное сопротивление каскада может быть аппроксимировано параллельной RC цепью [1]:

$$C_{BX} = \tau g_{\delta} + K_0 C_{\kappa} g_{\delta} / (g_{\delta} + g_{\delta}); \qquad (2.6)$$

$$_{BX} = 1/R_{BX} = g_{\delta}g_{\delta 9}/(g_{\delta} + g_{\delta 9}).$$
(2.7)

Пример 2.1. Рассчитать f_B , R_κ , R_{BX} , C_{BX} каскада, приведенного на рис. 2.1, при использовании транзистора КТ610А [6]($r_6 = 5$ Ом, $r_3 = 1$ Ом, $g_{63} = 0,0083$ Сим, $C_\kappa = 4 \ \Pi \Phi$, $C_3 = 160 \ \Pi \Phi$, $f_T = 1 \ \Gamma \Gamma \mu$, $\beta_0 = 120$, $S_0 = 0,95$ A/B, $\alpha_0 = 0,99$, $I_{30} = 55$ мА), и условий: $R_H = 50$ Ом; $Y_B = 0,9$; $K_0 = 10$.

Решение. При известных K_0 и S_0 , в соответствии с (2.1), имеем: $R_{_{3KB}}$ = 10,5 Ом. Зная $R_{_{3KB}}$, находим: $R_{_K}$ = 13,3 Ом. По формуле (2.2) определим: $\tau_{_B}$ = 1,03·10⁻⁹с. Подставляя известные Y_B и $\tau_{\hat{a}}$ в соотношение (2.5) получим: f_B = 74,9 МГц. По формулам (2.6) и (2.7) определим $C_{_{BX}}$ = 196 пФ, $R_{_{BX}}$ = 126 Ом.

2.2. ПРОМЕЖУТОЧНЫЙ КАСКАД

Принципиальная схема каскада приведена на рис. 2.2,а, эквивалентная схема по переменному току - на рис. 2.2,б.



В соответствии с [1] коэффициент усиления каскада в области верхних частот описывается выражением:

$$K_{u} = \frac{U_{BbIX}}{U_{BX}} = \frac{K_{0}}{1 + p\tau_{B}},$$
где $K_{0} = S_{0} \cdot R_{3KB};$ (2.8)
 $\tau_{B} = R_{3KB} [C_{BX} + g_{3KB}\tau + C_{K}(1 + S_{0}r_{0})];$ (2.9)
 $R_{3KB} = 1/g_{3KB} = R_{K}R_{BX}/(R_{K} + R_{BX});$ (2.10)
 R_{BX}, C_{BX} – входное сопротивление и входная емкость нагружающего каска-
ла.

Значения $f_{\rm B}$, входное сопротивление и входная емкость каскада рассчитываются по формулам (2.5), (2.6), (2.7).

Пример 2.2. Рассчитать f_{B} , R_{K} , R_{BX} , C_{BX} каскада, приведенного на рис. 2.2, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $Y_{B} = 0.9$; $K_{0} = 10$; R_{BX} , C_{BX} нагружающего каскада - из примера 2.1.

Решение. По известным K_0 и S_0 из (2.8) получим: $R_{3KB} = 10.5$ Ом. Зная R_{3KB} из (2.10) найдем: $R_{\kappa} = 11,5$ Ом. По формуле (2.9) определим: $\tau_B = 3 \cdot 10^{-9}$ с. Подставляя известные Y_B , τ_B в соотношение (2.5) получим $f_B = 25,5$ МГц. По формулам (2.6) и (2.7) определим $R_{BX} = 126$ Ом, $C_{BX} = 196$ пФ.

3. РАСЧЕТ КАСКАДА НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ С ВЫ-СОКОЧАСТОТНОЙ ИНДУКТИВНОЙ КОРРЕКЦИЕЙ

3.1. ОКОНЕЧНЫЙ КАСКАД

Принципиальная схема каскада с высокочастотной индуктивной коррекцией приведена на рис. 3.1,а, эквивалентная схема по переменному току - на рис. 3.1,б [1].



Рис. 3.1

При отсутствии реактивности нагрузки высокочастотная индуктивная коррекция вводится для коррекции искажений АЧХ вносимых транзистором. Корректирующий эффект в схеме достигается за счет возрастания сопротивления коллекторной цепи с ростом частоты усиливаемого сигнала и компенсации, благодаря этому, шунтирующего действия выходной емкости транзистора.

В соответствии с [1] коэффициент усиления каскада в области верхних частот, при оптимальном значении L_{κ} равном:

$$L_{\kappa} = R_{\kappa} \tau_{B}, \qquad (3.1)$$

(3.2)

(3.3) (3.4) (3.5)

описывается выражением:

$$K_{u} = \frac{U_{BMX}}{U_{RX}} = \frac{K_{0}}{1 + p\tau_{\kappa}},$$

ГДе $K_0 = S_0 \cdot R_{3KB};$ $R_{3KB} = R_K R_H / (R_K + R_H).$

$$\tau_{\rm K} = L_{\rm K} / (R_{\rm H} + R_{\rm K});$$

$$\tau_{\rm B} = \tau + C_{\rm K} R_{\rm 2KB} (1 + S_0 r_{\rm b});$$

τ и S₀ рассчитываются по (2.3) и (2.4).

При заданном значении У_в, f_в каскада равна:

$$\mathbf{f}_{\mathbf{B}} = \sqrt{1 - Y_{\mathbf{B}}^2 / 2\pi Y_{\mathbf{B}} \tau_{\mathbf{K}}}.$$
(3.6)

Значения R_{вх}, C_{вх} каскада рассчитываются по формулам (2.6), (2.7).

Пример 3.1. Рассчитать f_{B} , R_{κ} , L_{κ} , R_{BX} , C_{BX} каскада с ВЧ индуктивной коррекцией, схема которого приведена на рисунке 3.1, при использовании тран-

зистора КТ610А (данные транзистора приведены в примере 2.1) и условий $R_{\rm H}$ = 50 OM; $Y_B = 0.9$; $K_0 = 10$.

Решение. По известным K_0 и S_0 из (3.2) получим $R_{3kB} = 10.5$ Ом. Зная R_{3KB} из (3.3) найдем $R_{K} = 13,3$ Ом. Рассчитывая τ_{B} по (3.5) и подставляя в (3.1) получим $L_{\kappa} = 13,7 \cdot 10^{-9}$ Гн. Определяя τ_{κ} по (3.4) и подставляя в (3.6) определим f_в = 350 МГц. По формулам (2.6), (2.7) найдем C_{вх} = 196 пФ, R_{вх} = 126 Ом.

3.2. ПРОМЕЖУТОЧНЫЙ КАСКАД

Принципиальная схема промежуточного каскада с высокочастотной индуктивной коррекцией приведена на рис. 3.2,а, эквивалентная схема по переменному току - на рис. 3.2,б.



В соответствии с [1] коэффициент усиления каскада в области верхних частот, при оптимальном значении L_к равном:

$$L_{\rm K} = R_{\rm K} \tau_{\rm B}, \qquad (3.7)$$

определяется выражением:

 $K_0 = S_0 \cdot$

где

$$K_{u} = \frac{U_{BbIX}}{U_{BX}} = \frac{K_{0}}{1 + p\tau_{K}},$$

$$K_{0} = S_{0} \cdot R_{3KB};$$

$$R_{3KB} = \frac{1}{g_{3KB}} = \frac{R_{K}R_{BX}}{(R_{K} + R_{BX})};$$

$$\tau_{K} = \frac{L_{K}}{(R_{BX} + R_{K})};$$

$$(3.9)$$

$$\tau_{B} = R_{3KB}[C_{BX} + g_{3KB}\tau + C_{K}(1 + S_{0}r_{0})];$$

$$(3.11)$$

$$R_{L} = C_{L} = p_{X} =$$

R_{вх}, С_{вх} – входное сопротивление и емкость нагружающего каскада; τ и S₀ рассчитываются по (2.3) и (2.4).

Значения **f**_B, **R**_{BX}, **C**_{BX} каскада рассчитываются по формулам (3.6), (2.6), (2.7).

Пример 3.2. Рассчитать **f**_B, R_K, L_K, R_{BX}, C_{BX} каскада с ВЧ индуктивной коррекцией, схема которого приведена на рис. 3.2, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: У_в = 0,9; $K_0 = 10$; R_{BX} , C_{BX} нагружающего каскада - из примера 2.1.

Решение. По известным K_0 и S_0 из (3.8) получим $R_{3KB} = 10,5$ Ом. Зная R_{3KB} из (3.9) найдем $R_{K} = 11,5$ Ом. Рассчитывая τ_{B} по (3.11) и подставляя в (3.7) получим $L_{\kappa} = 34,7 \cdot 10^{-9}$ Гн. Определяя τ_{κ} по (3.10) и подставляя в (3.6) определим $f_{B} = 308$ МГц. По формулам (2.6), (2.7) найдем $C_{BX} = 196$ пФ, $R_{BX} = 126$ Ом.

4. РАСЧЕТ КАСКАДА НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ С ВЫ-СОКОЧАСТОТНОЙ ЭМИТТЕРНОЙ КОРРЕКЦИЕЙ

4.1. ОКОНЕЧНЫЙ КАСКАД

Принципиальная схема каскада с эмиттерной коррекцией приведена на рис. 4.1,а, эквивалентная схема по переменному току - на рисунке 4.1,б, где R_1,C_1 - элементы коррекции [1]. При отсутствии реактивности нагрузки эмиттерная коррекция вводится для коррекции искажений АЧХ вносимых транзистором, увеличивая амплитуду сигнала на переходе база-эмиттер с ростом частоты усиливаемого сигнала.



В соответствии с [1], коэффициент передачи каскада в области верхних частот, при выборе элементов коррекции R_1 и C_1 соответствующими оптимальной по Брауде форме АЧХ, описывается выражением:

$$K_{u} = \frac{U_{BbIX}}{U_{BX}} = K_{0C} \frac{1 + p_{H}A}{1 + p_{H}B + p_{H}^{2}},$$
(4.1)

 $p_{\rm H} = i\Omega_{\rm H}$; где $Ω_{\rm H} = ω \sqrt{\tau_{20\Pi T} \tau_{\rm B}/F}$ - нормированная частота; A = $\sqrt{m_{0\Pi T}F}$; $B = (1 + m_{OIIT}) / \sqrt{m_{OIIT}F}$; $K_{0C} = S_0 R_{3KB} / F$ (4.2) $R_{3KB} = R_K R_H / (R_K + R_H);$ (4.3) $F = 1 + S_0 R_1$ - глубина ООС; (4.4) $m_{OIIT} = \tau_{OIIT} / \tau_B$; (4.5) $\tau_{30\Pi T} = R_1 C_{10\Pi T}$; (4.6) $\tau_{\rm B} = \tau + C_{\rm K} R_{\rm 3KB} (1 + S_0 r_{\rm b}).$ (4.7)

При заданном значении **F**, значение m_{опт} определяется выражением:

$$m_{onm} = \frac{1 - F + \sqrt{2F(F-1)}}{\sqrt{(F^2 - 1)}}.$$
(4.8)

Подставляя известные F и m_{опт} в (4.1) найдем:

$$f_{\rm B} = \frac{1}{2\pi} \sqrt{\frac{F\left[\frac{m_{\rm OIIT} \cdot N \cdot F}{2} + \sqrt{\left[\left(\frac{m_{\rm OIIT} NF}{2}\right)^2 + N\right]}\right]}{\tau_{\rm POIIT} \tau_{\rm B}}}, \qquad (4.9)$$

 $\Gamma Д e = (1 - Y_B^2) / Y_B^2.$

Входное сопротивление каскада с эмиттерной коррекцией может быть аппроксимировано параллельной RC-цепью [1]:

$$C_{BX} = [\tau g_{\delta} + K_0 C_{\kappa} g_{\delta} / (g_{\delta} + g_{\delta})] / F; \qquad (4.10)$$

$$g_{BX} = 1/R_{BX} = g_{\delta}g_{\delta_{\theta}}/(g_{\delta} + g_{\delta_{\theta}})F.$$
 (4.11)

Пример 4.1. Рассчитать f_B , R_1 , C_1 , R_{BX} , C_{BX} каскада с эмиттерной коррекцией, схема которого приведена на рисунке 4.1, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $Y_B = 0.9$; $K_{0C} = 10$; $R_H = R_K = 100 \text{ OM}$.

Решение. По известным K_{0C} , S_0 , R_H и R_κ из (4.2), (4.3) получим: F = 4,75. Подставляя F в (4.4) и (4.8) найдем $R_1 = 4$ Ом; $m_{0\Pi T} = 1,03$. Рассчитывая τ_B по (4.7) и подставляя в (4.5), (4.6) получим: $C_{10\Pi T} = 50,5$ пФ. По известным Y_B , F, $m_{0\Pi T}$, τ_B и $\tau_{30\Pi T}$ из (4.9) определим: $f_B = 407$ МГц. По формулам (4.10), (4.11) найдем $C_{BX} = 71$ пФ, $R_{BX} = 600$ Ом.

4.2. ПРОМЕЖУТОЧНЫЙ КАСКАД

Принципиальная схема промежуточного каскада с эмиттерной коррекцией приведена на рис. 4.2,а, эквивалентная схема по переменному току - на рис. 4.2,б.





В соответствии с [1], коэффициент передачи каскада в области верхних частот, при выборе элементов коррекции R_1 и C_1 соответствующими оптимальной по Брауде форме АЧХ, описывается выражением:

$$K_{u} = \frac{U_{BbIX}}{U_{BX}} = K_{0C} \frac{1 + p_{H}A}{1 + p_{H}B + p_{H}^{2}},$$
(4.12)

ГДе
$$p_{H} = i\Omega_{H};$$

 $\Omega_{H} = \omega \sqrt{\tau_{30\Pi T} \tau_{B}/F}$ - нормированная частота;
 $A = \sqrt{m_{0\Pi T}F};$
 $B = (1 + m_{0\Pi T} + n)/\sqrt{m_{0\Pi T}F};$
 $K_{0C} = S_{0}R_{3KB}/F;$
 $K_{0C} = S_{0}R_{3KB}/F;$
 $R_{3KB} = 1/g_{3KB} = R_{K}R_{BX}/(R_{K} + R_{BX});$
 $F = 1 + S_{0}R_{1} - \Gamma_{J}Y \delta U Ha OOC;$
 $m_{0\Pi T} = \tau_{30\Pi T}/\tau_{B};$
 $\tau_{B} = R_{3KB}[C_{BX} + g_{3KB}\tau + C_{K}(1 + S_{0}r_{0})];$
 $n = S_{0}R_{3KB}R_{1}C_{BX}/\tau_{B};$
(4.19)

 R_{BX}, C_{BX} – входное сопротивление и емкость нагружающего каскада; τ и S₀ рассчитываются по (2.3) и (2.4).

При заданном значении **F**, значение m_{опт} определяется выражением:

$$m_{onm} = \frac{\sqrt{F^2(2+2n+n^2) - 2F \cdot (n+1) - [F - (n+1)]}}{\sqrt{(F^2 - 1)}},$$
(4.20)

Подставляя известные **F** и m_{опт} в (4.12) найдем:

$$f_{\rm B} = \frac{1}{2\pi} \sqrt{\frac{F\left[\frac{m_{\rm OHT} \cdot N \cdot F}{2} + \sqrt{\left[\left(\frac{m_{\rm OHT} NF}{2}\right)^2 + N\right]}\right]}{\tau_{\rm 30HT} \tau_{\rm B}}}, \qquad (4.21)$$

где $N = (1 - Y_B^2) / Y_B^2$.

Входное сопротивление и входная емкость каскада рассчитываются по соотношениям (4.10) и (4.11).

Пример 4.2. Рассчитать f_{B} , R_{1} , C_{1} , R_{BX} , C_{BX} промежуточного каскада с эмиттерной коррекцией, схема которого приведена на рис. 4.2, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $Y_{B} = 0.9$; $K_{0C} = 10$; R_{BX} , C_{BX} нагружающего каскада - из примера 4.1; $R_{K} = R_{BX}$.

Решение. По известным K_{0C} , S_0 и R_{BX} из (4.13) получим: F = 28,5. Подставляя F в (4.15) найдем: $R_1 = 29$ Ом. Рассчитывая по формуле (4.19) значение п и подставляя его в (4.20) определим: $m_{ont} = 0,76$. Зная m_{ont} , по (4.16) и (4.17) рассчитаем: $C_{1ont} = 201$ пФ. По известным Y_B , m_{ont} , F, τ_B и τ_{3ont} из (4.21) найдем: $f_B = 284$ МГц. По формулам (4.10), (4.11) определим: $C_{BX} = 44$ пФ; $R_{BX} = 3590$ Ом.

5. КОРРЕКЦИЯ ИСКАЖЕНИЙ В КАСКАДЕ НА БИПОЛЯРНОМ ТРАНЗИСТОРЕ, ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ

5.1. РАСЧЕТ ИСКАЖЕНИЙ ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ

Принципиальная схема входной цепи каскада приведена на рис. 5.1,а, эквивалентная схема по переменному току - на рис. 5.1,б.



При условии аппроксимации входного сопротивления каскада параллельной RC-цепью, коэффициент передачи входной цепи в области верхних частот описывается выражением [1]:

$$K_{u} = \frac{U_{BX}}{E_{\Gamma}} = \frac{K_{0}}{1 + p\tau_{BX}},$$

$$K_{0} = R_{BX} / (R_{\Gamma} + R_{BX});$$

$$\tau_{BX} = C_{BX} R_{3KB};$$

$$R_{3KB} = R_{\Gamma} R_{BX} / (R_{\Gamma} + R_{BX});$$
(5.1)
(5.2)

R_{вх}, С_{вх} – входное сопротивление и входная емкость каскада.

где

Значение f_{B} входной цепи рассчитывается по формуле (2.5), где вместо τ_{B} подставляется величина τ_{BX} .

Пример 5.1. Рассчитать K_0 и f_B входной цепи, схема которой приведена на рис. 5.1, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $R_{\Gamma} = 50$ Ом и $Y_B = 0.9$.

Решение. Из примера 2.1 имеем: $R_{BX} = 126 \text{ OM}$, $C_{BX} = 196 \text{ пФ}$. Зная R_{Γ} и R_{BX} из (5.1) получим: $K_0 = 0,716$. По (5.2) найдем: $\tau_{BX} = 7 \cdot 10^{-9}$ с. Подставляя известные Y_B и τ_{BX} в (2.5) определим: $f_B = 11 \text{ М}\Gamma$ ц.

5.2. РАСЧЕТ ВХОДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ

Из приведенных выше примеров расчета видно, что наибольшие искажения АЧХ обусловлены входной цепью. Для расширения полосы пропускания входных цепей в [7] предложено использовать схему, приведенную на рис. 5.2.



Работа схемы основана на увеличении сопротивления цепи R_6L_6 с ростом частоты усиливаемого сигнала и компенсации, благодаря этому, шунтирующего действия входной емкости каскада. Коэффициент передачи входной цепи в области верхних частот можно описать выражением [1]:

$$K_{u} = \frac{U_{BX}}{E_{\Gamma}} = K_{0} \cdot \frac{1 + p\tau_{1}}{1 + p(\tau_{2} + \tau_{1}) + p^{2}\tau_{1}\tau_{BX}},$$
ГДе $K_{0} = g_{\Gamma}/g;$
 $g = \frac{1}{R_{\Gamma}} + \frac{1}{R_{BX}} + \frac{1}{R_{0}} = g_{\Gamma} + g_{BX} + g_{0};$
 $\tau_{1} = L_{0}/R_{0};$
 $\tau_{2} = L_{0}/(R_{\Gamma} + R_{0});$
 $\tau_{BX} = C_{BX}/g$
(5.4)

R_{вх}, С_{вх} – входное сопротивление и входная емкость каскада.

Значение L_{6} , соответствующее оптимальной по Брауде АЧХ, рассчитывается по формуле:

$$L_{\tilde{0}0\Pi T} = \frac{C_{BX}(\sqrt{2g_{\tilde{0}}(g_{\tilde{0}} + g_{\Gamma} + g_{BX})} - g_{\tilde{0}})}{g_{\tilde{0}}^{2}(g_{\tilde{0}} + 2g_{\Gamma} + 2g_{BX})}.$$
 (5.5)

При заданном значении Y_B и расчете L_6 по (5.5) верхняя частота полосы пропускания входной цепи равна:

$$f_{\rm B} = \frac{1}{2\pi\tau_{\rm BX}} \sqrt{\frac{N\tau_1 + \sqrt{N^2\tau_1^2 + 4N\tau_{\rm BX}^2}}{2\tau_1}}, \qquad (5.6)$$

Где N = $(1 - Y_B^2) / Y_B^2$.

Пример 5.2. Рассчитать R_6 , $L_{60\Pi T}$, f_B входной цепи, приведенной на рис. 5.2, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $R_{\Gamma} = 50$ Ом, $Y_B = 0.9$, допустимое уменьшение K_0 за счет введения корректирующей цепи – 5 раз.

Решение. Из примера 5.1 имеем: $R_{BX} = 126 \text{ OM}$, $C_{BX} = 196 \text{ п}\Phi$, $K_0 = 0,716$. Используя соотношение (5.3) и условия задачи получим: $R_6 = 10 \text{ OM}$. Подставляя R_6 в (5.5) найдем: $L_{60\Pi T} = 7,54$ нГн. Подставляя результаты расчетов в (5.6), получим: $f_B = 108 \text{ M}$ Гц. Используя соотношения (5.4), (2.5) определим, что при простом шунтировании каскада резистором $R_6 = 10 \text{ OM} f_B$ каскада оказывается равной 50 МГц.

5.3. РАСЧЕТ КАСКАДА С ПАРАЛЛЕЛЬНОЙ ОТРИЦАТЕЛЬНОЙ ОБРАТНОЙ СВЯЗЬЮ

Для исключения потерь в усилении, обусловленных использованием входной корректирующей цепи (см. раздел 5.2), в качестве входного каскада может быть использован каскад с параллельной отрицательной обратной связью (ООС) [1]. Принципиальная схема каскада приведена на рис. 5.3,а, эквивалентная схема по переменному току - на рис. 5.3,б.



Особенностью схемы является то, что при большом значении входной емкости нагружающего каскада и глубокой ООС (R_{oc} мало) в схеме, даже при условии $L_{oc} = 0$, появляется выброс на АЧХ в области верхних частот. Поэтому расчет каскада следует начинать при условии: $L_{oc} = 0$. В этом случае коэффициент передачи каскада в области верхних частот описывается выражением:

$$K_{\rm E} = \frac{U_{\rm Bbix}}{E_{\rm r}} = \frac{K_0}{1 + b_1 p + b_2 p^2},$$
(5.7)

Где
$$K_0 = R_{oc}/R_{\Gamma};$$
 (5.8)
 $b_1 = \frac{(r_{\delta} + R_{\Gamma})}{R_{\Gamma}R_{3KB}} [C_3 r_3 (R_{3KB} + R_{oc}) + C_K R_{3KB} R_{oc}] +$
 $+ \frac{C_{BX}}{R_{\Gamma}} [r_{\delta} (R_{\Gamma} + R_{oc}) + R_{\Gamma} R_{oc} (1 - \alpha_0)];$
 $b_2 = \frac{C_3 r_3}{R_{\Gamma}} [(C_K + C_{BX}) R_{oc} (R_{\Gamma} + r_{\delta}) + C_K \cdot r_{\delta} \cdot R_{\Gamma}];$
 $R_{3KB} = R_K R_{BX} / (R_K + R_{BX});$
 $R_{BX}, C_{BX} - BXOHOE CONPOTUBЛЕНИЕ И ЕМКОСТЬ НАГРУЖАЮЩЕГО КАСКАДА.$

При заданном значении Y_в, f_в каскада равна:

$$f_{B} = \frac{1}{2\pi} \sqrt{\frac{\sqrt{(b_{1}^{2} - 2b_{2})^{2} + 4N \cdot b_{2}^{2}} - (b_{1}^{2} - 2b_{2})}{2b_{2}^{2}}},$$
 (5.9)

 $\Gamma Д e = (1 - Y_B^2) / Y_B^2$.

Формулой (5.9) можно пользоваться в случае, если $b_1^2 - 2b_2 = D \ge 0$. В случае D < 0 схема имеет выброс на АЧХ и следует увеличить R_{oc} . Если окажется, что при $D \ge 0$ f_B меньше требуемого значения, следует ввести L_{oc} . В этом случае коэффициент усиления каскада в области верхних частот описывается выражением:

$$K_{\rm E} = K_0 \frac{1 + a_1 p}{1 + b_1 p + [L_{\rm oc} b_2 + b_3] p^2 + b_4 p^3},$$
 (5.10)

ГДе
$$K_0 = R_{oc}/R_{r};$$
 (5.11)
 $a_1 = L_{oc}/R_{oc};$
 $b_1 = \frac{(r_{\delta} + R_{\Gamma})}{R_{\Gamma}R_{3KB}} [C_3 r_3 (R_{3KB} + R_{oc}) + C_K R_{3KB} R_{oc}] +$
 $+ \frac{C_{BX}}{R_{\Gamma}} [r_{\delta} (R_{\Gamma} + R_{oc}) + R_{\Gamma} R_{oc} (1 - \alpha_0)];$
 $b_2 = \frac{(r_{\delta} + R_{\Gamma})}{R_{\Gamma} R_{3KB}} [C_3 r_3 + C_K R_{3KB}];$
 $b_3 = \frac{C_3 r_3}{R_{\Gamma}} [(C_K + C_{BX}) R_{oc} (R_{\Gamma} + r_{\delta}) + C_K r_{\delta} R_{\Gamma}];$
 $b_4 = \frac{C_3 r_3}{R_{\Gamma}} (C_K + C_{BX}) (R_{\Gamma} + r_{\delta}) L_{oc}.$

Оптимальная по Брауде АЧХ достигается при условии:

 $f_{\rm B} = \omega_1/2\pi$

$$L_{\text{ocontr}} = R_{\text{oc}} (\sqrt{b_2^2 R_{\text{oc}}^2 + b_1^2 - 2b_3 - b_2 R_{\text{oc}}}).$$
 (5.12)

При заданном значении Y_{B} , f_{B} каскада может быть найдена после нахождения действительного корня ω_{1} уравнения:

$$\omega^{6}b_{4}^{2} + \omega^{4} \left[(L_{\text{ocontr}}b_{2} + b_{3})^{2} - 2b_{1}b_{4} \right] - \omega^{2} \frac{NL_{\text{ocontr}}^{2}}{R_{\text{oc}}^{2}} - N = 0, \qquad (5.13)$$

где N = $(1 - Y_B^2) / Y_B^2$.

При известном значении ω_1 , f_B каскада определяется из условия:

(5.14)

Пример 5.3. Рассчитать f_{B} , R_{oc} , L_{ocont} каскада с параллельной ООС, схема которого приведена на рис. 5.3, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $R_{\Gamma} = 50$ Ом, $Y_{B} = 0.9$, $K_{0} = 1.5$, R_{BX} , C_{BX} нагружающего каскада – из примера 4.2 ($C_{BX} = 44 \text{ пФ}$, $R_{BX} = 3590$ Ом).

Решение. По известным K_0 и R_{Γ} из (5.11) определим R_{oc} =75 Ом. Рассчитывая b_1 и b_2 формулы (5.7) найдем, что D < 0. Поэтому следует увеличить значение K_0 . Выберем K_0 = 6. В этом случае из (5.11) определим: R_{oc} = 150 Ом. Для данного значения R_{oc} D > 0. По формуле (5.9) получим: f_B = 76 МГц. Для расширения полосы пропускания рассчитаем L_{ocont} по (5.12): L_{ocont} =57 нГн. Теперь найдем действительный корень уравнения (5.13): ω_1 = 7,668 · 10⁸, и по (5.14) определим: f_B = 122 МГц.

6. СОГЛАСОВАННЫЕ КАСКАДЫ НА БИПОЛЯРНЫХ ТРАНЗИСТОРАХ С ОБРАТНЫМИ СВЯЗЯМИ

6.1. РАСЧЕТ КАСКАДА С КОМБИНИРОВАННОЙ ООС

Принципиальная схема каскада с комбинированной ООС приведена на рис. 6.1,а, эквивалентная схема по переменному току - на рис. 6.1,б [7, 8].



Рис.6.1

Совместное использование параллельной ООС по напряжению и последовательной ООС по току позволяет стабилизировать коэффициент усиления каскада, его входное и выходное сопротивления. При условии $R_{\kappa} >> R_{H}$ и выполнении равенств:

$$R_{\Gamma} = R_{H}; R_{9}R_{0c} = R_{H}^{2}$$
(6.1)

схема оказывается согласованной по входу и выходу с КСВН не более 1,3 в диапазоне частот, где выполняется условие $Y_B \ge 0,7$. Поэтому взаимное влияние каскадов друг на друга при их каскадировании отсутствует [7].

При выполнении условий (6.1), коэффициент передачи каскада от генератора в нагрузку в области верхних частот описывается выражением:

$$K_{\frac{E}{2}} = \frac{U_{BMX}}{\frac{E}{2}} = K_0 \frac{1}{1 + b_1 p + b_2 p^2}, \qquad (6.2)$$

где

$$K_{0} = (R_{oc} - R_{3})/(R_{H} + R_{3}); \qquad (6.3)$$

$$b_{1} = \frac{\tau_{1}(R_{oc} + 2R_{H} + 2R_{3}) + \tau_{2}(R_{oc} + 2R_{H})}{2(R_{H} + R_{3})}; \qquad (6.3)$$

$$b_{2} = \frac{\tau_{1} \tau_{2}(R_{oc} + 2R_{H})}{2(R_{H} + R_{3})}; \qquad \tau_{1} = C_{3}r_{3}; \qquad \tau_{2} = C_{\kappa}R_{H}.$$
Bagabascus значением K_{0} , из (6.1) и (6.3) получим:

$$R_{oc} = \frac{R_{H} \left[K_{0} + \sqrt{K_{0}^{2} + 4(1 + K_{0})}\right]}{2}. \qquad (6.4)$$

При заданном значении Y_{B} , f_{B} каскада равна:

$$f_{\rm B} = \frac{1}{2\pi} \sqrt{\frac{\sqrt{(b_1^2 - 2b_2)^2 + 4Nb_2^2} - (b_1^2 - 2b_2)}{2b_2^2}}, \qquad (6.5)$$

где N = $(1 - Y_B^2) / Y_B^2$.

В [8] показано, что при выполнении условий (6.1) ощущаемое сопротивление нагрузки транзистора каскада с комбинированной ООС равно R_н, а максимальная амплитуда сигнала, отдаваемого каскадом в нагрузку, составляет величину:

$$U_{Bbix max} = U_{Tp max} (R_{oc} - R_{3}) / (R_{oc} + R_{H}), \qquad (6.6)$$

где U_{тр max} - максимальное значение выходного напряжения отдаваемого транзистором.

Пример 6.1. Рассчитать f_{B} , R_{oc} , R_{3} каскада приведенного на рис. 6.1, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $R_{\Gamma} = R_{H} = 50 \text{ Om}$; $Y_{B} = 0.9$; $K_{0} = 3$.

Решение. По известным K_0 и R_H из (6.4) получим: R_{oc} =200 Ом. Подставляя R_{oc} в (6.1) найдем: R_3 =12,5 Ом. Рассчитывая коэффициенты b_1 , b_2 формулы (6.2) и подставляя в (6.5) определим: $f_{\mathbf{B}}$ =95 МГц. Теперь по (6.6) можно найти величину потерь выходного сигнала, обусловленных использованием ООС: $U_{Bbix max} = 0,75U_{Tp max}$.

6.2. РАСЧЕТ КАСКАДОВ С ПЕРЕКРЕСТНЫМИ ООС

Принципиальная схема каскадов с перекрестными ООС приведена на рис. 6.2,а, эквивалентная схема по переменному току - на рис. 6.2,б [7].



По идеологии построения рассматриваемая схема похожа на усилитель, в котором использованы каскады с комбинированной ООС. Однако при заданном коэффициенте усиления схема обладает большей полосой пропускания, которая практически не сокращается при увеличении числа каскадов, что объясняется комплексным характером обратной связи на высоких частотах.

Усилитель с перекрестными ООС, также как и каскад с комбинированной ООС, при выполнении равенств (6.1) оказывается согласованной по входу и выходу с КСВН не более 1,3 [8, 9]. Коэффициент передачи двухтранзисторного варианта усилителя, изображенного на рис. 6.2, выполненного на однотипных транзисторах и при пренебрежении величинами второго порядка малости, описывается выражением:

$$K_{\frac{E}{2}} = \frac{U_{\text{BMX}}}{\frac{E}{2}} = K_0 \frac{1}{1 + b_1 p + b_2 p^2}, \qquad (6.7)$$

где
$$K_0 = (R_{oc}/R_H)^n$$
; (6.8)
 $n = 2;$
 $b_1 = \frac{C_3 r_9 (R_{oc} + 2R_H + 2R_9) + C_K R_H (R_{oc} + 2R_H)}{2(R_H + R_9)};$
 $b_2 = \frac{C_3 r_9 C_K R_H (R_{oc} + 2R_H)}{2(R_H + R_9)};$

При заданном значении Y_в, f_в каскада равна:

$$f_{\rm B} = \frac{1}{2\pi} \sqrt{\frac{\sqrt{(b_1^2 - 2b_2)^2 + 4Nb_2^2} - (b_1^2 - 2b_2)}{2b_2^2}}, \qquad (6.9)$$

где $N = (1 - Y_B^2) / Y_B^2$.

Величина потерь выходного сигнала, обусловленных использованием ООС, определяется соотношением (6.6).

При увеличении числа каскадов, верхняя граничная частота всего усилителя ^fвобщ практически не меняется и может быть рассчитана по эмпирической зависимости:

$$f_{B \text{ общ}} = \frac{f_{B}}{[1 + 0.05 \cdot (n - 2)]},$$

где n - общее число каскадов;

 $2(R_{H} + R_{2})$

f_в - верхняя частота полосы пропускания двухтранзисторного варианта усилителя, рассчитываемая по формуле (6.9).

Коэффициент усиления n-каскадного усилителя рассчитывается по формуле (6.8).

Пример 6.2. Рассчитать f_{B} , R_{oc} , R_{3} двухтранзисторного варианта усилителя приведенного на рис. 6.2, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1) и условий: $R_{r} = R_{H} = 50$ Ом; $Y_{B} = 0.81$; $K_{0} = 10$.

Решение. Подставляя в (6.8) заданные значения K_0 и $R_{\rm H}$ найдем: $R_{\rm oc}$ = 160 Ом. Подставляя $R_{\rm oc}$ в (6.1) получим: R_3 =15,5 Ом. Теперь по (6.9) определим: $f_{\rm B}$ =101 МГц.

7. РАСЧЕТ КАСКОДА ОБЩИЙ ЭМИТТЕР – ОБЩАЯ БАЗА

В литературе последовательное соединение каскадов на биполярных транзисторах с общим эмиттером (ОЭ) и общей базой (ОБ) называют каскодом или каскодной парой [9]. Принципиальная схема каскода ОЭ-ОБ приведена на рис. 7.1,а, эквивалентная схема по переменному току - на рис. 7.1,б [10].



Достоинством схемы является практическое отсутствие внутренней обратной связи, что делает схему устойчивой к изменению сопротивления нагрузки. При активной нагрузке и использовании идентичных транзисторов полоса пропускания каскода определяется параметрами транзисторов. В соответствии с [1] коэффициент усиления каскода в области верхних частот можно описать выражением:

$$K_{u} = \frac{U_{BMX}}{U_{BX}} = \frac{K_{0}}{1 + p2\tau},$$

где $p = i\omega$;

$$\begin{split} & \omega & -\text{ текущая круговая частота;} \\ & K_0 = S_0 \cdot R_{_{3KB}}; \\ & \tau = (C_\kappa + C_3)/(g_6 + g_{63}); \\ & S_0 = \alpha_0 g_3 g_6/(g_6 + g_{63}); \\ & R_{_{3KB}} = R_\kappa R_{_H}/(R_\kappa + R_{_H}). \end{split}$$

При заданном уровне частотных искажений $Y_{B} = |K_{u}/K_{0}|$, верхняя граничная частота f_{B} полосы пропускания каскада равна:

$$f_{B} = \sqrt{1 - Y_{B}^{2}} / 4\pi Y_{B}\tau.$$
 (7.4)

Входное сопротивление каскада может быть аппроксимировано параллельной RC цепью [1]:

$$C_{BX} = \tau g_{\bar{0}} + C_{\kappa} g_{\bar{0}} / (g_{\bar{0}} + g_{\bar{0}3}); \qquad (7.5)$$

$$g_{BX} = 1/R_{BX} = g_{\bar{0}}g_{\bar{0}\bar{3}}/(g_{\bar{0}} + g_{\bar{0}\bar{3}}).$$
 (7.6)

Пример 2.1. Рассчитать f_{B} , R_{K} , R_{BX} , C_{BX} каскада, приведенного на рис. 7.1, при использовании транзистора КТ610А (данные транзистора приведены в примере 2.1), и условий: $R_{H} = 50$ Ом; $Y_{B} = 0.9$; $K_{0} = 10$.

Решение. При известных K_0 и S_0 , в соответствии с (7.1), имеем: $R_{_{3KB}}$ = 10,5 Ом. Зная $R_{_{3KB}}$, находим: $R_{_K}$ = 13,3 Ом. По формуле (7.2) определим: τ = 0,82 $\cdot 10^{-9}$ с. Подставляя известные Y_B и τ в соотношение (7.4) получим: f_B = 51 МГц. По формулам (7.5) и (7.6) определим $C_{_{BX}}$ = 164 пФ, $R_{_{BX}}$ = 126 Ом.

8. РАСЧЕТ НЕКОРРЕКТИРОВАННОГО КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ

8.1. ОКОНЕЧНЫЙ КАСКАД

Принципиальная схема некорректированного усилительного каскада приведена на рис. 8.1,а, эквивалентная схема по переменному току - на рис. 8.1,б [1].



Рис. 8.1

В соответствии с [1], коэффициент усиления каскада в области верхних частот можно описать выражением

$$K_{U} = \frac{U_{BbIX}}{U_{BX}} = K_{0} \cdot \frac{1}{1 + pt_{B}},$$
 (8.1)

где

$$K_{0} = S \cdot R_{3};$$
(8.2)

$$\frac{1}{R_{9}} = \frac{1}{R_{BbIX}} + \frac{1}{R_{C}} + \frac{1}{R_{H}};$$
(8.3)

$$\mathbf{t}_{\mathrm{B}} = \mathbf{R}_{\mathfrak{H}} \cdot \mathbf{C}_{0}; \tag{8.4}$$

$$C_{0} = C_{3C} + C_{CH}; (8.5)$$

р = jω; ω - текущая круговая частота.

При заданном уровне частотных искажений

$$Y_{\rm B} = |K_{\rm U}/K_0| \tag{8.6}$$

верхняя частота f_в полосы пропускания каскада равна:

$$f_{\rm B} = \sqrt{N}/2\pi\tau_{\rm B}, \qquad (8.7)$$

$$N = (1 - Y_{\rm B}^2)/Y_{\rm B}^2.$$

где

Входное сопротивление каскада на ПТ, без учета цепей смещения, определяется входной емкостью:

$$C_{BX} = C_{3H} + C_{3C}(1 + K_0).$$
(8.8)

Пример 8.1. Рассчитать f_B , R_C , C_{BX} каскада, приведенного на рисунке 7.1, при использовании транзистора КП907Б (C_{3H} =20 пФ; C_{3C} =5 пФ; C_{CH} =12 пФ; R_{BbIX} =150 Ом; S=200 мА/В [6]) и условий: R_H =50 Ом; Y_B =0,9; K_0 =4.

Решение. По известным K_0 и S из (8.2) найдем: R_3 =20 Ом. Зная R_{BbIX} , R_H и R_3 , из (8.3) определим: R_C =43 Ом. По (8.4) и (8.5) рассчитаем: C_0 =17 пФ; τ_B = 3,4 · 10⁻¹⁰. Подставляя известные τ_B и Y_B в (8.7), получим: f_B =227 МГц. По формуле (8.8) найдем: C_{BX} =45 пФ.

8.2. ПРОМЕЖУТОЧНЫЙ КАСКАД

Принципиальная схема каскада приведена на рис. 8.2,а, эквивалентная схема по переменному току - на рис. 8.2,б.



Коэффициент усиления каскада в области верхних частот описывается выражением (8.1), в котором значения R_3 и C_0 рассчитываются по формулам:

$$\frac{1}{R_{\odot}} = \frac{1}{R_{C}} + \frac{1}{R_{BbIX}};$$
(8.9)

$$C_0 = C_{3C} + C_{CH} + C_{BX}, \qquad (8.10)$$

где C_{вх} – входная емкость нагружающего каскада.

Значения f_в и C_{вх} каскада рассчитываются по соотношениям (8.7) и (8.8).

Пример 8.2. Рассчитать f_B, R_C, C_{BX} каскада, приведенного на рис. 8.2, при использовании транзистора КП907Б (данные транзистора в примере 8.1) и условий: Y_B=0.9; K₀=4; входная емкость нагружающего каскада - из примера 8.1.

Решение. По известным K_0 и S из (8.2) найдем: R_3 =20 Ом. Зная R_3 и R_{BbIX} , из (8.9) определим: R_C =23 Ом. По (8.10) и (8.4) рассчитаем C_0 =62 пФ; τ_B = 1,24 · 10⁻⁹. Подставляя известные τ_B и Y_B в (8.7), получим: f_B =62 МГц. По формуле (8.8) найдем: C_{BX} =45 пФ.

8.3 РАСЧЕТ ИСКАЖЕНИЙ, ВНОСИМЫХ ВХОДНОЙ ЦЕПЬЮ

Принципиальная схема входной цепи каскада приведена на рис. 8.3,а, эквивалентная схема по переменному току - на рис. 8.3,б.



б)

Рис. 8.3

Коэффициент передачи входной цепи в области верхних частот описывается выражением [1]:

$$K_{BX} = \frac{U_{BX}}{E_{\Gamma}} = K_{0} \cdot \frac{1}{1 + p\tau_{B}},$$

$$K_{0} = \frac{R_{3}}{R_{3} + R_{\Gamma}};$$
(8.11)
$$\tau_{B} = C_{BX} \cdot R_{3};$$
(8.12)
$$\frac{1}{R_{0}} = \frac{1}{R_{T}} + \frac{1}{R_{0}};$$

где

С_{вх} – входная емкость каскада на ПТ.

a)

Значение f_в входной цепи рассчитывается по формуле (8.7).

Пример 8.3. Рассчитать K_0 и f_B входной цепи, приведенной на рис. 8.3, при условиях : R_{Γ} =50 Ом; R_3 =1 МОм; Y_B =0,9; C_{BX} – из примера 8.1.

Решение. По (8.11) найдем: $K_0=1$, по (8.12) определим: $\tau_B=2,25 \cdot 10^{-9}$. Подставляя τ_B и Y_B в (8.7), получим: $f_B=34,3$ МГц.

9. РАСЧЕТ КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ С ВЫСОКО-ЧАСТОТНОЙ ИНДУКТИВНОЙ КОРРЕКЦИЕЙ

Принципиальная схема каскада с высокочастотной индуктивной коррекцией приведена на рис. 9.1,а, эквивалентная схема по переменному току - на рис. 9.1,б.



Рис. 9.1

Коэффициент усиления каскада в области верхних частот можно описать выражением [1]:

$$K_{U} = \frac{U_{BbIX}}{U_{BX}} = K_{0} \cdot \frac{1 + p\tau_{1}}{1 + p(\tau_{2} + \tau_{B}) + p^{2}\tau_{1}\tau_{B}},$$

$$K_{0} = SR_{3};$$

$$\frac{1}{R_{2}} = \frac{1}{R_{BbIX}} + \frac{1}{R_{H}} + \frac{1}{R_{C}};$$
(9.1)

где

$$\begin{split} \tau_{1} &= L_{C}/R_{C}; \\ \tau_{2} &= L_{C}/(R_{0} + R_{C}); \\ \frac{1}{R_{0}} &= \frac{1}{R_{BbIX}} + \frac{1}{R_{H}}; \\ \tau_{B} &= C_{0}R_{3}; \\ C_{0} &= C_{3C} + C_{CH}. \end{split}$$

Значение L_{Сопт}, соответствующее оптимальной по Брауде амплитудно-частотной характеристике (АЧХ) [1], рассчитывается по формуле:

$$L_{\rm Conr} = \frac{C_0 R_0^3 [\sqrt{1 + (R_0 + 2R_C)R_C^2/R_0^3 - 1]}}{R_0 + 2R_C}.$$
 (9.2)

При заданном значении Y_в верхняя частота полосы пропускания каскада равна:

$$f_{\rm B} = \frac{1}{2\pi\tau_{\rm B}} \cdot \sqrt{\frac{N\tau_{\rm I} + \sqrt{N^2\tau_{\rm I}^2 + 4N\tau_{\rm B}^2}}{2\tau_{\rm I}}}.$$
(9.3)

Входная емкость каскада определяется соотношением (8.8).

При работе каскада в качестве предоконечного все перечисленные выше соотношения справедливы. Однако R_Э, R₀ и C₀ принимаются равными:

$$\frac{1}{R_{9}} = \frac{1}{R_{BbIX}} + \frac{1}{R_{C}};$$

$$R_{0} = R_{BbIX};$$

$$C_{0} = C_{CH} + C_{3H} + C_{BX},$$
(9.4)

где C_{BX} – входная емкость оконечного каскада.

Пример 9.1. Рассчитать f_B , L_C , R_C , C_{BX} каскада, приведенного на рис. 9.1, при использовании транзистора КП907Б (данные транзистора - в примере 9.1) и условий: $Y_B=0,9$; $K_0=4$; каскад работает в качестве предоконечного; входная емкость нагружающего каскада - из примера 8.1.

Решение. По известным K_0 и S из (9.1) найдем: $R_3=20$ Ом. Далее по (9.4) получим: $R_C=23$ Ом; $R_0=150$ Ом; $C_0=62$ пФ; $\tau_B=1,24 \cdot 10^{-9}$. Подставляя C_0 , R_C , R_0 в (9.2), определим: $L_{Conr}=16,3$ нГн. Теперь по формуле (9.3) рассчитаем: $f_B=126$ МГц. Из (8.8) найдем: $C_{BX}=45$ пФ.

10. РАСЧЕТ КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ С ВЫСОКОЧАСТОТНОЙ ИСТОКОВОЙ КОРРЕКЦИЕЙ

Принципиальная схема каскада с истоковой коррекцией приведена на рис. 10.1,а, эквивалентная схема по переменному току - на рис. 10.1,б.



Коэффициент усиления каскада в области верхних частот можно описать выражением [1]:

$$\begin{split} K_{U} &= \frac{U_{BbIX}}{U_{BX}} = K_{0} \cdot \frac{1 + p\tau_{1}}{1 + p(\tau_{B} + \tau_{1}/F) + p^{2}\tau_{B}\tau_{1}/F}, \\ K_{0} &= SR_{3}/F; \\ F &= 1 + SR_{1}; \\ \frac{1}{R_{3}} &= \frac{1}{R_{BbIX}} + \frac{1}{R_{C}} + \frac{1}{R_{H}}; \\ \tau_{1} &= R_{1}C_{1}; \\ \tau_{B} &= C_{0}R_{3}; \\ C_{0} &= C_{CH} + C_{3C}. \end{split}$$
(10.1)

где

Значение С_{1опт}, соответствующее оптимальной по Брауде АЧХ, рассчитывается по формуле:

$$C_{10TT} = \frac{F \cdot \tau_{B}}{R_{1}\sqrt{F^{2} - 1}}.$$
(10.3)

При заданном значении У_в верхняя частота полосы пропускания каскада равна:

$$f_{\rm B} = \frac{1}{2\pi} \sqrt{\frac{F\left(N\frac{F^2}{\sqrt{F^2 - 1}} + \sqrt{N^2\frac{F^4}{F^2 - 1} + 4N}\right)}{2\tau_{\rm B}\tau_{\rm I}}}.$$
 (10.4)

Входная емкость каскада определяется соотношением:

$$C_{BX} = \frac{C_{3H} + C_{3C}(1 + SR_{9})}{F}.$$
 (10.5)

При работе каскада в качестве предоконечного все перечисленные выше соотношения справедливы. Однако R_Э и C₀ принимаются равными:

$$\frac{1}{R_{3}} = \frac{1}{R_{BbIX}} + \frac{1}{R_{C}};$$

$$C_{0} = C_{CH} + C_{3C} + C_{BX}$$
(10.6)

где C_{вх} – входная емкость оконечного каскада.

Пример 10.1. Рассчитать f_B , R_1 , C_1 , C_{BX} каскада, приведенного на рисунке 9.1, при использовании транзистора КП907Б (данные транзистора - в примере 8.1) и условий: $Y_B=0,9$; $K_0=4$; каскад работает в качестве предоконечного; входная емкость нагрузочного каскада - из примера 8.1.

Решение. По известным K₀, S, R₃ из (10.1), (10.2) найдем: F=7,5; R₁=32,5 Ом. Далее получим: C₀=62 пФ; τ_{B} =9,3 · 10⁻⁹. Из (10.3) определим C_{10пт}=288 пФ. Теперь по формуле (10.4) рассчитаем: f_B=64,3 МГц. Из (10.5) найдем: C_{BX}=23,3 пФ.

11. РАСЧЕТ ВХОДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ КАСКАДА НА ПОЛЕВОМ ТРАНЗИСТОРЕ

Из приведенных выше примеров расчета видно, что наибольшие искажения АЧХ обусловлены входной цепью. Для расширения полосы пропускания входных цепей усилителей на ПТ в [10] предложено использовать схему, приведенную на рис. 11.1.



Коэффициент передачи входной цепи в области верхних частот можно описать выражением:

$$K_{U} = \frac{U_{BX}}{E_{\Gamma}} = K_{0} \cdot \frac{1 + p\tau_{1}}{1 + p(\tau_{2} + \tau_{1}) + p^{2}\tau_{1}\tau_{B}},$$

$$K_{0} = \frac{R_{3}}{R_{3} + R_{\Gamma}};$$

$$\tau_{1} = L_{3}/R_{3};$$

$$\tau_{2} = L_{3}/(R_{3} + R_{\Gamma});$$

$$\tau_{B} = C_{BX} \cdot R_{3};$$

$$\frac{1}{R_{3}} = \frac{1}{R_{\Gamma}} + \frac{1}{R_{3}};$$
(11.1)

где

С_{вх} – входная емкость каскада на ПТ.

Значение L_{3опт}, соответствующее оптимальной по Брауде АЧХ, рассчитывается по формуле:

$$L_{3onr} = \frac{C_{BX}R_{\Gamma}^{3}\left[\sqrt{1 + (R_{\Gamma} + 2R_{3})R_{3}^{2}/R_{\Gamma}^{3}} - 1\right]}{R_{\Gamma} + 2R_{3}}.$$
 (11.2)

При заданном значении Y_в и расчете L_{3опт} по (10.2) верхняя частота полосы пропускания входной цепи равна:

$$f_{\rm B} = \frac{1}{2\pi\tau_{\rm B}} \sqrt{\frac{N\tau_{\rm 1} + \sqrt{N^2\tau_{\rm 1}^2 + 4N\tau_{\rm B}^2}}{2\tau_{\rm 1}}}.$$
 (11.3)

Пример 11.1. Рассчитать f_B , R_3 , L_3 входной цепи, приведенной на рис. 11.1, при условиях: $Y_B=0,9$; $R_{\Gamma}=50$ Ом; C_{BX} – из примера 8.1; допустимое уменьшение K_0 за счет введения корректирующей цепи – 2 раза.

Решение. Из условия допустимого уменьшения K_0 и соотношения (11.1) найдем: R_3 =50 Ом. Подставляя известные C_{BX} , R_{Γ} и R_3 в (11.2), получим: L_{3011} =37,5 нГн. Далее определим: τ_B =11,25 · 10⁻¹⁰; τ_1 =7,5 · 10⁻¹⁰. Подставляя найденные величины в (11.3), рассчитаем: f_B =130 МГц.

12. РАСЧЕТ МЕЖКАСКАДНОЙ КОРРЕКТИРУЮЩЕЙ ЦЕПИ ВТО-РОГО ПОРЯДКА

Принципиальная схема усилителя с межкаскадной КЦ второго порядка приведена на рис. 12.1,а, эквивалентная схема по переменному току - на рис. 12.1,б. [11].



Рис. 12.1

Коэффициент усиления каскада на транзисторе Т₁ в области верхних частот можно описать выражением [11]:

$$K_{U} = \frac{U_{BbIX}}{U_{BX}} = K_{0} \cdot \frac{1}{1 + \alpha_{1}p + \alpha_{2}p^{2} + \alpha_{3}p^{3}}, \qquad (12.1)$$

где

$$K_{0} = SR_{3}; \qquad (12.2)$$

$$\frac{1}{R_{3}} = \frac{1}{R_{BbIX1}} + \frac{1}{R_{c}} + \frac{1}{R_{3}}; \qquad (12.2)$$

$$\alpha_{1} = \frac{L_{2H} + R_{3H}(C_{1H} + C_{BbIX1H} + C_{BX2H})}{1 + R_{3H}}; \qquad (12.2)$$

$$\alpha_{2} = \frac{L_{2H}(C_{1H} + C_{BbIX1H} + R_{3H}C_{BX2H})}{1 + R_{3H}}; \qquad (12.2)$$

$$\alpha_{3} = \frac{R_{3H}L_{2H}C_{BX2H}(C_{1H} + C_{BbIX1H})}{1 + R_{3H}}; \qquad (12.2)$$

 R_{BbIX1} – сопротивление сток-исток транзистора T_1 ; C_{1H} ; L_{2H} ; R_{3H} ; C_{BX2H} ; C_{BbIX1H} – нормированные относительно ω_B и $R_{BbIX3KB}$ значения элементов C_1 , L_2 , R_3 , C_{BX2} , C_{BbIX1} ; $R_{BbIX3KB} = R_{BbIX1} \cdot R_C / (R_{BbIX1} + R_C)$; $p = j\Omega$; $\Omega = \omega / \omega_B$ – нормированная частота; ω – текущая круговая частота; ω_B – высшая круговая частота полосы пропускания разрабатываемого усилителя; C_{BX2} – входная емкость транзистора T_2 ; C_{BbIX1} – выходная емкость транзистора T_1 .

В таблице 12.1 приведены нормированные значения элементов $C_1' = C_1 + C_{BUX1}$, L_2 , R_3 , вычисленные для ряда нормированных значений C_{BX2} , при двух значениях допустимой неравномерности АЧХ δ .

Таблица 12.1 получена с помощью методики проектирования согласующевыравнивающих цепей транзисторных усилителей, предполагающей составление и решение системы компонентных уравнений [12], и методики синтеза прототипа передаточной характеристики, обеспечивающего максимальный коэффициент усиления каскада при заданной допустимой неравномерности АЧХ в заданной полосе частот [11].

$C_{\rm BX2H}$	$\delta = \pm 0,25$ дБ			$\delta=\pm0.5$ дБ		
	$\mathbf{C}_{1\mathrm{H}}^{\prime}$	L_2	R ₃	$\mathbf{C}_{1\mathrm{H}}^{\prime}$	L_2	R ₃
0,01	1,597	88,206	160,3	2,02	101	202,3
0,05	1,597	18,08	32,061	2,02	20,64	40,47
0,1	1,597	9,315	16,03	2,02	10,57	20,23
0,15	1,597	6,393	10,69	2,02	7,21	13,5
0,2	1,596	4,932	8,019	2,02	5,5	10,1
0,3	1,596	3,471	5,347	2,02	3,856	6,746

Таблица 12.1

0,4	1,595	2,741	4,012	2,02	3,017	5,06
0,6	1,594	2,011	2,677	2,02	2,177	3,373
0,8	1,521	1,647	2,011	2,02	1,758	2,53
1	1,588	1,429	1,613	2,02	1,506	2,025
1,2	1,58	1,285	1,351	2,02	1,338	1,688
1,5	1,467	1,178	1,173	2,02	1,17	1,352
1,7	1,738	1,017	0,871	2,015	1,092	1,194
2	1,627	0,977	0,787	2,00	1,007	1,023
2,5	1,613	0,894	0,635	2,03	0,899	0,807
3	1,61	0,837	0,53	2,026	0,833	0,673
3,5	1,608	0,796	0,455	2,025	0,785	0,577
4,5	1,606	0,741	0,354	2,025	0,721	0,449
6	1,605	0,692	0,266	2,024	0,666	0,337
8	1,604	0,656	0,199	2,024	0,624	0,253
10	1,604	0,634	0,160	2,024	0,598	0,202

При известных значениях ω_B , R_{BbIX1} , R_C , C_{BbIX1} , C_{BX2} расчет межкаскадной КЦ состоит из следующих этапов. Вычисление $R_{BbIX3KB}$. Нормирование значения C_{BX2} по формуле: $C_{BX2H} = C_{BX2} \cdot R_{BbIX3KB} \cdot \omega_B$. Нахождение по таблице 8.1 ближайшего к вычисленному табличного значения C_{BX2H} . Определение по таблице 8.1 соответствующих значений C'_{1H} , L_2 , R_3 и их денормирование по формулам: $C'_1 = C'_{1H}/\omega_B R_{BbIX3KB}$; $L_2 = L_{2H} \cdot R_{BbIX3KB}/\omega_B$; $R_3 = R_{3H} \cdot R_{BbIX3KB}$. Вычисление значения C_1 : $C_1 = C'_1 - C_{BbIX1}$.

При использовании рассматриваемой КЦ в качестве входной C_{BHX1} принимается равной нулю, R_{BHX1} принимается равным R_{Γ} , а коэффициент передачи входной цепи на средних частотах рассчитывается по формуле (8.11).

В случае необходимости построения нормированной частотной характеристики проектируемого усилительного каскада значения C'_{1H} , L_{2H} , R_{3H} , $C_{B\times 2H}$ следует подставить в (12.1) и найти модуль K_U . Реальная частотная характеристика может быть найдена после денормирования коэффициентов α_1 , α_2 , α_3 по формулам: $A_1 = \alpha_1/\omega_B$; $A_2 = \alpha_2/\omega_B^2$; $A_3 = \alpha_3/\omega_B^3$.

Пример 12.1. Рассчитать межкаскадную КЦ усилительного каскада, приведенного на рис. 11.1, его K_0 и $C_{d\tilde{O}}$ при использовании транзисторов КП907Б (данные транзистора - в примере 8.1) и условий: f_в=100 МГц; входная емкость

30

нагружающего каскада - из примера 8.1; допустимая неравномерность АЧХ - $\pm 0.5 \text{ дБ}, R_C = 1 \text{ кОм}.$

Решение. По известным R_C , $R_{\hat{a}\hat{U}\hat{O}1}$ и w_B найдем: $C_{\hat{a}\hat{O}2H} = = C_{BX2} \cdot R_{BbIX3KB} \cdot \omega_B = 3,67$. Из таблицы 12.1 для неравномерности АЧХ $\pm 0.5 \Box$ дБ и для ближайшего табличного значения нормированной величины $C_{\hat{a}\hat{O}2H}$, равного 3,5, имеем: $C_{1H}^i = 2,025$, $L_{2H} = 0,785$, $R_{3H} = 0,577$. Денормируя C_{1H}^i , L_{2H} и R_{3H} , получим: $C_1^i = 24,8$ пФ; L₂=162 нГн; R₃=75 Ом. Теперь по (12.2) рассчитаем: K₀=9,5. Вычитая из C_1^i величину $C_{\hat{a}\hat{U}\hat{O}1}$, определим: $C_1 = =7,8$ пФ. Из (8.8) найдем: $C_{BX}=72,5$ пФ.

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

- 1. Мамонкин И.Г. Усилительные устройства. Учебное пособие для вузов. М.: Связь. 1977.
- 2. Шварц Н.З. Линейные транзисторные усилители СВЧ. М.: Сов. радио, 1980.
- 3. Широкополосные радиопередающие устройства / Алексеев О.В., Головков А.А., Полевой В.В., Соловьев А.А.; Под ред. О.В. Алексеева. М.: Связь, 1978.
- 4. Шварц Н.З. Усилители СВЧ на полевых транзисторах. М.: Радио и связь, 1987.
- Никифоров В.В., Кулиш Т.Т., Шевнин И.В. К проектированию широкополосных усилителей мощности КВ- УКВ- диапазона на мощных МДП-транзисторах // В сб.: Полупроводниковые приборы в технике связи / Под ред. И.Ф. Николаевского. – М.: Радио и связь. -1993.- Вып. 23.
- 6. Петухов В.М. Полевые и высокочастотные биполярные транзисторы средней и большой мощности и их зарубежные аналоги: Справочник. В 4-х томах. М.: КУбК–а, 1997.
- 7. Титов А.А. Упрощенный расчет широкополосного усилителя. // Радиотехника. - 1979. - № 6.
- 8. Мелихов С.В., Колесов И.А. Влияние нагружающих обратных связей на уровень выходного сигнала усилительных каскадов // Сб. «Широкополосные усилители». Томск: Изд-во Том. ун-та, 1975. Вып. 4.
- 9. Радиотехника: Энциклопедия / под ред. Ю.Л. Мазора, Е.А. Мачусского, В.И. Правды. 2-е изд., стер. М.: Издательский дом «Додэка-XXI», 2009. 944 с.
- 10. Никифоров В.В., Терентьев С.Ю. Синтез цепей коррекции широкополосных усилителей мощности с применением методов нелинейного программирования // В сб.: Полупроводниковая электроника в технике связи / Под ред. И.Ф. Николаевского. – М.: Радио и связь. - 1986. - Вып. 26.
- 11. Титов А.А. Транзисторные усилители мощности МВ и ДМВ. М.: СОЛОН-ПРЕСС, 2010. – 325 с.
- Бабак Л.И., Шевцов А.Н., Юсупов Р.Р. Пакет программ автоматизированного расчета транзисторных широкополосных и импульсных УВЧ- и СВЧ-усилителей // Электронная техника. Сер. СВЧ-техника. - 1993. - №3. - С.60-63.